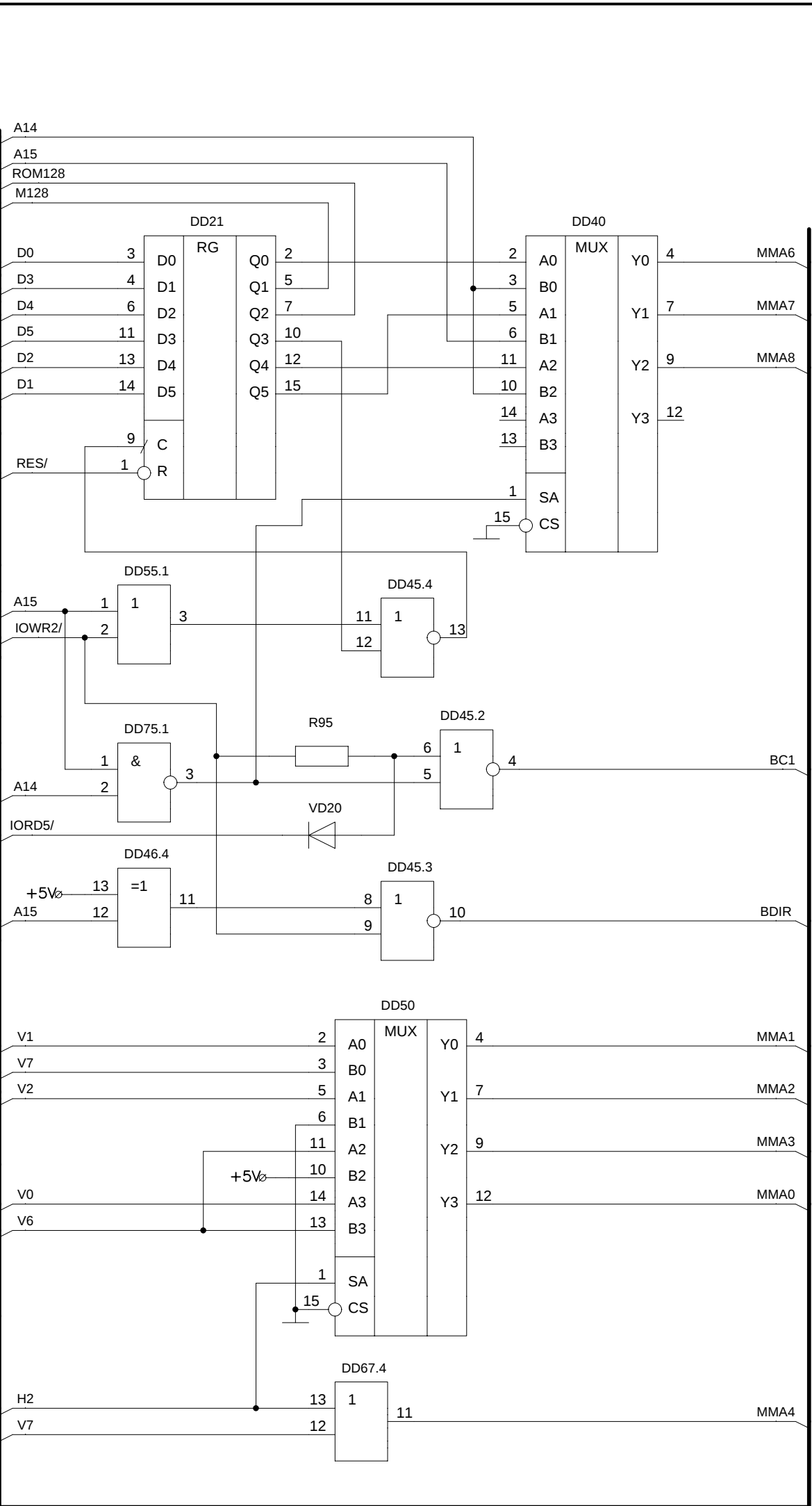
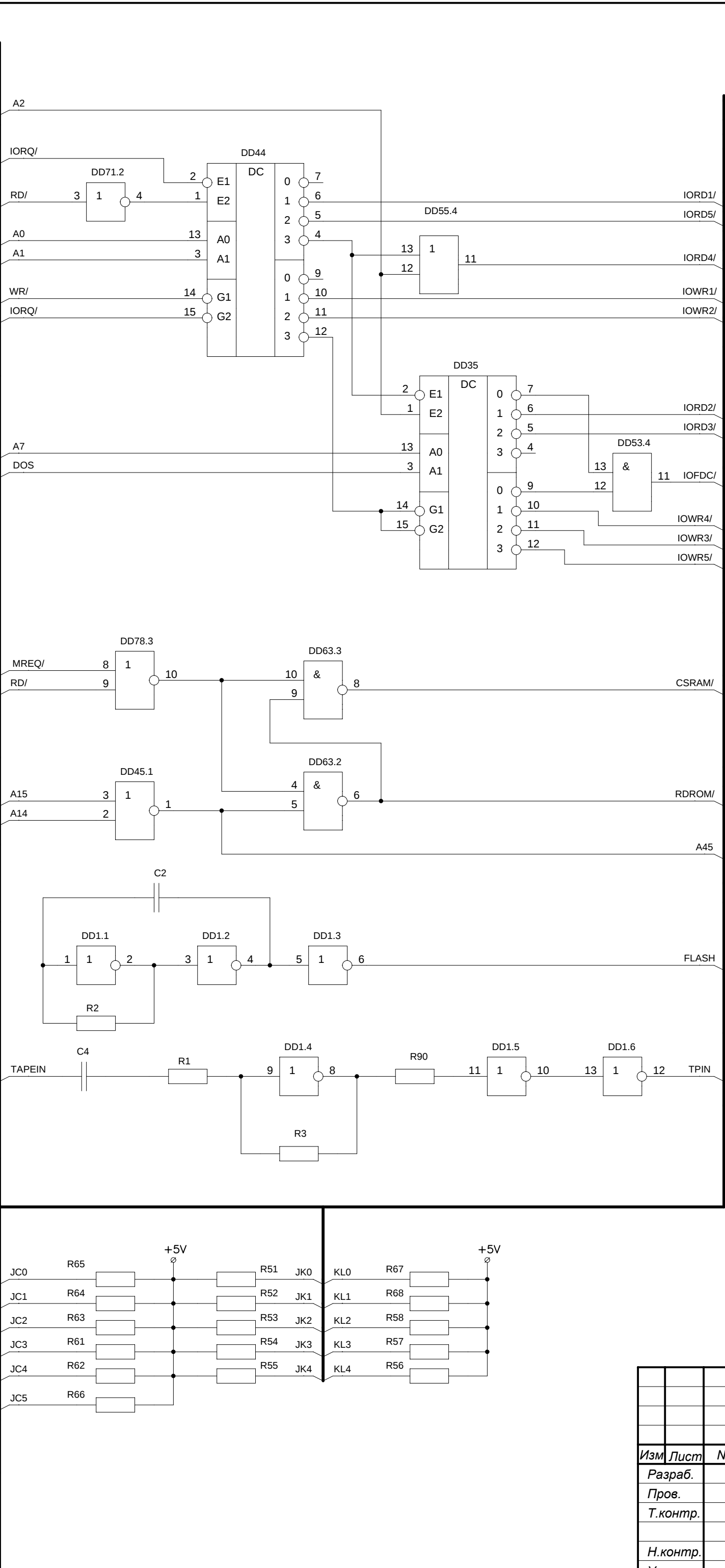
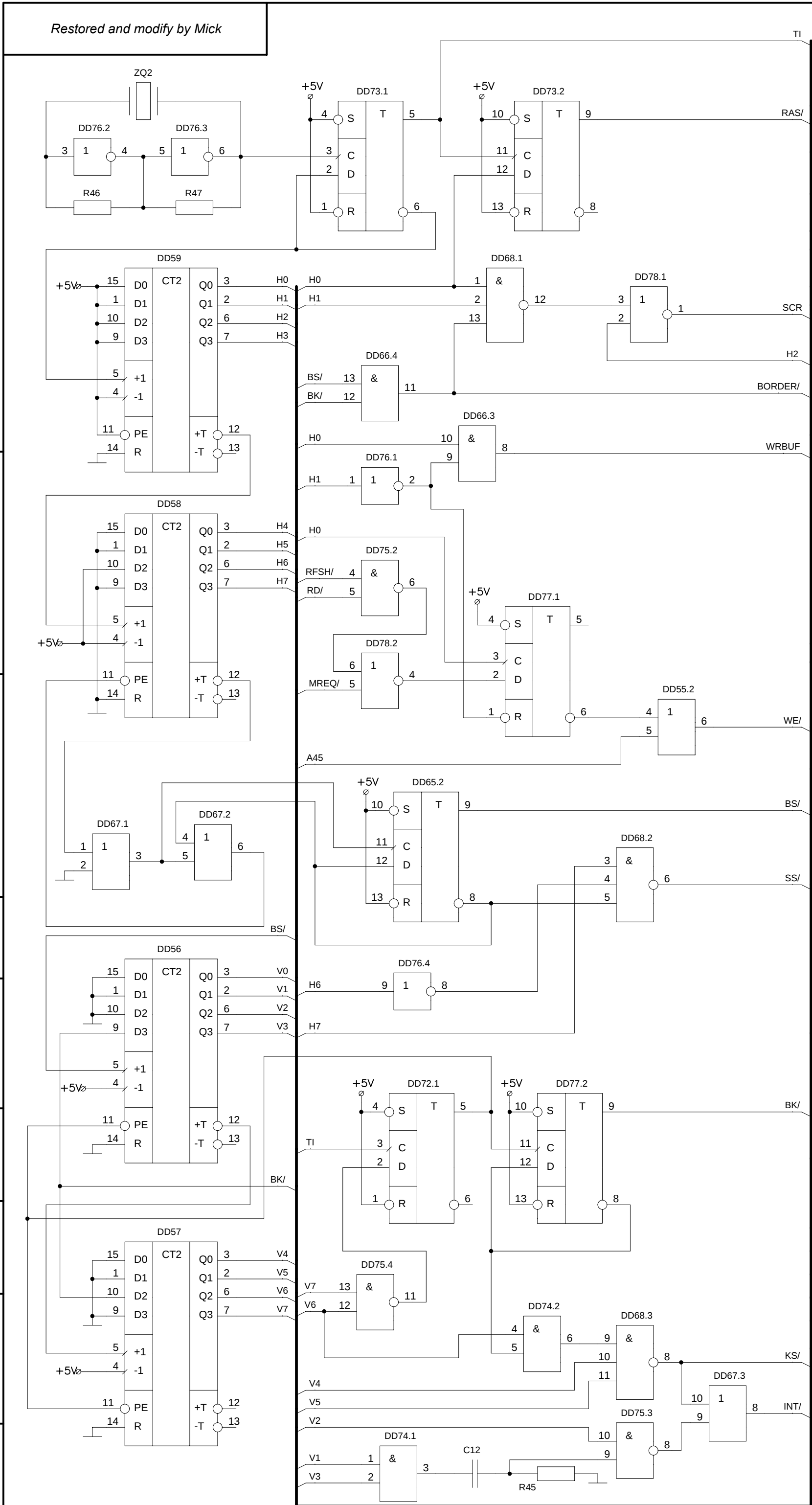


Справ. №	Перв. примен.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
--------------	--------------	--------------	--------------	--------------



Изм.	Лист	№ докум	Подп.	Дата	Схема принципиальная электрическая бытового персонального компьютера "ZX - 777" вариант 2005 года. (часть 1)	Лист.	Масса	Масштаб			
Разраб.											
Пров.											
Т.контр.						Лист	Листов				
Н.контр.						micklab@mail.ru					
Утв.											

DD2

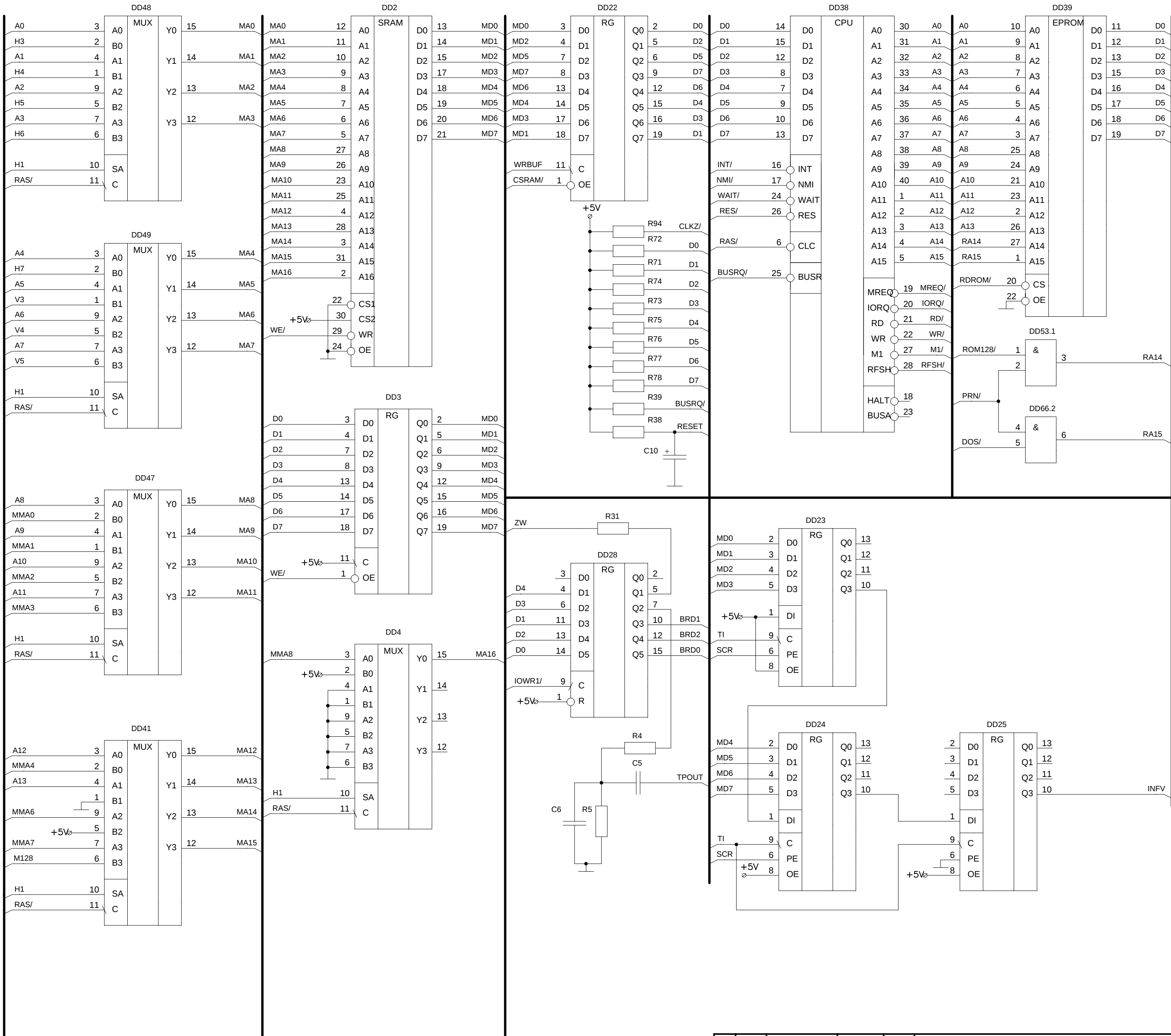
The diagram illustrates the connection of a 16K16B SRAM (DD2) to a microcontroller. The SRAM is connected to the microcontroller's address bus (A0-A15), data bus (D0-D7), and control signals (CS1, CS2, WR, OE).

Top Diagram (Microcontroller with MA0-MA16, WE/, OE):

- MA0 to MA16: Address lines A0 to A15.
- WE/: Write Enable, connected to CS2.
- OE: Output Enable, connected to CS1.
- CS1: Chip Select 1, connected to CS1.
- CS2: Chip Select 2, connected to CS2.
- D0 to D7: Data lines MD0 to MD7.

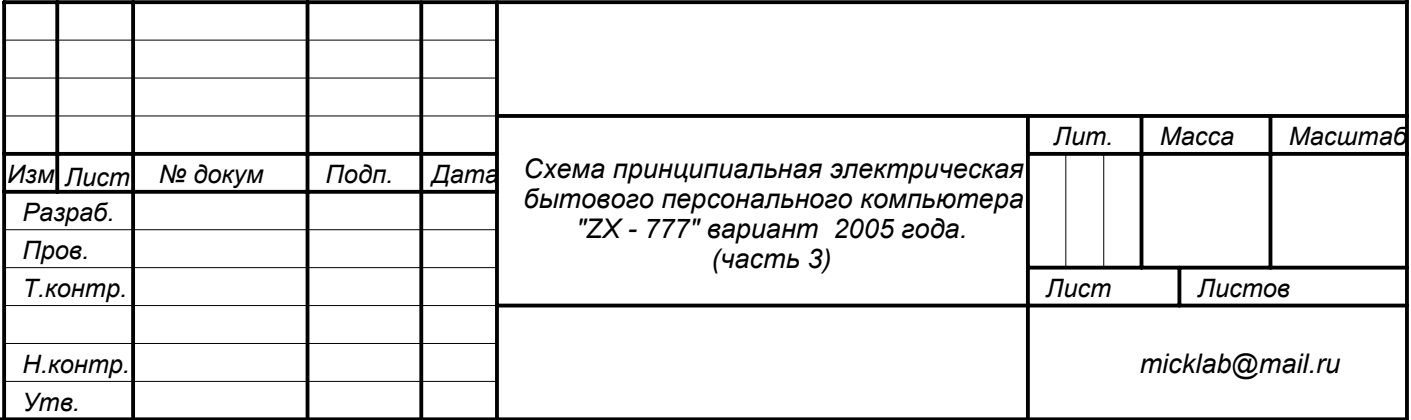
Bottom Diagram (Microcontroller with MA0-MA15, MA16, WE/, OE):

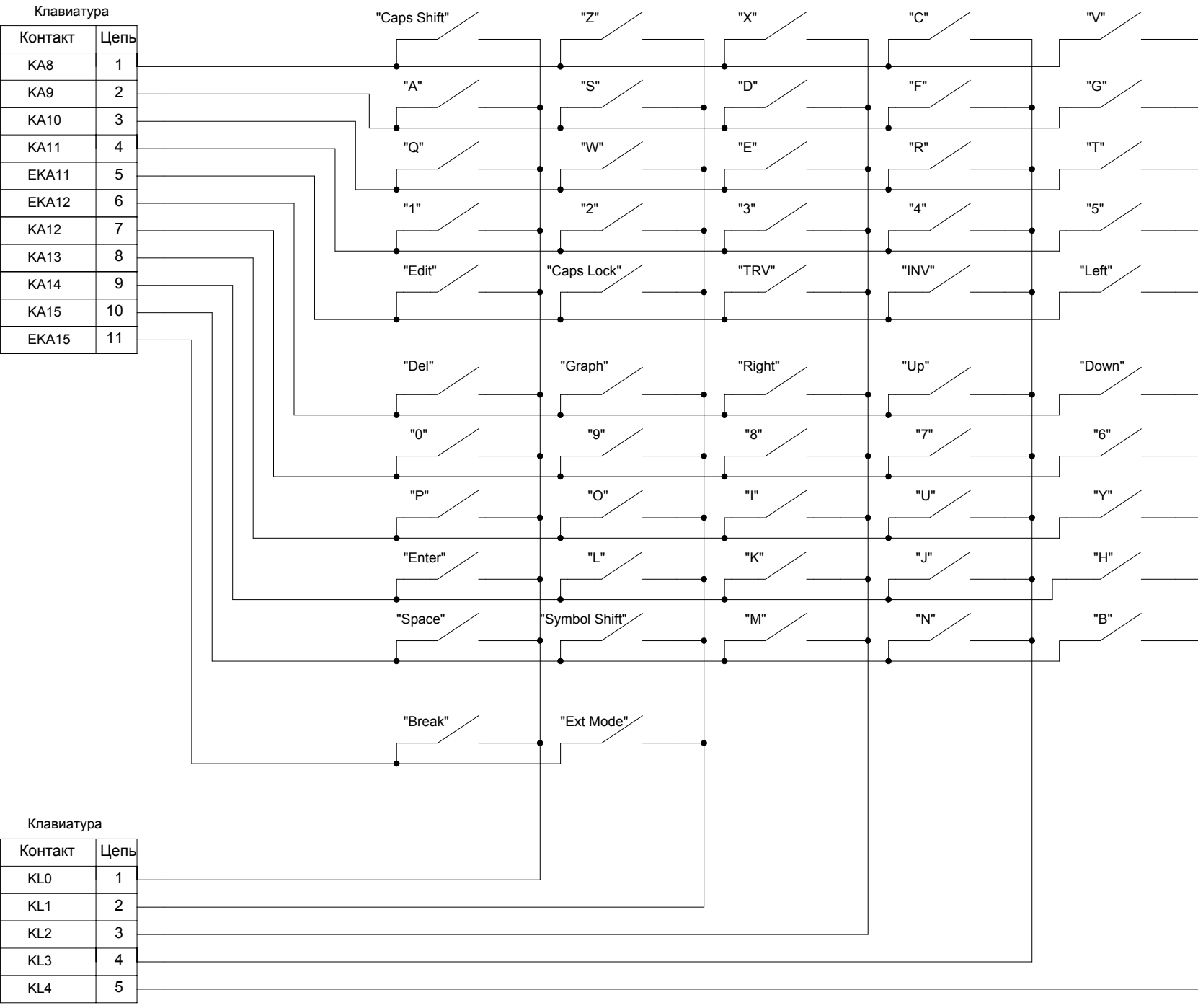
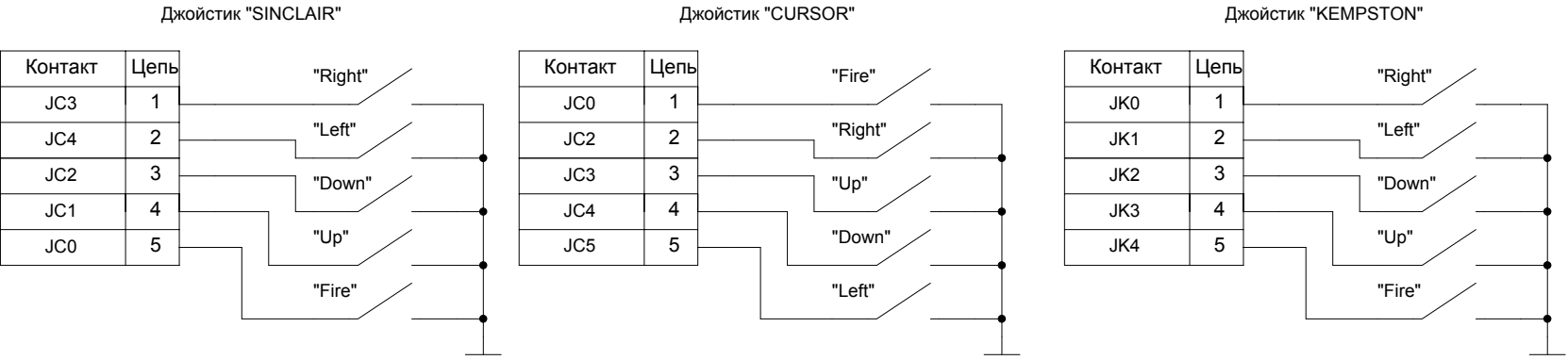
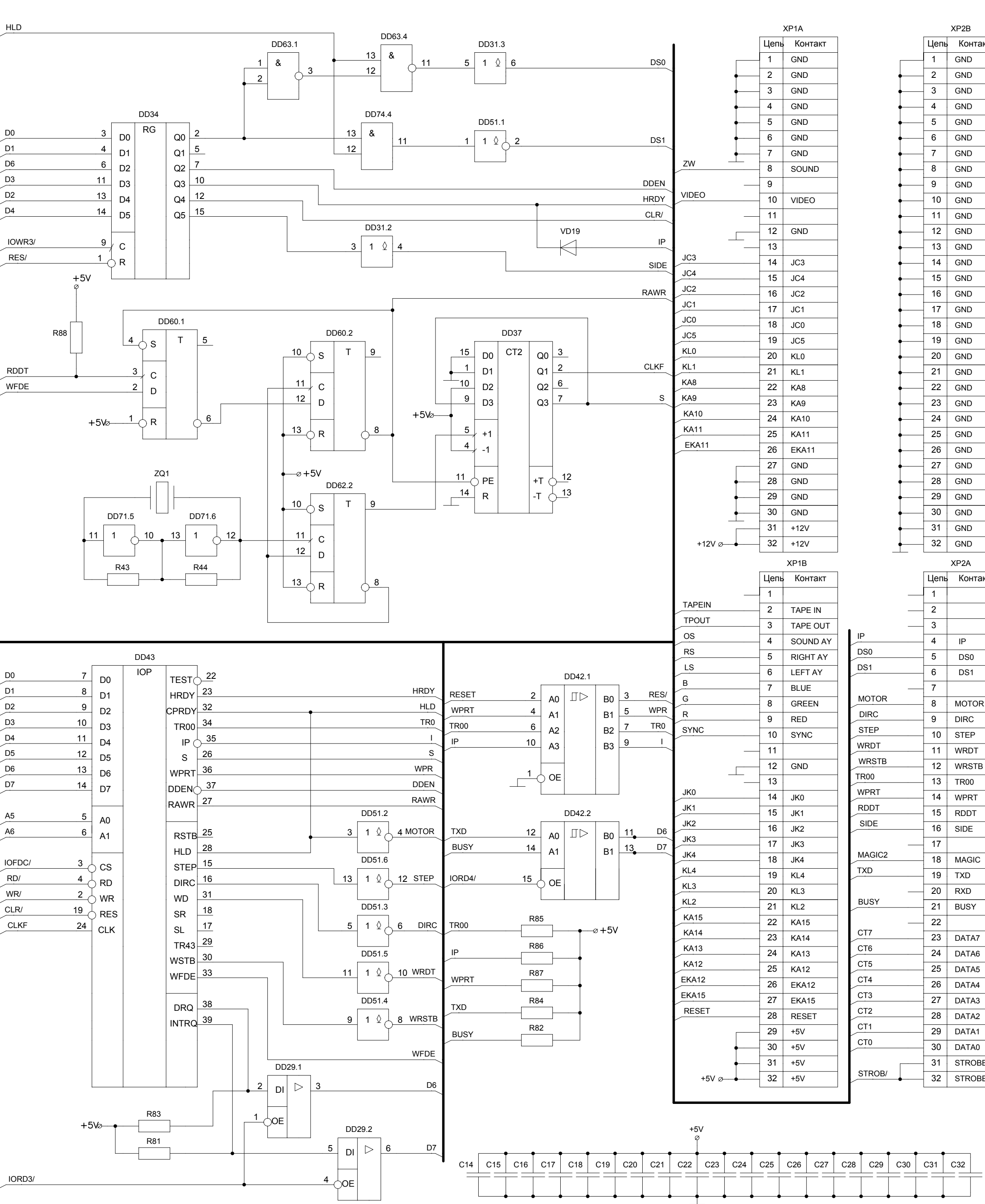
- MA0 to MA15: Address lines A0 to A15.
- MA16: Address line A16, connected to CS1.
- WE/: Write Enable, connected to CS2.
- OE: Output Enable, connected to CS1.
- CS1: Chip Select 1, connected to CS1.
- CS2: Chip Select 2, connected to CS2.
- D0 to D7: Data lines MD0 to MD7.

[illegible]

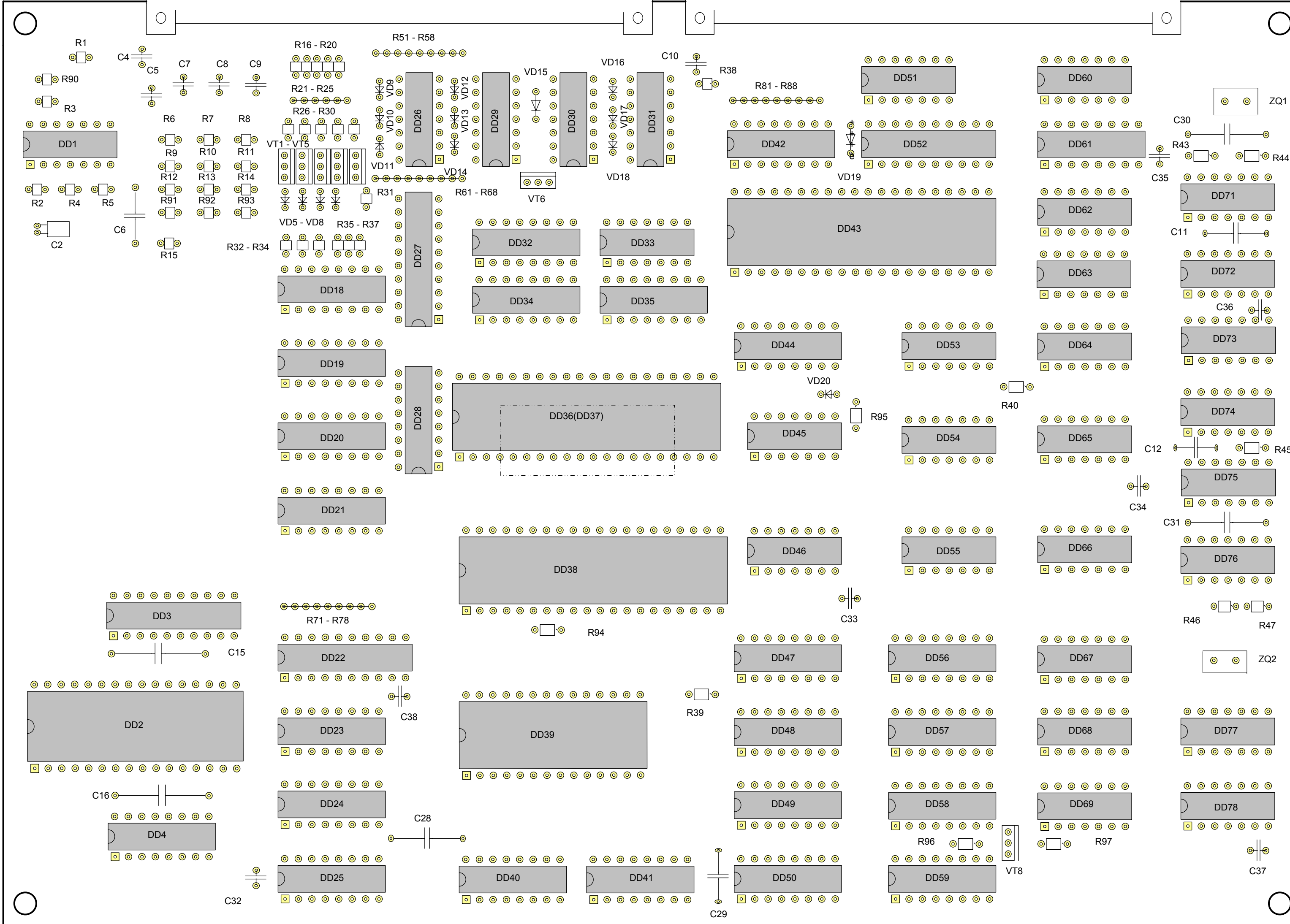
Справ. №	Перв. примен.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата





Изм.	Лист	№ докум.	Подп.	Дата	Схема принципиальная электрическая бытового персонального компьютера "ZX - 777" вариант 2005 года. (часть 4)	Лит.	Масса	Масштаб
Разраб.								
Пров.						Лист	Листов	
Т.контр.						micklab@mail.ru		
Н.контр.								
Утв.								



Позиц. Обозначение.	Наименование	Позиц. Обозначение.	Наименование
	Микросхемы		Резисторы
DD1	K561ЛН2	R1, R27, R29, R43 - R47, R91 - R93, R95	МЛТ- 0.125 510 Ом
DD2	УТ61024		
DD18, DD40, DD50	K555КП11	R2, R31, R38 -R40, R51 - R58, R61- R68, R71 - R78, R81 - R88	МЛТ- 0.125 5,1 кОм
DD4, DD19, DD20, DD41, DD47 - DD49	K555КП13	R3	МЛТ- 0.125 100 кОм
DD21, DD28, DD34	K555ТМ9	R4, R6 - R9, R12, R26, R35 - R37	МЛТ- 0.125 2,0 кОм
DD3, DD22, DD52	K555ИР22		
DD23 - DD25	K555ИР16	R5, R10, R11, R13 - R15, R28, R30, R32 - R34, R94, R96, R97	МЛТ- 0.125 1,0 кОм
DD26, DD29	K555ЛП8	R16 - R21	МЛТ- 0.125 22 Ом
DD27	K555АП3	R21 - R25	МЛТ- 0.125 200 Ом
DD30, DD31	K155ЛП9		
DD32, DD42	K155ЛП11		Конденсаторы
DD33	K555ЛА2	C11, C33, C34, C36 - C38	КМ - 5 150 пФ
DD35, DD44	K555ИД4	C2, C10	K50 - 35 50мкФ x 15В
DD36(DD37)	АУ-3-8910(12)	C12	КМ - 5 0,022 мкФ
DD38	Z80А	C4 - C9, C14 - C32 C35	КМ - 5 0,1 мкФ
DD39	M27C512		
DD43	K1818ВГ93		Транзисторы
DD45, DD78	K555ЛЕ1	VT1 - VT8	КТ315Б
DD46	K555ЛП5		
DD51	K555ЛН2		Диоды
DD53, DD66, DD74	K555ЛИ1	VD5 - VD20	КД522Б
DD54, DD60, DD62, DD65, DD69, DD72, DD73, DD77	K555ТМ2		
DD55, DD64, DD67	K555ЛЛ1		Кварц. резонаторы
DD56 - DD59, DD61	K555ИЕ7	Z1	РК - 169 8,0 мГц
DD63, DD75	K555ЛА3	Z2	РК - 169 14,0 мГц
DD68	K555ЛА4		
DD71, DD76	K555ЛН1		Разъемы
		X1, X2	СНП58 - 64

Выводы микросхем: - цепь питания +5В	Выводы микросхем: - цепь питания +12В	Выводы микросхем: - цепь питания GND
Вывод 3: DD37	Вывод 40: DD43	Вывод 1: DD36
Вывод 8: DD2 - DD17		Вывод 7: DD1, DD23 - DD26, DD29 - DD31, DD33, DD45, DD46, DD53 - DD55, DD60, DD62 - DD69, DD71 - DD78
Вывод 11: DD38		
Вывод 14: DD1, DD23 - DD26, DD29 - DD31, DD33, DD45, DD46, DD53 - DD55, DD60, DD62 - DD69, DD71 - DD78		Вывод 8: DD18 - DD21, DD28, DD32, DD34, DD35, DD40 - DD42, DD44, DD47 - DD49, DD50, DD56 - DD59, DD61
Вывод 16: DD18 - DD21, DD28, DD32, DD34, DD35, DD40 - DD42, DD44, DD47 - DD49, DD50, DD56 - DD59, DD61		Вывод 10: DD22, DD27 DD52
Вывод 20: DD22, DD27 DD52		Вывод 14: DD39
Вывод 21: DD43		Вывод 16: DD2 - DD17, DD37
Вывод 28: DD39		Вывод 20: DD43
Вывод 40: DD36		Вывод 29: DD38

[illegible]