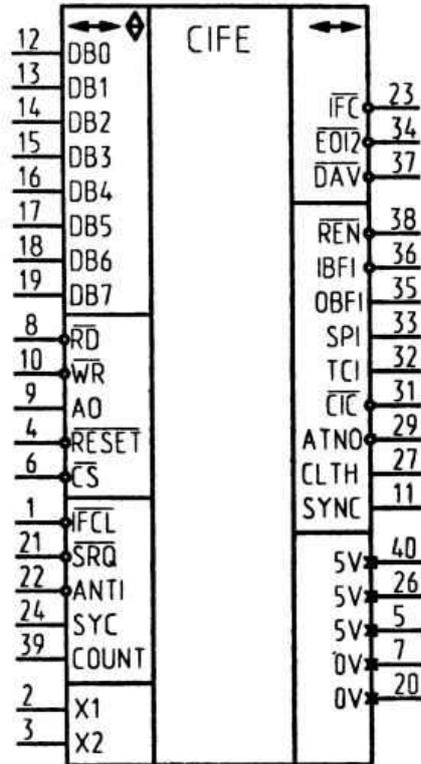


КР580ВГ92

Микросхема представляет собой контроллер систем интерфейса “микропроцессор-канал общего пользования (КОП)”. Имеет разрядность данных 8 бит. Корпус типа 2123.40-2, масса не более 5 г.



Условное графическое обозначение КР580ВГ92

Назначение выводов: 1 - подтверждение очистки интерфейса; 2, 3 - внешняя синхронизация; 4 - сброс; 5, 26, 40 - напряжение питания; 6 - выбор микросхемы; 7, 20 - общие; 8 - чтение; 9 - адресная шина; 10 - запись; 11 - синхросигнал командного цикла; 12...19 - шина данных; 21 - запрос обслуживания; 22 - управление; 23 - очистка интерфейса; 24 - системный контроллер; 25, 28, 30 - свободные; 27 - сброс буфера; 29 - подтверждение управления; 31 - загрузка; 32 - прерывание; 33 - специальное прерывание; 34 - идентификация; 35 - выходной буфер заполнен; 36 - входной буфер не заполнен; 37 - сопровождение данных; 38 - дистанционное управление; 39 - счетчик событий.

Электрические параметры

Номинальное напряжение питания5 В ± 5%
Входное напряжение высокого уровня≥ 2,2 В
Входное напряжение низкого уровня-0,5...+0,8 В

Выходное напряжение высокого уровня	$\geq 2,4$ В
Выходное напряжение низкого уровня при $I_{ВХ}^0 = 2$ мА	$\leq 0,45$ В
Ток потребления.....	≤ 125 мА
Ток утечки на входах (при $0 \text{ В} \leq U_{ВХ} \leq 5,25$ В)	≤ 100 мкА
Емкость нагрузки	≤ 150 пФ
Тактовая частота	≤ 6 МГц

Предельно допустимые режимы эксплуатации

Напряжение питания	4,75...5,25 В
Входное напряжение низкого уровня	$\geq 2,2$ В
Входное напряжение низкого уровня	$\leq 0,8$ В
Температура окружающей среды	-10...+70 °С