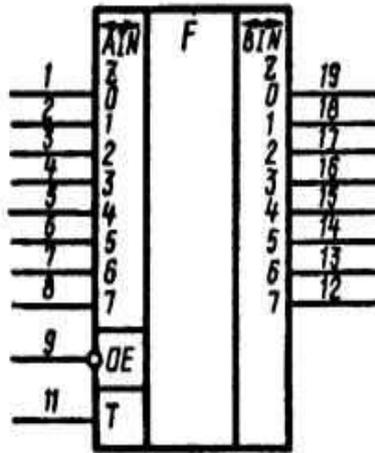


# КР580ВА87

Микросхема представляет собой двунаправленный 8-разрядный шинный формирователь инвертирующий, с тремя состояниями на выходе. Служит буферным устройством в схемах микропроцессорных систем серии КР580 и осуществляет связь микропроцессора с периферийными устройствами ввода - вывода информации. Наличие состояния с высоким выходным импедансом позволяет нагрузить группу таких микросхем на одну нагрузку. Состоит из 8 функциональных блоков (2 разнополярных усилителя-формирователя) и схемы управления, осуществляющей разрешение передачи (управление третьим состоянием выходов) и выбор направления передачи информации. Содержит 374 интегральных элемента. Корпус типа 2140.20-1, масса не более 4 г.



Условное графическое обозначение КР580ВА87

Назначение выводов: 1 - вход/выход A0; 2 - вход/выход A1; 3 - вход/выход A2; 4 - вход/выход A3; 5 - вход/выход A4; 6 - вход/выход A5; 7 - вход/выход A6; 8 - вход/выход A7; 9 - вход разрешения выхода  $\overline{OE}$ ; 10 - общий; 11 - вход направления передачи T; 12 - вход/выход B7; 13 - вход/выход B6; 14 - вход/выход B5; 15 - вход/выход B4; 16 - вход/выход B3; 17 - вход/выход B2; 18 - вход/выход B1; 19 - вход/выход B0; 20 - напряжение питания.

## Таблица истинности

Вход OE (9)	Вход T (11)	Вход-выходы стороны А (1-8)		Входы-выходы стороны В (12-19)	
0	1	1 (вход)	0	0(вход)	1
0	1	1 (вход)	1	0 (выход)	1
0	0	0 (вход)	0	1 (выход)	0
0	0	0 (выход)	1	1 (вход)	1
1	X	—	Z	—	Z

## Электрические параметры

Номинальное напряжение питания .....	5 В ± 10%
Выходное напряжение низкого уровня:	
- по выходам А при $I_{\text{ВЫХ}}^0 = 10 \text{ мА}$ .....	≤ 0,45 В
- по выходам В при $I_{\text{ВЫХ}}^0 = 32 \text{ мА}$ .....	≤ 0,45 В
Выходное напряжение высокого уровня .....	≥ 2,4 В
Ток потребления .....	≤ 130 мА
Входной ток низкого уровня .....	≤  -0,2  мА
Входной ток высокого уровня .....	≤ 50 мкА
Падение напряжения на антизвонном диоде .....	≤  -1  В
Время задержки распространения сигнала на выходе относительно сигнала на входе:	
- по входам А .....	≤ 22 нс
- по входам В .....	≤ 22 нс
Время задержки распространения выходного сигнала относительно сигнала разрешения выхода по входам А и В .....	≤ 18 нс
Время задержки распространения выходного сигнала относительно сигнала разрешения выхода .....	10...30 нс
Время установления сигнала направления передачи относительно сигнала разрешения выхода .....	≥ 18 нс
Время сохранения сигнала направления передачи относительно сигнала разрешения выхода .....	≥ 30 нс
Входная емкость при $f = 1...10 \text{ МГц}$ .....	≤ 12 пФ

## Предельно допустимые режимы эксплуатации

Максимальное напряжения питания .....	5,5 В
Максимальное напряжение на выводах относительно земли .....	5,5 В
Температура окружающей среды .....	-10...+70 °С