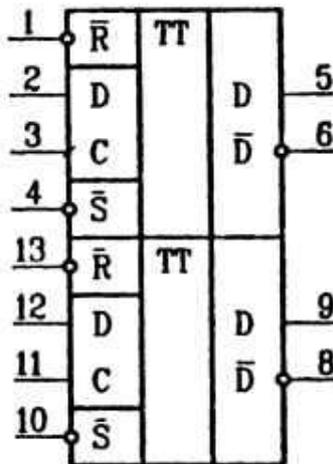


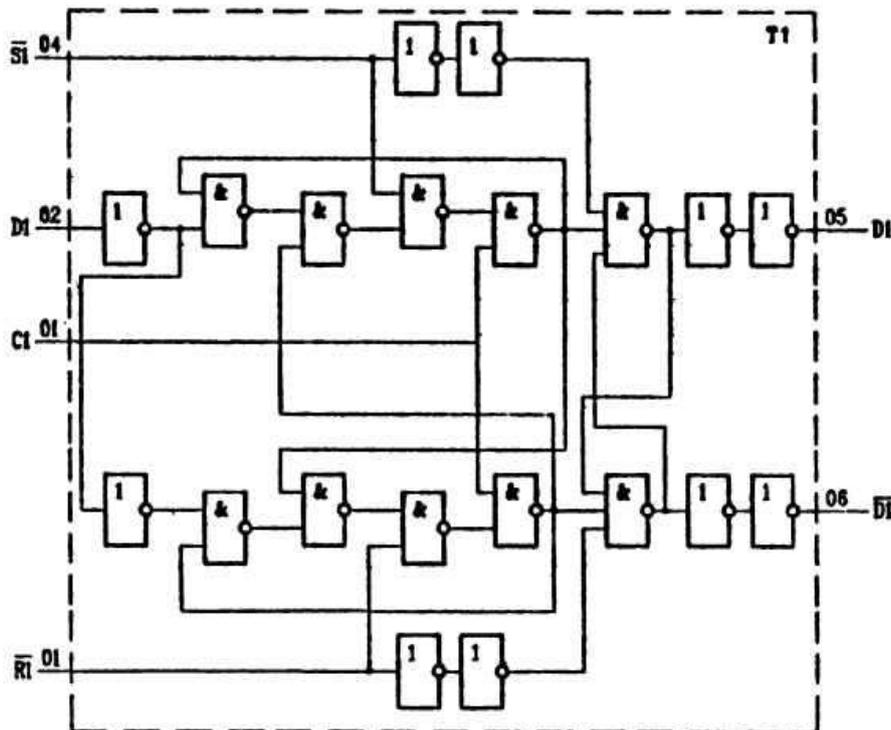
# КР1554ТМ2, КФ1554ТМ2, ЭКФ1554ТМ2

Микросхемы представляют собой два D-триггера с управлением положительным фронтом, с входами сброса и установки. Корпус типа 201.14-1, масса не более 1 г, 4306.14-А.

Назначение выводов: 1, 13 - входы установки в состояние лог. 0  $\overline{R1}$ ,  $\overline{R2}$ ; 2, 5 - входы данных D1, D2; 3, 11 - входы тактовые C1, C2; 4, 10 - входы установки в состояние лог. 1  $\overline{S1}$ ,  $\overline{S2}$ ; 5, 6, 8, 9 - выходы данных D1,  $\overline{D1}$ ,  $\overline{D2}$ , D2; 7 - общий; 14 - напряжение литания.



Условное графическое обозначение КР1554ТМ2, КФ1554ТМ2, ЭКФ1554ТМ2



Функциональная схема КР1554ТМ2

## Таблица истинности

Вход				Выход	
$\bar{S}$	$\bar{R}$	C	D	D	$\bar{D}$
L	H	X	X	H	L
H	L	X	X	L	H
L	L	X	X	Запрещено	
H	H	$\square$	H	H	L
H	H	$\square$	L	L	H
H	H	L	X	DO	$\overline{DO}$

## Электрические параметры

Номинальное напряжение питания .....	5 В ± 10%
Входное напряжение низкого уровня при $C_n = 50$ пФ, $U_n = 5,5$ В .....	$\leq 1,65$ В
Входное напряжение высокого уровня при $C_n = 50$ пФ, $U_n = 5,5$ В .....	$\geq 3,85$ В
Выходное напряжение низкого уровня при $I_{\text{вых}}^1 = -24$ мА .....	$\leq 0,32$ В
Выходное напряжение высокого уровня при $I_{\text{вых}}^1 = -24$ мА .....	$\geq 4,86$ В
Входной ток при $U_n = 5,5$ В .....	$\leq  \pm 0,1 $ мкА
Ток потребления при $U_n = 5,5$ В .....	$\leq 8$ мкА
Выходной ток низкого уровня при $U_n = 5,5$ В, $\tau_{\text{и}} < 20$ мс .....	$\leq 86$ мА
Выходной ток высокого уровня при $U_n = 5,5$ В, $\tau_{\text{и}} < 20$ мс .....	$\leq  -75 $ мА
Время задержки распространения сигнала при включении при $C_n = 50$ пФ, $U_n = 4,5$ В:	
- от входа C к выходам D .....	$\leq 10$ нс
- от входов $\bar{R}$ , $\bar{S}$ к выходам D .....	$\leq 10,5$ нс
Время задержки распространения сигнала при включении при $C_n = 50$ пФ, $U_n = 4,5$ В:	
- от входа C к выходам D .....	$\leq 10$ нс
- от входов $\bar{R}$ , $\bar{S}$ к выходам D .....	$\leq 9$ нс
Время предустановки входа D относительно входа C .....	$\leq 3$ нс
Время удержания входа D относительно входа C .....	$\leq 0$ нс
Длительность импульса на входе C .....	$\leq 4,5$ нс
Максимальная тактовая частота при $U_n = 4,5$ В .....	$\geq 140$ МГц
Входная емкость .....	4,5 пФ

## Предельно допустимые режимы эксплуатации

Напряжение питания .....	3...5,5 В
Входное напряжение низкого уровня .....	0...0,3 $U_n$ В

Входное напряжение высокого уровня ..... $0,7U_n \dots U_n$  В  
Выходной ток низкого уровня ..... $\leq 24$  мА  
Выходной ток высокого уровня ..... $\leq |-24|$  мА  
Время фронта нарастания (спада) сигнала ..... $\leq 100$  нс  
Емкость нагрузки ..... $\leq 500$  пФ  
Температура окружающей среды ..... $-45 \dots +85$  °С