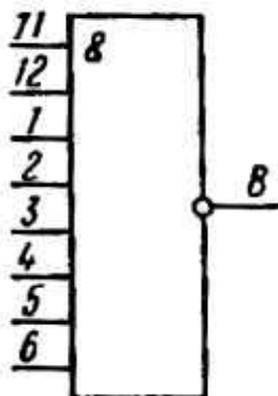


К555ЛА2, КБ555ЛА2-4, КМ555ЛА2

Микросхемы представляют собой логический элемент 8И-НЕ. Содержат 28 интегральных элементов. Корпус типа 201.14-1, масса не более 1 г и 201.14-8, 2102.14-2, масса не более 2,3 г.



Условное графическое обозначение К555ЛА2, КМ555ЛА2

Назначение выводов: 1 - вход X3; 2 - вход X4; 3 - вход X5; 4 - вход X6; 5 - вход X7; 6 - вход X8; 7 - общий; 8 - выход $\overline{Y1}$; 9, 10 - свободные; 11 - вход X1; 12 - вход X2; 13 - свободный; 14 - напряжение питания.

Таблица истинности

Вход								Выход
X1	X2	X3	X4	X5	X6	X7	X8	\overline{Y}
0	X	X	X	X	X	X	X	1
X	0	X	X	X	X	X	X	1
X	X	0	X	X	X	X	X	1
X	X	X	0	X	X	X	X	1
X	X	X	X	0	X	X	X	1
X	X	X	X	X	0	X	X	1
X	X	X	X	X	X	0	X	1
X	X	X	X	X	X	X	0	1
1	1	1	1	1	1	1	1	0

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,5 В
Выходное напряжение высокого уровня	≥ 2,7 В
Ток потребления при низком уровне выходного напряжения	≤ 1,1 мА
Ток потребления при высоком уровне выходного напряжения	≤ 0,5 мА
Входной ток низкого уровня	≤ -0,4 мА
Входной ток высокого уровня.....	≤ 0,02 мА
Потребляемая мощность	4,2 мВт
Время задержки распространения:	
- при включении	≤ 35 нс
- при выключении	≤ 20 нс
Коэффициент разветвления по выходу	20