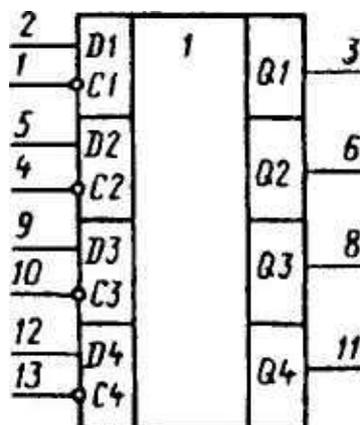


К155ЛП8, КМ155ЛП8

Микросхемы представляют собой 4 буферных элемента с тремя состояниями и общей шиной. Содержат 108 интегральных элементов. Корпус типа 201.14-1, масса не более 1 г и типа 201.14-8, масса не более 2,2 г.



Условное графическое обозначение К155ЛП8

Назначение выводов: 1 - управляющий вход С1; 2 - информационный вход D2; 3 - выход Q1; 4 - управляющий вход С2; 5 - информационный вход D2; 6 - выход Y2; 7- общий; 8 - выход Q3; 9 - информационный вход D3; 10 - управляющий вход С3; 11 - выход Q4; 12 - информационный вход D4; 13 - управляющий вход С4; 14 - напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,4 В
Выходное напряжение высокого уровня	≥ 2,4 В
Напряжение на антизвонном диоде	≥ -1,5 В
Входной ток низкого уровня	≤ -1,6 мА
Входной ток высокого уровня	≤ 0,04 мА
Входной пробивной ток	≤ 1 мА
Ток короткого замыкания	-28...-70 мА
Выходной ток при запрещении $I^3_{\text{вых}}$	≤ ± 40 мА
Ток потребления	≤ 54 мА
Потребляемая статическая мощность на 1 логический элемент	≤ 70,9 мВт
Время задержки распространения сигнала запрещения в состоянии лог. 0	≤ 13 нс
Время задержки распространения сигнала запрещения в состоянии лог. 1, $t^{1,3}_{\text{зд.р}}$	≤ 9 нс
Время задержки распространения при включении	≤ 18 нс

Время задержки распространения при выключении ≤ 13 нс
Время задержки распространения сигнала разрешения
в состоянии лог. 0 ≤ 25 нс
Время задержки распространения сигнала разрешения
в состоянии лог. 1 ≤ 17 нс

Примечание: $I_{\text{вых}}^3$ - ток, протекающий в выходной цепи схемы в третьем состоянии «отклонение от нагрузки»;

$t_{\text{зд,р}}^{1,3}$ - время, за которое И С переходит из состояния лог. 1 в третье состояние при подаче на управляющий вход сигнала запрещения.