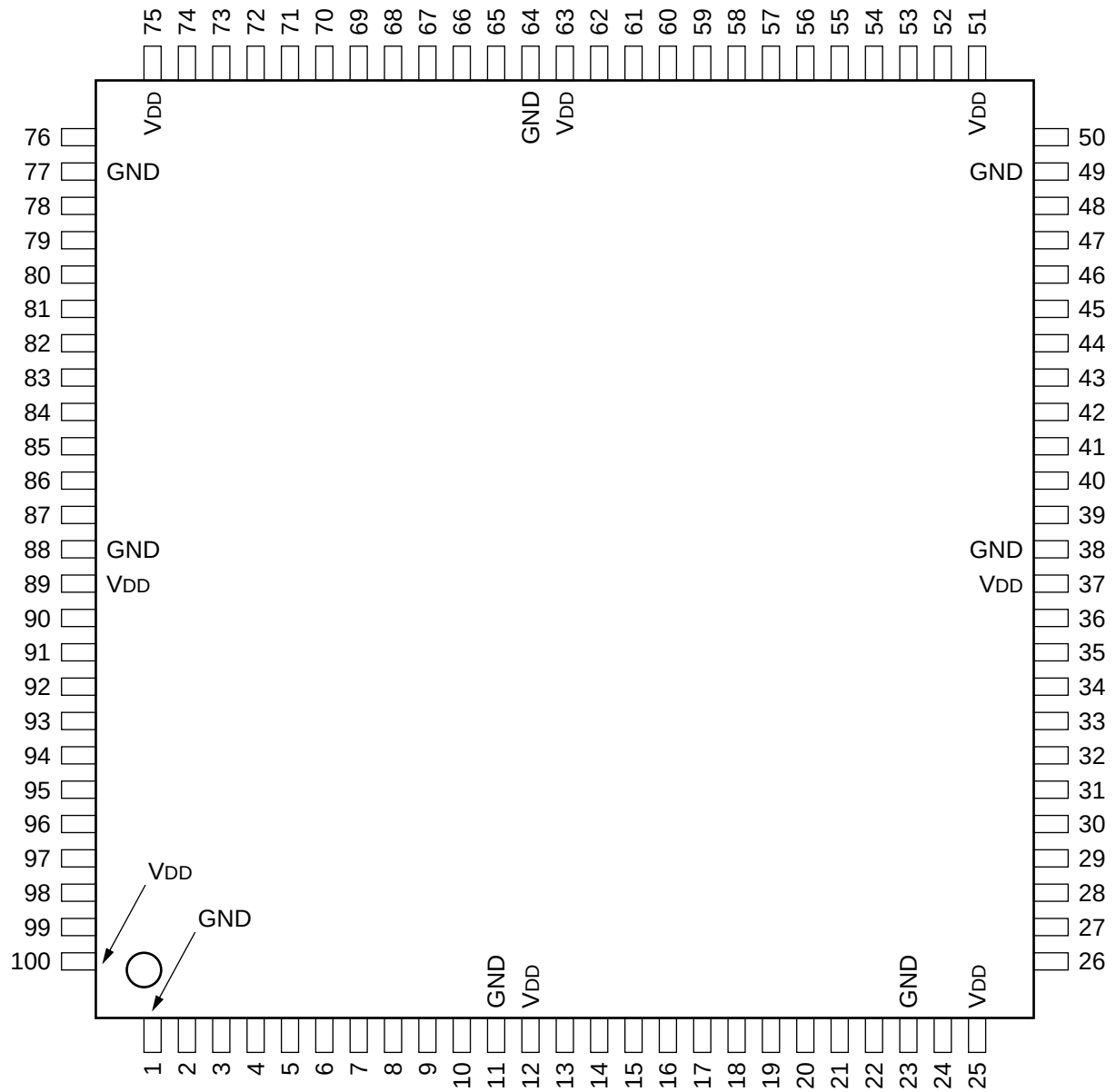


—TOP VIEW—



PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	—	GND	26	I	IN (M2)	51	—	V _{DD}	76	O	OUT, TDO
2	I/O	I/O, GCK1 (A16)	27	I/O	I/O, GCK3	52	I	PROGRAM	77	—	GND
3	I/O	I/O (A17)	28	I/O	I/O (HDC)	53	I/O	I/O (D7)	78	I/O	I/O (A0, $\overline{WS}$)
4	I/O	I/O, TDI	29	I/O	I/O	54	I/O	I/O, GCK5	79	I/O	I/O, GCK7 (A1)
5	I/O	I/O, TCK	30	I/O	I/O ($\overline{LDC}$)	55	I/O	I/O (D6)	80	I/O	I/O (CS1, A2)
6	I/O	I/O, TMS	31	I/O	I/O	56	I/O	I/O	81	I/O	I/O (A3)
7	I/O	I/O	32	I/O	I/O	57	I/O	I/O (D5)	82	I/O	I/O (A4)
8	I/O	I/O	33	I/O	I/O	58	I/O	I/O ($\overline{CS0}$)	83	I/O	I/O (A5)
9	I/O	I/O	34	I/O	I/O	59	I/O	I/O	84	I/O	I/O (A21)
10	I/O	I/O	35	I/O	I/O	60	I/O	I/O	85	I/O	I/O (A20)
11	—	GND	36	I/O	I/O (INIT)	61	I/O	I/O (D4)	86	I/O	I/O (A6)
12	—	V _{DD}	37	—	V _{DD}	62	I/O	I/O	87	I/O	I/O (A7)
13	I/O	I/O	38	—	GND	63	—	V _{DD}	88	—	GND
14	I/O	I/O	39	I/O	I/O	64	—	GND	89	—	V _{DD}
15	I/O	I/O	40	I/O	I/O	65	I/O	I/O (D3)	90	I/O	I/O (A8)
16	I/O	I/O	41	I/O	I/O	66	I/O	I/O ($\overline{RS}$)	91	I/O	I/O (A9)
17	I/O	I/O	42	I/O	I/O	67	I/O	I/O	92	I/O	I/O (A19)
18	I/O	I/O	43	I/O	I/O	68	I/O	I/O (D2)	93	I/O	I/O (A18)
19	I/O	I/O	44	I/O	I/O	69	I/O	I/O	94	I/O	I/O (A10)
20	I/O	I/O	45	I/O	I/O	70	I/O	I/O (D1)	95	I/O	I/O (A11)
21	I/O	I/O, GCK2	46	I/O	I/O	71	I/O	I/O ($\overline{RCLK/RDY/BUSY}$)	96	I/O	I/O (A12)
22	O	OUT (M1)	47	I/O	I/O	72	I/O	I/O (D0, DIN)	97	I/O	I/O (A13)
23	—	GND	48	I/O	I/O, GCK4	73	I/O	I/O, GCK6 (DOUT)	98	I/O	I/O (A14)
24	I	IN (M0)	49	—	GND	74	I/O	CCLK	99	I/O	I/O, GCK8 (A15)
25	—	V _{DD}	50	I/O	DONE	75	—	V _{DD}	100	—	V _{DD}

INPUT

$\overline{\text{CS0}}, \text{CS1}$	: CHIP SELECT
D0 - D7	: DATA
DIN	: SERIAL CONFIGURATION DATA
GCK1 - GCK8	: GLOBAL CLOCK
M0 - M2	: MODE
$\overline{\text{PROGRAM}}$	: PROGRAM
$\overline{\text{RS}}$	: READ STROBE
TCK	: TEST CLOCK
TDI	: TEST DATA
TMS	: TEST MODE SELECT
$\overline{\text{WS}}$	: WRITE STROBE

OUTPUT

A0 - A21	: ADDRESS
DOUT	: SERIAL CONFIGURATION DATA
HDC	: HIGH DURING CONFIGURATION
$\overline{\text{LDC}}$	: LOW DURING CONFIGURATION
$\overline{\text{RCLK}}$	: USEFUL FOR CLOCKED PROMs
RDY/ $\overline{\text{BUSY}}$	: READY/BUSY
TDO	: TEST DATA

INPUT/OUTPUT

CCLK	: CONFIGURATION CLOCK
DONE	: INPUT FOR DELAYING THE GLOBAL LOGIC INITIALIZATION & OUTPUT ENABLE/OUTPUT FOR INDICATING THE COMPLETION OF THE CONFIGURATION
I/O	: INPUT AND/OR OUTPUT
$\overline{\text{INIT}}$	: INTERNAL CONFIGURATION MEMORY CLEAR