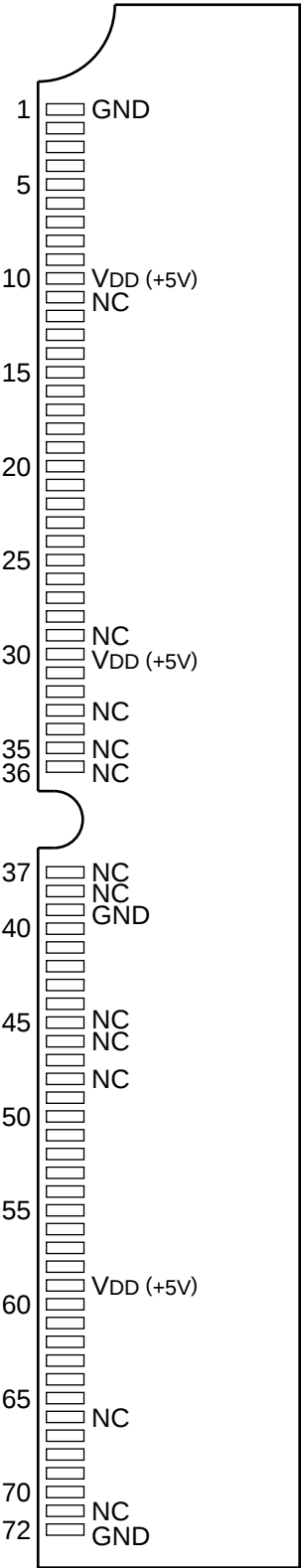

C-MOS 4M-WORD X 36-BIT DINAMIC RAM
-SIDE VIEW-



(VDD = +5V)

PIN No.	I/O	SIGNAL	PIN No.	I/O	SIGNAL	PIN No.	I/O	SIGNAL
1	—	GND	25	I/O	DQ22	49	I/O	DQ8
2	I/O	DQ0	26	I/O	DQ7	50	I/O	DQ24
3	I/O	DQ16	27	I/O	DQ23	51	I/O	DQ9
4	I/O	DQ1	28	I	A7	52	I/O	DQ25
5	I/O	DQ17	29	—	NC	53	I/O	DQ10
6	I/O	DQ2	30	—	VDD	54	I/O	DQ26
7	I/O	DQ18	31	I	A8	55	I/O	DQ11
8	I/O	DQ3	32	I	A9	56	I/O	DQ27
9	I/O	DQ19	33	—	NC	57	I/O	DQ12
10	—	VDD	34	I	RAS1	58	I/O	DQ28
11	—	NC	35	—	NC	59	—	VDD
12	I	A0	36	—	NC	60	I/O	DQ29
13	I	A1	37	—	NC	61	I/O	DQ13
14	I	A2	38	—	NC	62	I/O	DQ30
15	I	A3	39	—	GND	63	I/O	DQ14
16	I	A4	40	I	CAS0	64	I/O	DQ31
17	I	A5	41	I	CAS2	65	I/O	DQ15
18	I	A6	42	I	CAS3	66	—	NC
19	I	A10	43	I	CAS1	67	I	PD0
20	I/O	DQ4	44	I	RAS0	68	I	PD1
21	I/O	DQ20	45	—	NC	69	I	PD2
22	I/O	DQ5	46	—	NC	70	I	PD3
23	I/O	DQ21	47	I	WE	71	—	NC
24	I/O	DQ6	48	—	NC	72	—	GND

19	A10	DQ31	64
32	A9	DQ30	62
31	A8	DQ29	60
28	A7	DQ28	58
18	A6	DQ27	56
17	A5	DQ26	54
16	A4	DQ25	52
15	A3	DQ24	50
14	A2	DQ23	27
13	A1	DQ22	25
12	A0	DQ21	23
		DQ20	21
70	PD3	DQ19	9
69	PD2	DQ18	7
68	PD1	DQ17	5
67	PD0	DQ16	3
		DQ15	65
42	CAS3	DQ14	63
41	CAS2	DQ13	61
43	CAS1	DQ12	57
40	CAS0	DQ11	55
		DQ10	53
34	RAS1	DQ9	51
44	RAS0	DQ8	49
		DQ7	26
47	WE	DQ6	24
		DQ5	22
		DQ4	20
		DQ3	8
		DQ2	6
		DQ1	4
		DQ0	2

INPUT

A0 - A10 ; ADDRESS
 CAS0 - CAS3 ; COLUMN ADDRESS STROBE
 PD0 - PD3 ; PRESENCE DETECT PIN
 RAS0, RAS1 ; ROW ADDRESS STROBE
 WE ; WRITE ENABLE

INPUT/OUTPUT

DQ0 - DQ31 ; DATA