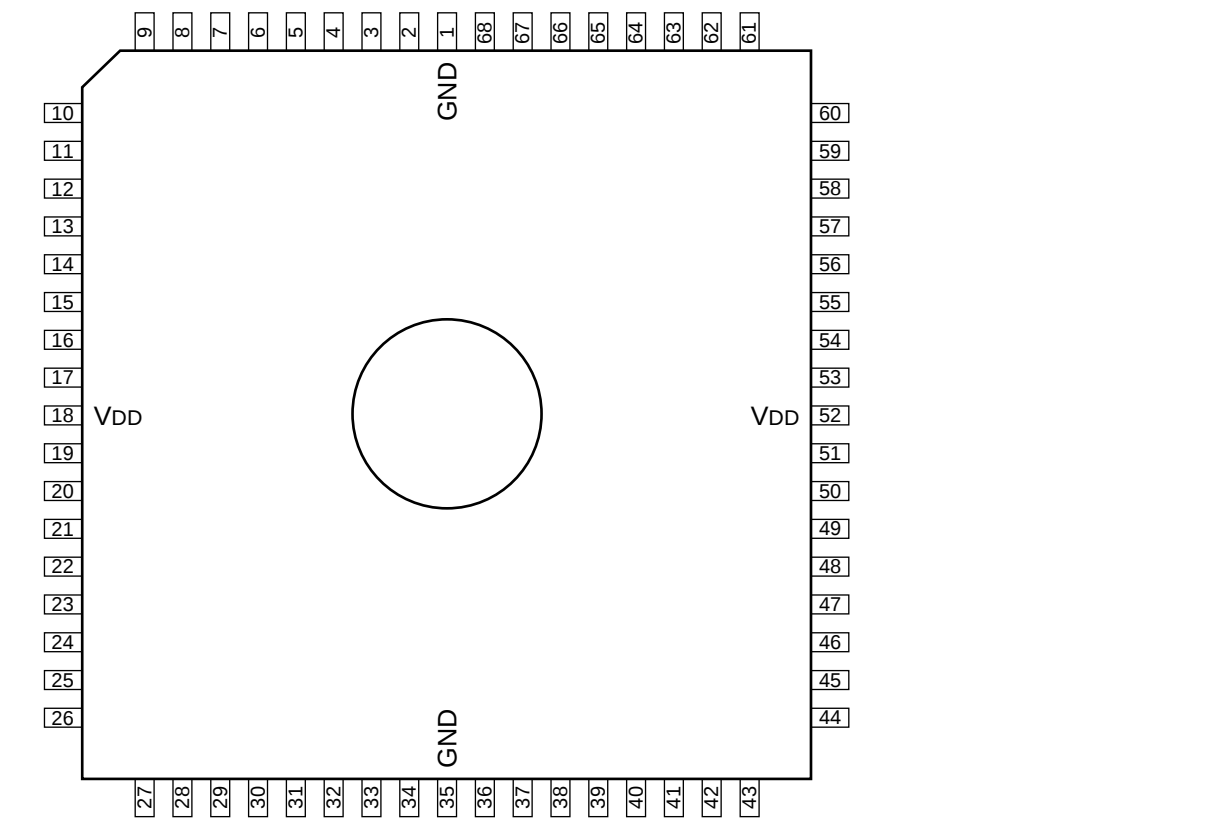


C-MOS FIELD PROGRAMMABLE GATE ARRAY

—TOP VIEW—



PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	—	GND	18	—	VDD	35	—	GND	52	—	VDD
2	I/O	I/O	19	I	(P)	36	I/O	I/O	53	I	I
3	I/O	I/O	20	I	I	37	I/O	I/O	54	I	(SO)
4	I/O	I/O	21	I/O	I/O	38	I/O	I/O	55	I/O	I/O
5	I/O	I/O	22	I/O	I/O	39	I/O	I/O	56	I/O	I/O
6	I/O	I/O	23	I/O	I/O	40	I/O	I/O	57	I/O	I/O
7	I/O	I/O	24	I/O	I/O	41	I/O	I/O	58	I/O	I/O
8	I/O	I/O	25	I/O	I/O	42	I/O	I/O	59	I/O	I/O
9	I/O	I/O	26	I/O	I/O	43	I/O	I/O	60	I/O	I/O
10	I/O	I/O	27	I/O	I/O	44	I/O	I/O	61	I/O	I/O
11	I/O	I/O	28	I/O	I/O	45	I/O	I/O	62	I/O	I/O
12	I/O	I/O	29	I/O	I/O	46	I/O	I/O	63	I/O	I/O
13	I/O	I/O	30	I/O	I/O	47	I/O	I/O	64	I/O	I/O
14	I/O	I/O	31	I/O	I/O	48	I/O	I/O	65	I/O	I/O
15	I/O	I/O	32	I/O	I/O	49	I/O	I/O	66	I/O	I/O
16	I	(SCLK)	33	I/O	I/O	50	I/O	(SI)	67	I/O	I/O
17	I	CLK/(SM)	34	I/O	I/O	51	I/O	CLK	68	I/O	I/O