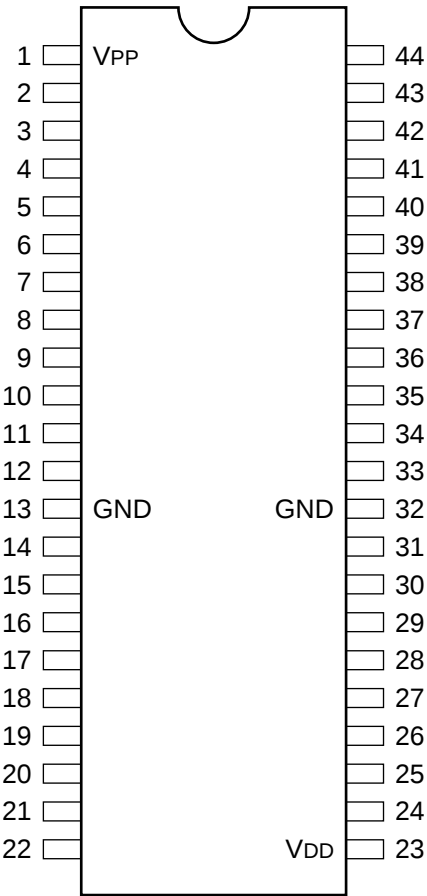


C-MOS 4-MBIT BOOT BLOCK FLASH MEMORY
—TOP VIEW—



INPUT
A0 - A18 : ADDRESS
 $\overline{\text{CE}}$: CHIP ENABLE
 $\overline{\text{OE}}$: OUTPUT ENABLE
 $\overline{\text{WE}}$: WRITE ENABLE
RP : RESET/DEEP POWER DOWN
 $\overline{\text{WP}}$: WRITE PROTECT
 $\overline{\text{BYTE}}$: BYTE ENABLE

INPUT/OUTPUT
DQ0 - DQ15 : DATA

PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	—	VPP	12	I	$\overline{\text{CE}}$	23	—	VDD	34	I	A16
2	I	$\overline{\text{WP}}$	13	I	GND	24	I/O	DQ4	35	I	A15
3	I	A17	14	I	$\overline{\text{OE}}$	25	I/O	DQ12	36	I	A14
4	I	A7	15	I/O	DQ0	26	I/O	DQ5	37	I	A13
5	I	A6	16	I/O	DQ8	27	I/O	DQ13	38	I	A12
6	I	A5	17	I/O	DQ1	28	I/O	DQ6	39	I	A11
7	I	A4	18	I/O	DQ9	29	I/O	DQ14	40	I	A10
8	I	A3	19	I/O	DQ2	30	I/O	DQ7	41	I	A9
9	I	A2	20	I/O	DQ10	31	I/O	DQ15/A1	42	I	A8
10	I	A1	21	I/O	DQ3	32	—	GND	43	I	$\overline{\text{WE}}$
11	I	A0	22	I/O	DQ11	33	I	$\overline{\text{BYTE}}$	44	I	RP