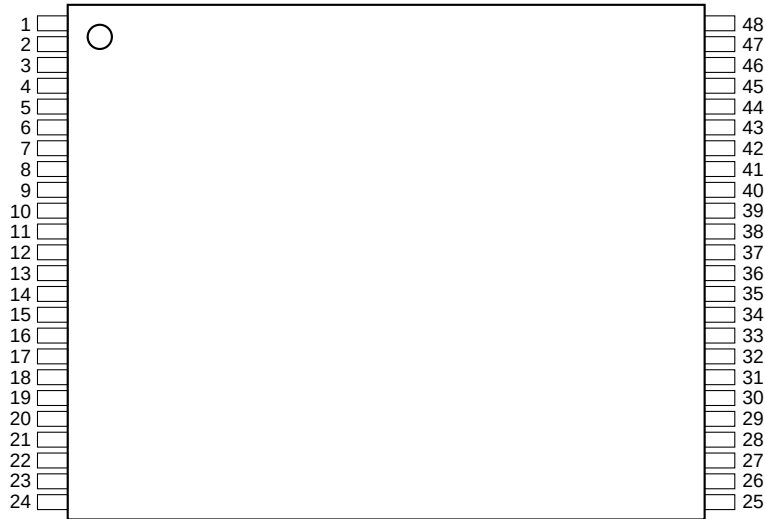


16 M (2,097,152 × 8/1,048,576 × 16)-BIT FLASH EPROM
—TOP VIEW—



INPUTS

A0 - A19 : ADDRESS
 BYTE : BYTE/WORD
 CE1, CE2 : CHIP ENABLE
 OE : OUTPUT ENABLE
 PWD : POWER DOWN
 WE : WRITE ENABLE
 WP : WRITE PROTECT

OUTPUT

RY/BY : READY/BUSY

INPUTS/OUTPUTS

Q0 - Q14 : DATA
 Q15/A-1 : Q15 (WORD MODE)/LSB ADDRESS (BYTE MODE)

PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	O	RY/BY	13	I	WE	25	I	CE2	37	—	Vcc
2	I	A16	14	I	A18	26	I	CE1	38	I/O	Q4
3	I	A15	15	I	A17	27	—	GND	39	I/O	Q12
4	I	A14	16	I	A7	28	I	OE	40	I/O	Q5
5	I	A13	17	I	A6	29	I/O	Q0	41	I/O	Q13
6	I	A12	18	I	A5	30	I/O	Q8	42	I/O	Q6
7	I	A11	19	I	A4	31	I/O	Q1	43	I/O	Q14
8	I	A10	20	I	A3	32	I/O	Q9	44	I/O	Q7
9	I	A9	21	I	A2	33	I/O	Q2	45	I/O	Q15/A-1
10	I	A8	22	I	A1	34	I/O	Q10	46	—	GND
11	I	A19	23	I	A0	35	I/O	Q3	47	I	BYTE
12	I	WP	24	—	Vcc	36	I/O	Q11	48	I	PWD

