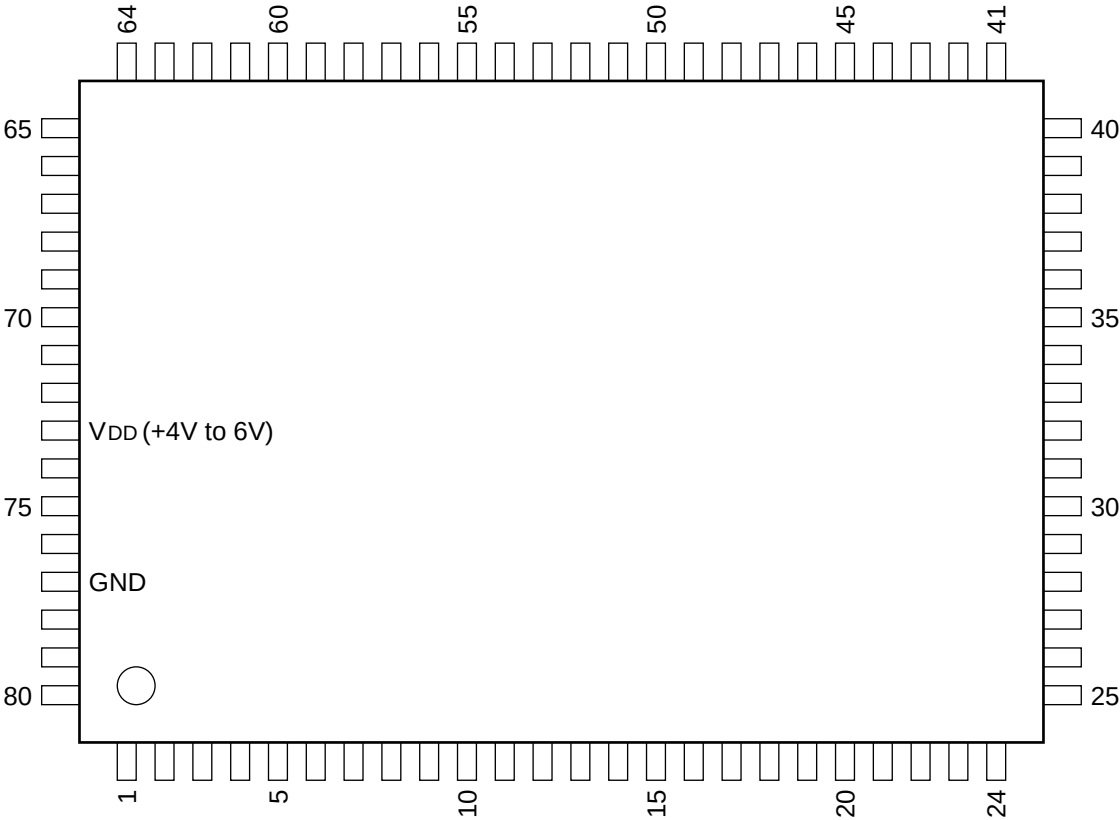
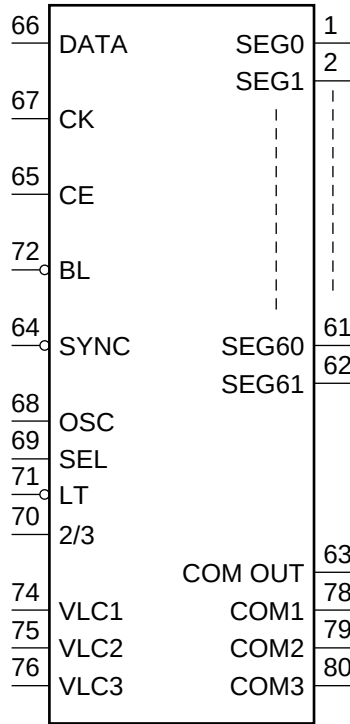


C-MOS LCD DRIVER
- TOP VIEW -



NOTE ; V_{DD} ≥ VLC1 ≥ VLC2 ≥ VLC3 ≥ GND

PIN No.	I/O	SIGNAL	PIN No.	I/O	SIGNAL	PIN No.	I/O	SIGNAL	PIN No.	I/O	SIGNAL
1	O	SEG0	21	O	SEG20	41	O	SEG40	61	O	SEG60
2	O	SEG1	22	O	SEG21	42	O	SEG41	62	O	SEG61
3	O	SEG2	23	O	SEG22	43	O	SEG42	63	O	COM OUT
4	O	SEG3	24	O	SEG23	44	O	SEG43	64	I/O	SYNC
5	O	SEG4	25	O	SEG24	45	O	SEG44	65	I	CE
6	O	SEG5	26	O	SEG25	46	O	SEG45	66	I	DATA
7	O	SEG6	27	O	SEG26	47	O	SEG46	67	I	CK
8	O	SEG7	28	O	SEG27	48	O	SEG47	68	I/O	OSC
9	O	SEG8	29	O	SEG28	49	O	SEG48	69	I	SEL
10	O	SEG9	30	O	SEG29	50	O	SEG49	70	I	2/3
11	O	SEG10	31	O	SEG30	51	O	SEG50	71	I	LT
12	O	SEG11	32	O	SEG31	52	O	SEG51	72	I	BL
13	O	SEG12	33	O	SEG32	53	O	SEG52	73	–	V _{DD}
14	O	SEG13	34	O	SEG33	54	O	SEG53	74	I	VLC1
15	O	SEG14	35	O	SEG34	55	O	SEG54	75	I	VLC2
16	O	SEG15	36	O	SEG35	56	O	SEG55	76	I	VLC3
17	O	SEG16	37	O	SEG36	57	O	SEG56	77	–	GND
18	O	SEG17	38	O	SEG37	58	O	SEG57	78	O	COM1
19	O	SEG18	39	O	SEG38	59	O	SEG58	79	O	COM2
20	O	SEG19	40	O	SEG39	60	O	SEG59	80	O	COM3



INPUT

2/3 ; 1/2 DUTY/ 1/3 DUTY SELECT
 BL ; LCD INDICATION CONTROL ("L" ALL SEGMENTS OFF)
 CE ; CHIP SELECT
 CK ; SHIFT CLOCK FOR SERIAL DATA
 DATA ; DATA
 LT ; LCD INDICATION CONTROL ("L" ALL SEGMENTS ON)
 SEL ; CONTROL/CONTROLLED SELECT
 VLC1-3 ; LCD BIAS VOLTAGE

OUTPUT

COM OUT ; SYNC CLOCK FOR LCD
 COM1-3 ; COMMON SIGNAL FOR LCD DRIVE
 SEG0-61 ; SEGMENT SIGNAL FOR LCD

INPUT/OUTPUT

OSC ; OSC
 SYNC ; SYNC SIGNAL

