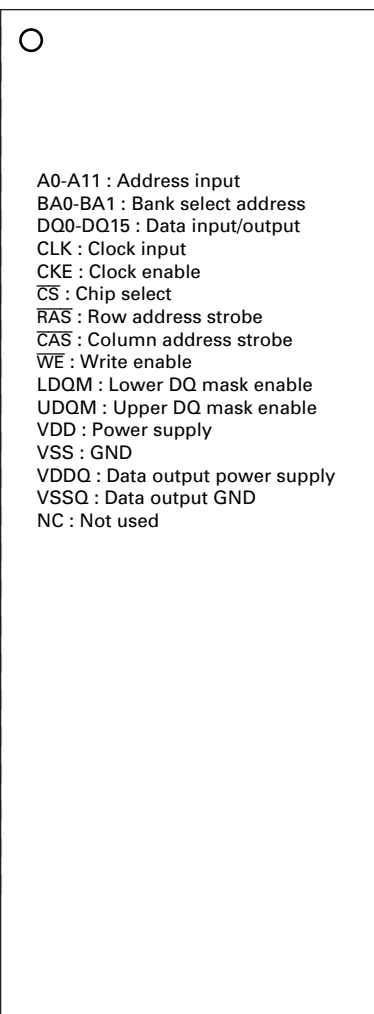


IC INFORMATION

		M2V2840ATP-7L		J
Function	128Mbit SDRAM	1/1		E
Type	CMOS	Model	AVIC-H09	

VDD	1	 A0-A11 : Address input BA0-BA1 : Bank select address DQ0-DQ15 : Data input/output CLK : Clock input CKE : Clock enable $\overline{CS}$: Chip select $\overline{RAS}$: Row address strobe $\overline{CAS}$: Column address strobe WE : Write enable LDQM : Lower DQ mask enable UDQM : Upper DQ mask enable VDD : Power supply VSS : GND VDDQ : Data output power supply VSSQ : Data output GND NC : Not used	54	VSS
DQ0	2		53	DQ15
VDDQ	3		52	VSSQ
DQ1	4		51	DQ14
DQ2	5		50	DQ13
VSSQ	6		49	VDDQ
DQ3	7		48	DQ12
DQ4	8		47	DQ11
VDDQ	9		46	VSSQ
DQ5	10		45	DQ10
DQ6	11		44	DQ9
VSSQ	12		43	VDDQ
DQ7	13		42	DQ8
VDD	14		41	VSS
LDQM	15		40	NC
$\overline{WE}$	16		39	UDQM
$\overline{CAS}$	17		38	CLK
$\overline{RAS}$	18		37	CKE
$\overline{CS}$	19		36	NC
BA0	20		35	A11
BA1	21		34	A9
A10/AP	22		33	A8
A0	23		32	A7
A1	24		31	A6
A2	25		30	A5
A3	26		29	A4
VDD	27		28	VSS