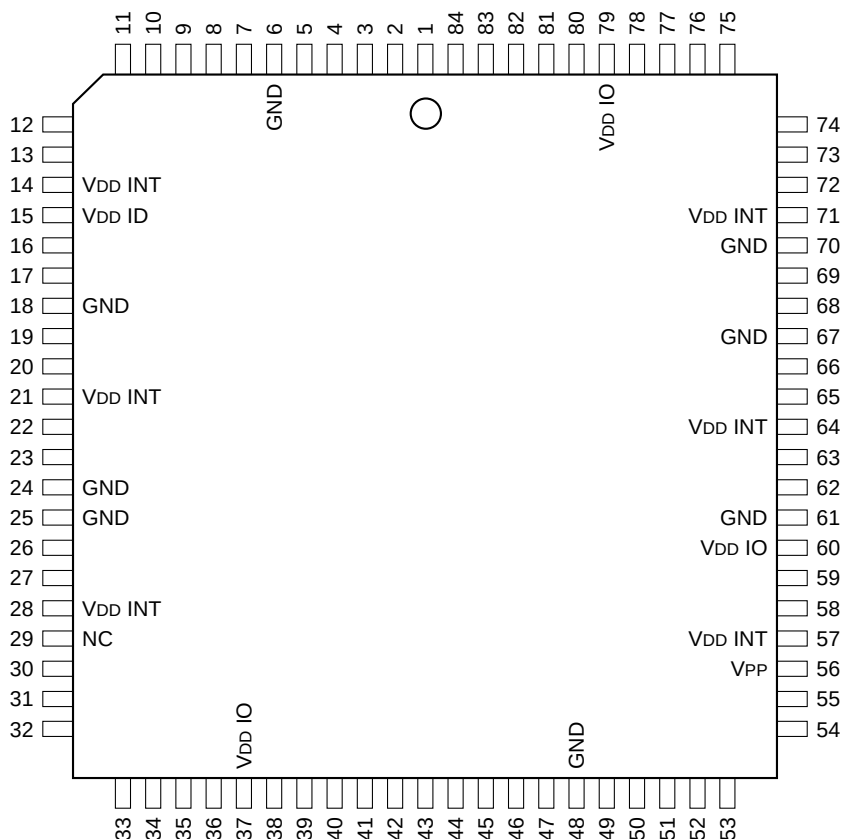


C-MOS PROGRAMMABLE LOGIC DEVICE

—TOP VIEW—



PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	I	DIN1 (GCLK1)	22	I/O	I/O	43	I	TCK	64	—	VDD INT
2	I/O	I/O	23	I/O	I/O	44	I/O	I/O	65	I/O	I/O
3	I/O	I/O	24	—	GND	45	I/O	I/O	66	I/O	I/O
4	I/O	I/O	25	—	GND	46	I/O	I/O	67	—	GND
5	I/O	I/O	26	I/O	I/O	47	I/O	I/O	68	I/O	I/O
6	—	GND	27	I/O	I/O	48	—	GND	69	I/O	I/O
7	I/O	I/O	28	—	VDD INT	49	I/O	I/O	70	—	GND
8	I/O	I/O	29	—	NC	50	I/O	I/O	71	—	VDD INT
9	I/O	I/O	30	O	TDO	51	I/O	I/O	72	I	DIN4 (GOE)
10	I/O	I/O	31	I/O	I/O	52	I/O	I/O	73	I/O	I/O
11	I/O	I/O	32	I/O	I/O	53	I/O	I/O	74	I/O	I/O
12	I/O	I/O	33	I/O	I/O	54	I/O	I/O	75	I/O	I/O
13	I	DIN3 (GCLR)	34	I/O	I/O	55	I	TMS	76	I/O	I/O
14	—	VDD INT	35	I/O	I/O	56	—	VPP	77	I/O	I/O
15	—	VDD IO	36	I/O	I/O	57	—	VDD INT	78	I/O	I/O
16	I/O	I/O	37	—	VDD IO	58	I/O	I/O	79	—	VDD IO
17	I/O	I/O	38	I/O	I/O	59	I/O	I/O	80	I/O	I/O
18	—	GND	39	I/O	I/O	60	—	VDD IO	81	I/O	I/O
19	I/O	I/O	40	I/O	I/O	61	—	GND	82	I/O	I/O
20	I/O	I/O	41	I/O	I/O	62	I/O	I/O	83	I/O	I/O
21	—	VDD INT	42	I	TDI	63	I/O	I/O	84	I	DIN2 (GCLK2)

GCLK1 : GLOBAL CLOCK1 INPUT
GCLK2 : GLOBAL CLOCK2 INPUT
GCLR : GLOBAL CLEAR INPUT
GOE : GLOBAL OUTPUT ENABLE INPUT
NC : NO CONNECTION

TCK : TEST DATA CLOCK INPUT
TDI : TEST DATA INPUT
TMS : TEST MODE SELECT INPUT
TDO : TEST DATA OUTPUT