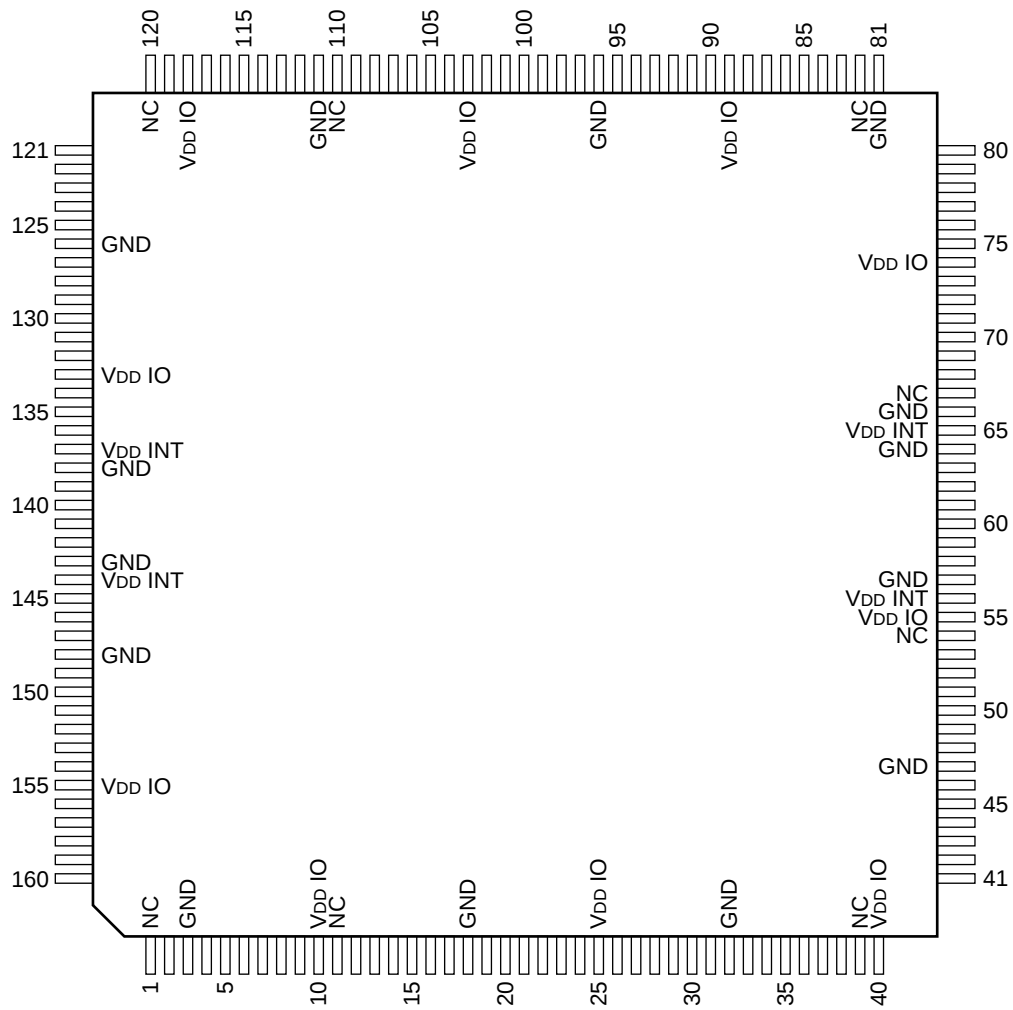


PROGRAMMABLE LOGIC DEVICE

—TOP VIEW—



PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	—	NC	41	I/O	I/O	81	—	GND	121	I/O	I/O
2	I/O	I/O	42	I/O	I/O	82	—	NC	122	I/O	I/O
3	—	GND	43	I/O	I/O	83	I/O	I/O	123	I/O	I/O
4	I/O	I/O	44	I/O	I/O	84	I/O	I/O	124	I/O	I/O
5	I/O	I/O	45	I/O	I/O	85	I/O	I/O	125	I/O	I/O
6	I/O	I/O	46	I/O	I/O	86	I/O	I/O	126	—	GND
7	I/O	I/O	47	—	GND	87	I/O	I/O	127	I/O	I/O
8	I/O	I/O	48	I/O	I/O	88	I/O	I/O	128	I/O	I/O
9	I/O	I/O	49	I/O	I/O	89	—	V _{DD} IO	129	I/O	I/O
10	—	V _{DD} IO	50	I/O	I/O	90	I/O	I/O	130	I/O	I/O
11	—	NC	51	I/O	I/O	91	I/O	I/O	131	I/O	I/O
12	I/O	I/O	52	I/O	I/O	92	I/O	I/O	132	I/O	I/O
13	I/O	I/O	53	I/O	I/O	93	I/O	I/O	133	—	V _{DD} IO
14	I/O	I/O	54	—	NC	94	I/O	I/O	134	I/O	I/O
15	I/O	I/O	55	—	V _{DD} IO	95	I/O	I/O	135	O	TDO
16	I/O	I/O	56	—	V _{DD} INT	96	—	GND	136	I/O	I/O
17	I/O	I/O	57	—	GND	97	I/O	I/O	137	—	V _{DD} INT
18	—	GND	58	I/O	I/O	98	I	TCK	138	—	GND
19	I/O	I/O	59	I/O	I/O	99	I/O	I/O	139	I	GCLK1
20	I/O	I/O	60	I/O	I/O	100	I/O	I/O	140	I	OE1
21	I/O	I/O	61	I/O	I/O	101	I/O	I/O	141	I	GCLR
22	I/O	I/O	62	I/O	I/O	102	I/O	I/O	142	I	OE2/GCLK2
23	I	TMS	63	I/O	I/O	103	—	V _{DD} IO	143	—	GND
24	I/O	I/O	64	—	GND	104	I/O	I/O	144	—	V _{DD} INT
25	—	V _{DD} IO	65	—	V _{DD} INT	105	I/O	I/O	145	I/O	I/O
26	I/O	I/O	66	—	GND	106	I/O	I/O	146	I	TDI
27	I/O	I/O	67	—	NC	107	I/O	I/O	147	I/O	I/O
28	I/O	I/O	68	I/O	I/O	108	I/O	I/O	148	—	GND
29	I/O	I/O	69	I/O	I/O	109	I/O	I/O	149	I/O	I/O
30	I/O	I/O	70	I/O	I/O	110	—	NC	150	I/O	I/O
31	I/O	I/O	71	I/O	I/O	111	—	GND	151	I/O	I/O
32	—	GND	72	I/O	I/O	112	I/O	I/O	152	I/O	I/O
33	I/O	I/O	73	I/O	I/O	113	I/O	I/O	153	I/O	I/O
34	I/O	I/O	74	—	V _{DD} IO	114	I/O	I/O	154	I/O	I/O
35	I/O	I/O	75	I/O	I/O	115	I/O	I/O	155	—	V _{DD} IO
36	I/O	I/O	76	I/O	I/O	116	I/O	I/O	156	I/O	I/O
37	I/O	I/O	77	I/O	I/O	117	I/O	I/O	157	I/O	I/O
38	I/O	I/O	78	I/O	I/O	118	—	V _{DD} IO	158	I/O	I/O
39	—	NC	79	I/O	I/O	119	I/O	I/O	159	I/O	I/O
40	—	V _{DD} IO	80	I/O	I/O	120	—	NC	160	I/O	I/O

INPUTS

GCLK1, GCLK2 : GLOBAL CLOCK1, 2
 GCLR : GLOBAL CLEAR
 OE1, OE2 : GLOBAL OUTPUT ENABLE1, 2
 TCK : TEST DATA CLOCK
 TDI : TEST DATA
 TMS : TEST MODE SELECT

OUTPUT

TDO : TEST DATA