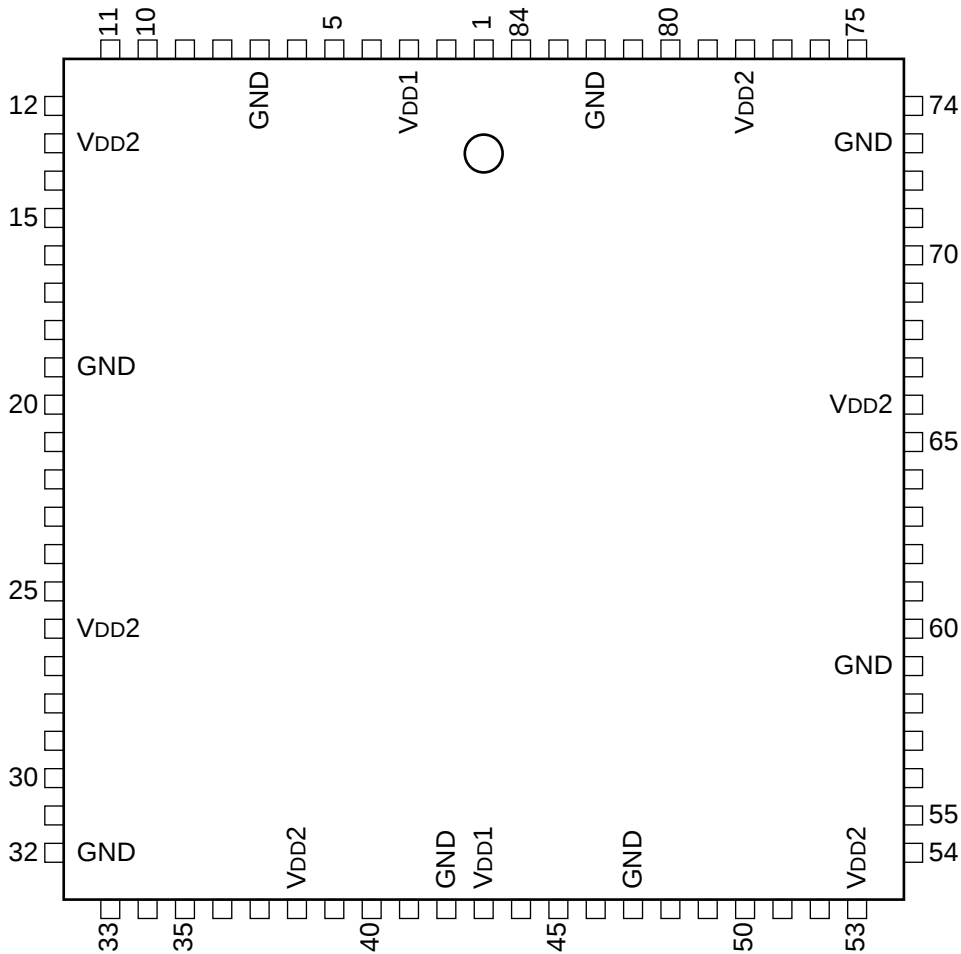
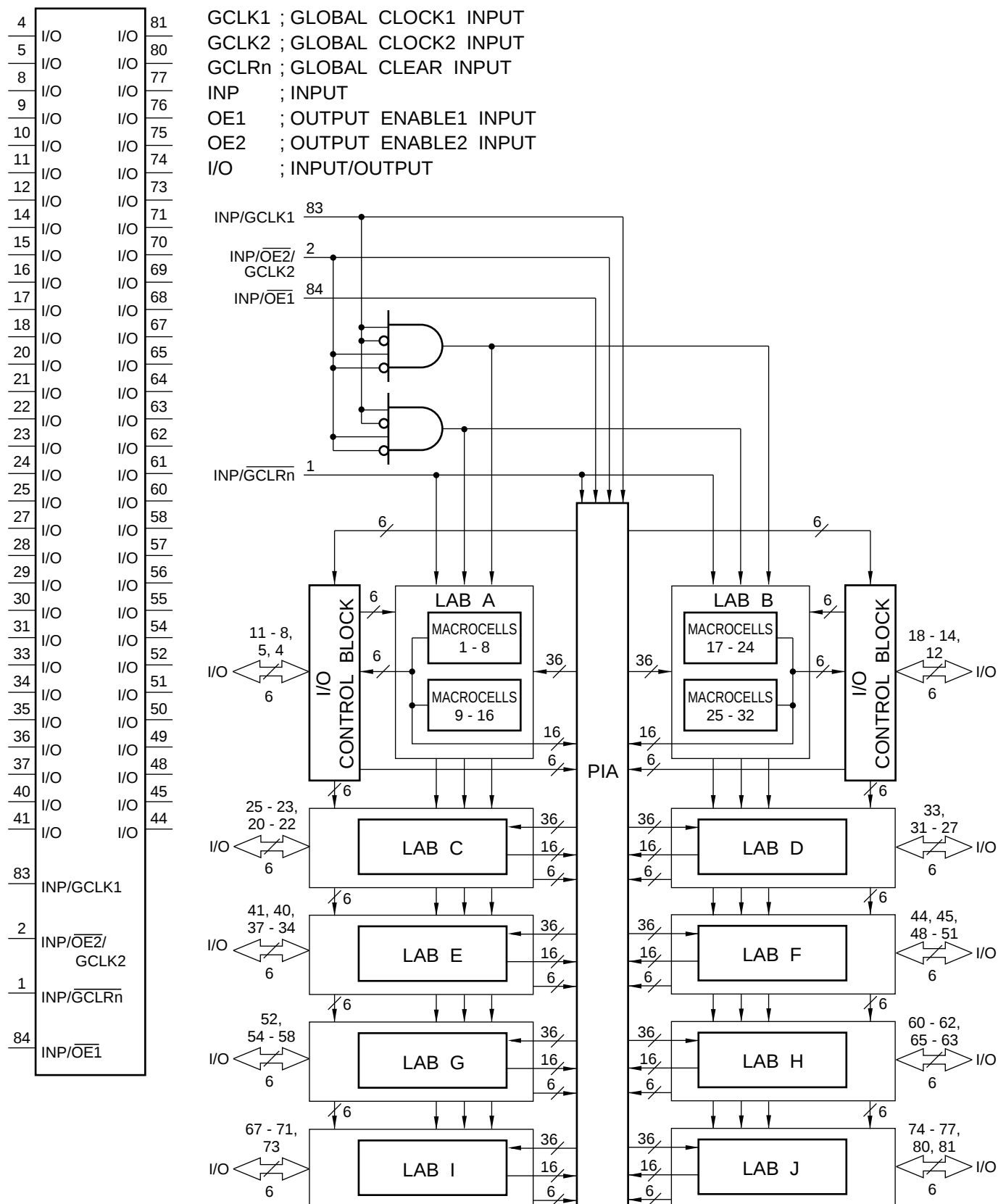


C-MOS FIELD PROGRAMMABLE LOGIC CIRCUIT

—TOP VIEW—



PIN No.	I/O	SYMBOL	PIN No.	I/O	SYMBOL	PIN No.	I/O	SYMBOL	PIN No.	I/O	SYMBOL	PIN No.	I/O	SYMBOL
1	I	INP/GCLRn	18	I/O	I/O	35	I/O	I/O	52	I/O	I/O	69	I/O	I/O
2	I	INP/OE2/GCLK2	19	—	GND	36	I/O	I/O	53	—	VDD2	70	I/O	I/O
3	—	VDD1	20	I/O	I/O	37	I/O	I/O	54	I/O	I/O	71	I/O	I/O
4	I/O	I/O	21	I/O	I/O	38	—	VDD2	55	I/O	I/O	72	—	GND
5	I/O	I/O	22	I/O	I/O	39	—	NC	56	I/O	I/O	73	I/O	I/O
6	—	NC	23	I/O	I/O	40	I/O	I/O	57	I/O	I/O	74	I/O	I/O
7	—	GND	24	I/O	I/O	41	I/O	I/O	58	I/O	I/O	75	I/O	I/O
8	I/O	I/O	25	I/O	I/O	42	—	GND	59	—	GND	76	I/O	I/O
9	I/O	I/O	26	—	VDD2	43	—	VDD1	60	I/O	I/O	77	I/O	I/O
10	I/O	I/O	27	I/O	I/O	44	I/O	I/O	61	I/O	I/O	78	—	VDD2
11	I/O	I/O	28	I/O	I/O	45	I/O	I/O	62	I/O	I/O	79	—	NC
12	I/O	I/O	29	I/O	I/O	46	—	NC	63	I/O	NC	80	I/O	I/O
13	—	VDD2	30	I/O	I/O	47	—	GND	64	I/O	I/O	81	I/O	I/O
14	I/O	I/O	31	I/O	I/O	48	I/O	I/O	65	I/O	I/O	82	—	GND
15	I/O	I/O	32	—	GND	49	I/O	I/O	66	—	VDD2	83	I	INP/GCLK1
16	I/O	I/O	33	I/O	I/O	50	I/O	I/O	67	I/O	I/O	84	I	INP/OE1
17	I/O	I/O	34	I/O	I/O	51	I/O	I/O	68	I/O	I/O			



* ABOVE DIAGRAM SHOWS CONDITIONS BEFORE PROGRAMMING.