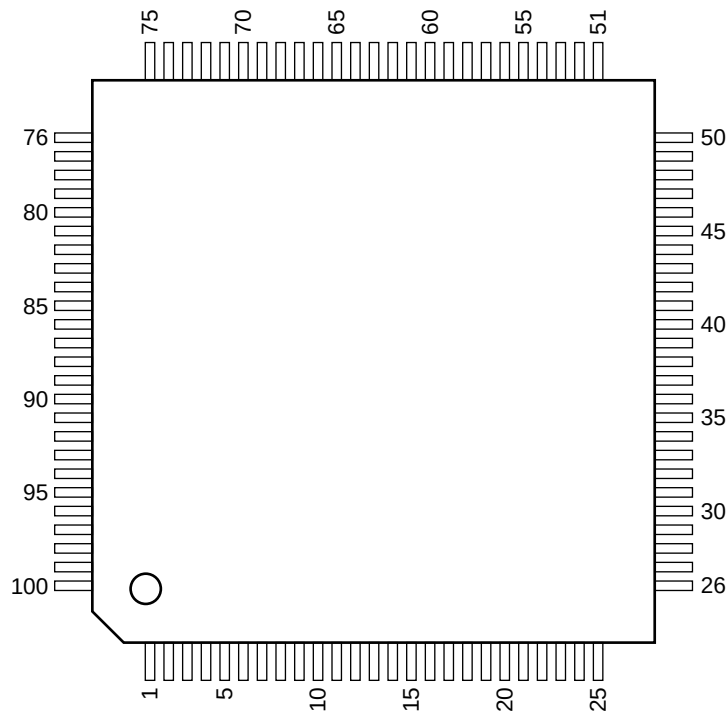


FIELD PROGRAMMABLE LOGIC CIRCUIT

—TOP VIEW—



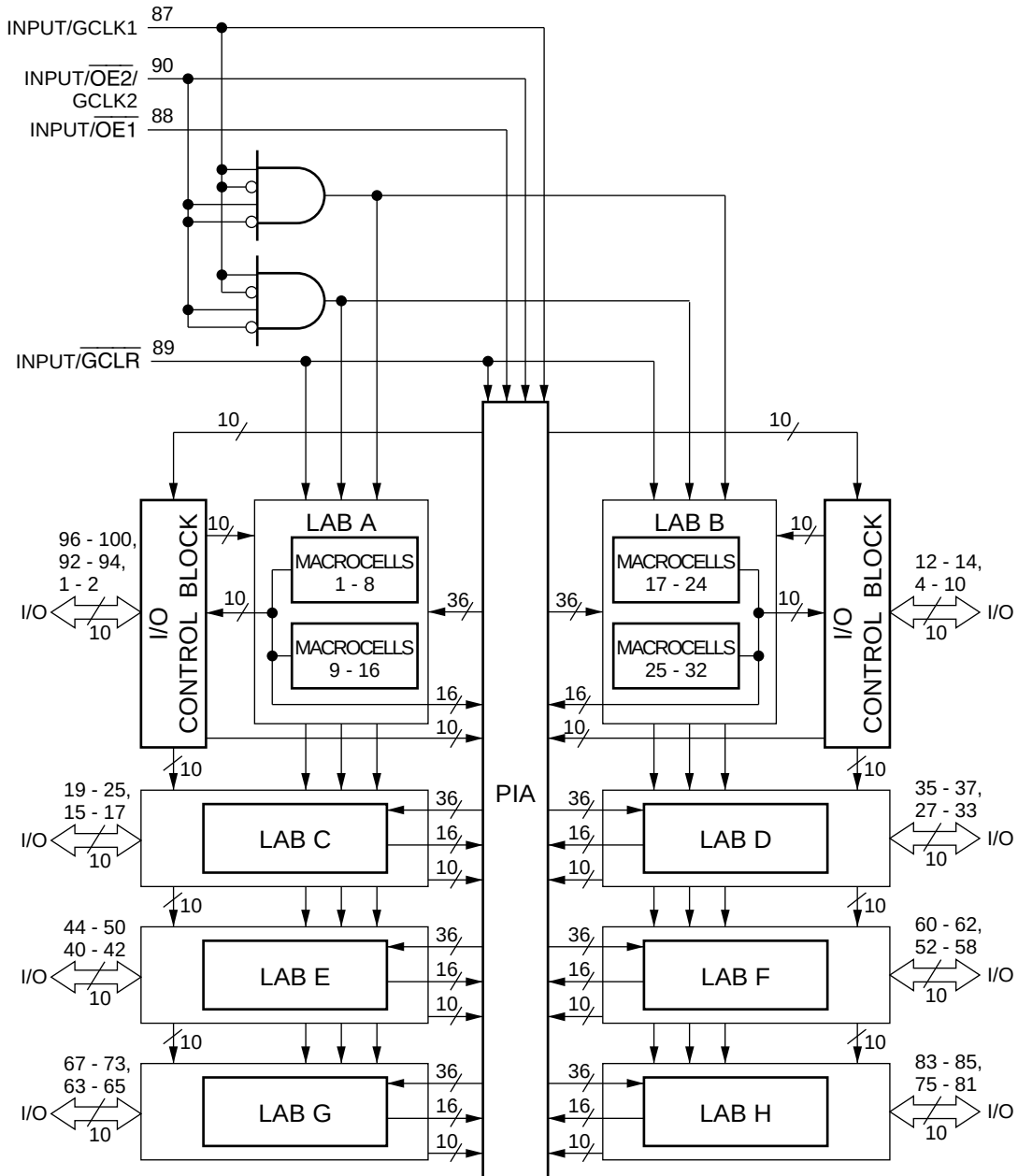
PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	I/O	I/O	26	—	GND	51	—	Vcc2	76	I/O	I/O
2	I/O	I/O	27	I/O	I/O	52	I/O	I/O	77	I/O	I/O
3	—	Vcc2	28	I/O	I/O	53	I/O	I/O	78	I/O	I/O
4	I/O	I/O	29	I/O	I/O	54	I/O	I/O	79	I/O	I/O
5	I/O	I/O	30	I/O	I/O	55	I/O	I/O	80	I/O	I/O
6	I/O	I/O	31	I/O	I/O	56	I/O	I/O	81	I/O	I/O
7	I/O	I/O	32	I/O	I/O	57	I/O	I/O	82	—	Vcc2
8	I/O	I/O	33	I/O	I/O	58	I/O	I/O	83	I/O	I/O
9	I/O	I/O	34	—	Vcc2	59	—	GND	84	I/O	I/O
10	I/O	I/O	35	I/O	I/O	60	I/O	I/O	85	I/O	I/O
11	—	GND	36	I/O	I/O	61	I/O	I/O	86	—	GND
12	I/O	I/O	37	I/O	I/O	62	I/O	I/O	87	I	INPUT/GCLK1
13	I/O	I/O	38	—	GND	63	I/O	I/O	88	I	INPUT/OE1
14	I/O	I/O	39	—	Vcc1	64	I/O	I/O	89	I	INPUT/GCLR
15	I/O	I/O	40	I/O	I/O	65	I/O	I/O	90	I	INPUT/OE2/GCLK2
16	I/O	I/O	41	I/O	I/O	66	—	Vcc2	91	—	Vcc1
17	I/O	I/O	42	I/O	I/O	67	I/O	I/O	92	I/O	I/O
18	—	Vcc2	43	—	GND	68	I/O	I/O	93	I/O	I/O
19	I/O	I/O	44	I/O	I/O	69	I/O	I/O	94	I/O	I/O
20	I/O	I/O	45	I/O	I/O	70	I/O	I/O	95	—	GND
21	I/O	I/O	46	I/O	I/O	71	I/O	I/O	96	I/O	I/O
22	I/O	I/O	47	I/O	I/O	72	I/O	I/O	97	I/O	I/O
23	I/O	I/O	48	I/O	I/O	73	I/O	I/O	98	I/O	I/O
24	I/O	I/O	49	I/O	I/O	74	—	GND	99	I/O	I/O
25	I/O	I/O	50	I/O	I/O	75	I/O	I/O	100	I/O	I/O

INPUTS

GCLK1, GCLK2 : GLOBAL CLOCK1, 2
 GCLR : GLOBAL CLEAR
 OE1, OE2 : OUTPUT ENABLE1, 2

INPUT/OUTPUT

I/O : DATA



*ABOVE DIAGRAM SHOWS CONDITIONS BEFORE PROGRAMMING.