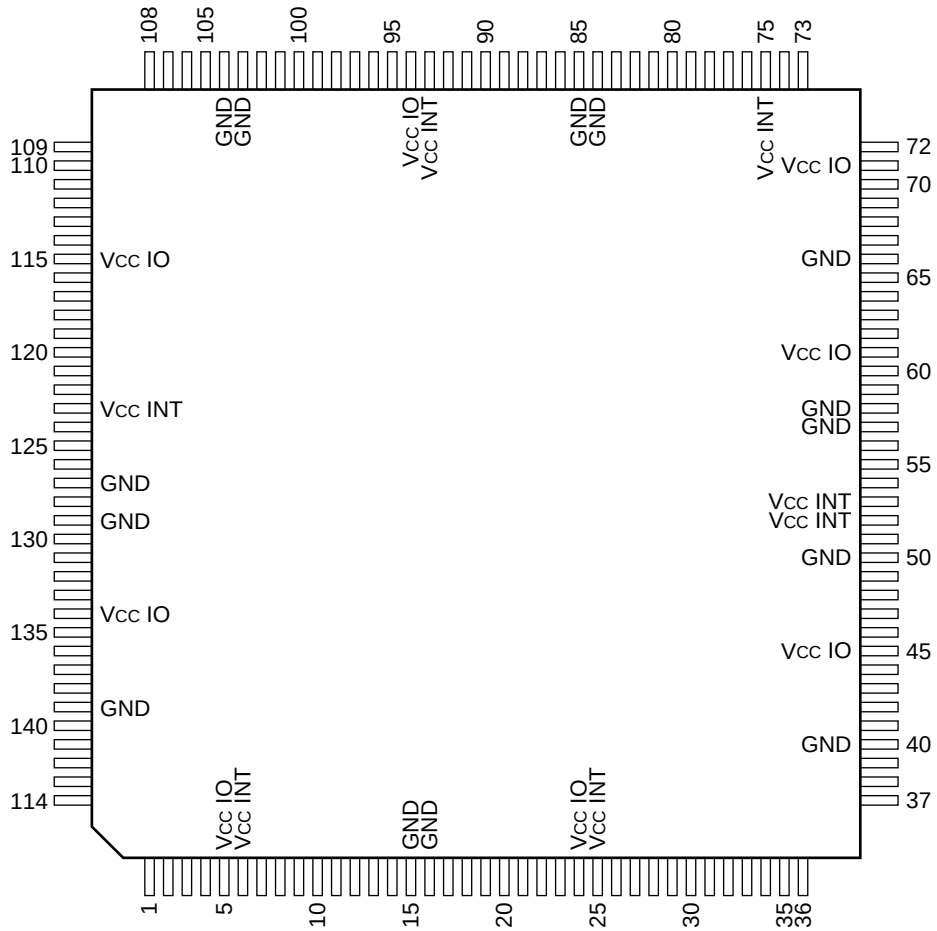


C-MOS EMBEDDED PROGRAMMABLE LOGIC DEVICE

—TOP VIEW—



PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	I	TCLK	37	I/O	I/O	73	I/O	I/O	109	I/O	DATA1
2	I/O	CONF DONE	38	I/O	I/O	74	I	CONFIG	110	I/O	DATA2
3	I	CEO	39	I/O	I/O	75	—	V _{CC} INT	111	I/O	DATA3
4	O	TDO	40	—	GND	76	I	MSEL1	112	I/O	DATA4
5	—	V _{CC} IO	41	I/O	I/O	77	I	MSEL0	113	I/O	DATA5
6	—	V _{CC} INT	42	I/O	I/O	78	I/O	I/O	114	I/O	DATA6
7	I	CLKUSR	43	I/O	I/O	79	I/O	I/O	115	—	V _{CC} IO
8	I/O	I/O	44	I/O	I/O	80	I/O	I/O	116	I/O	DATA7
9	I/O	I/O	45	—	V _{CC} IO	81	I/O	I/O	117	I/O	I/O
10	I/O	I/O	46	I/O	I/O	82	I/O	I/O	118	I/O	I/O
11	I/O	RDY BSY	47	I/O	I/O	83	I/O	I/O	119	I/O	I/O
12	I/O	I/O	48	I/O	I/O	84	—	GND	120	I/O	I/O
13	I/O	I/O	49	I/O	I/O	85	—	GND	121	I/O	I/O
14	I/O	INT DONE	50	—	GND	86	I/O	I/O	122	I/O	DEV CLR
15	—	GND	51	I/O	I/O	87	I/O	I/O	123	—	V _{CC} INT
16	—	GND	52	—	V _{CC} INT	88	I/O	I/O	124	I/O	I/O
17	I/O	I/O	53	—	V _{CC} INT	89	I/O	I/O	125	I	GCLK0
18	I/O	I/O	54	I/O	I/O	90	I/O	I/O	126	I/O	I/O
19	I/O	I/O	55	I	GCLK1	91	I/O	I/O	127	—	GND
20	I/O	I/O	56	I/O	I/O	92	I/O	I/O	128	I	DEV OE
21	I/O	I/O	57	—	GND	93	—	V _{CC} INT	129	—	GND
22	I/O	I/O	58	—	GND	94	—	V _{CC} IO	130	I/O	I/O
23	I/O	I/O	59	I/O	I/O	95	I/O	I/O	131	I/O	I/O
24	—	V _{CC} IO	60	I/O	I/O	96	I/O	I/O	132	I/O	I/O
25	—	V _{CC} INT	61	—	V _{CC} IO	97	I/O	I/O	133	I/O	I/O
26	I/O	I/O	62	I/O	I/O	98	I/O	I/O	134	—	V _{CC} IO
27	I/O	I/O	63	I/O	I/O	99	I/O	I/O	135	I/O	I/O
28	I/O	I/O	64	I/O	I/O	100	I/O	I/O	136	I/O	I/O
29	I/O	I/O	65	I/O	I/O	101	I/O	I/O	137	I/O	I/O
30	I/O	I/O	66	—	GND	102	I/O	I/O	138	I/O	I/O
31	I/O	I/O	67	I/O	I/O	103	—	GND	139	—	GND
32	I/O	I/O	68	I/O	I/O	104	—	GND	140	I/O	I/O
33	I/O	I/O	69	I/O	I/O	105	I	TDI	141	I/O	RS
34	I	TMS	70	I/O	I/O	106	I	CE	142	I/O	WS
35	O	STATUS	71	—	V _{CC} IO	107	I	DCLK	143	I/O	CS
36	I/O	I/O	72	I/O	I/O	108	I/O	DATA0	144	I/O	CS