

**Höchstzulässige Werte / Maximum rated values****Elektrische Eigenschaften / Electrical properties**

Kollektor-Emitter-Sperrspannung collector-emitter voltage		V_{CES}	1200	V
Kollektor-Dauergleichstrom DC-collector current	$T_C = 80^\circ\text{C}$	$I_{C,nom.}$	50	A
	$T_C = 25^\circ\text{C}$	I_C	85	A
Periodischer Kollektor Spitzenstrom repetitive peak collector current	$t_p = 1\text{ ms}, T_C = 80^\circ\text{C}$	I_{CRM}	100	A
Gesamt-Verlustleistung total power dissipation	$T_C = 25^\circ\text{C}$, Transistor	P_{tot}	350	W
Gate-Emitter-Spitzenspannung gate-emitter peak voltage		V_{GES}	+/- 20V	V
Dauergleichstrom DC forward current		I_F	50	A
Periodischer Spitzenstrom repetitive peak forw. current	$t_p = 1\text{ ms}$	I_{FRM}	100	A
Grenzlastintegral der Diode I^2t - value, Diode	$V_R = 0\text{V}, t_p = 10\text{ms}, T_{vj} = 125^\circ\text{C}$	I^2t	430	A^2s
Isolations-Prüfspannung insulation test voltage	RMS, $f = 50\text{ Hz}, t = 1\text{ min.}$	V_{ISOL}	2,5	kV

Charakteristische Werte / Characteristic values**Transistor / Transistor**

min. typ. max.

Kollektor-Emitter Sättigungsspannung collector-emitter saturation voltage	$I_C = 50\text{A}, V_{GE} = 15\text{V}, T_{vj} = 25^\circ\text{C}$	$V_{CE\text{ sat}}$	-	2,1	2,6	V
	$I_C = 50\text{A}, V_{GE} = 15\text{V}, T_{vj} = 125^\circ\text{C}$		-	2,4	2,9	V
Gate-Schwellenspannung gate threshold voltage	$I_C = 2\text{mA}, V_{CE} = V_{GE}, T_{vj} = 25^\circ\text{C}$	$V_{GE(th)}$	4,5	5,5	6,5	V
Gateladung gate charge	$V_{GE} = -15\text{V} \dots +15\text{V}$	Q_G	-	0,53	-	μC
Eingangskapazität input capacitance	$f = 1\text{MHz}, T_{vj} = 25^\circ\text{C}, V_{CE} = 25\text{V}, V_{GE} = 0\text{V}$	C_{ies}	-	3,3	-	nF
Rückwirkungskapazität reverse transfer capacitance	$f = 1\text{MHz}, T_{vj} = 25^\circ\text{C}, V_{CE} = 25\text{V}, V_{GE} = 0\text{V}$	C_{res}	-	0,21	-	nF
Kollektor-Emitter Reststrom collector-emitter cut-off current	$V_{CE} = 1200\text{V}, V_{GE} = 0\text{V}, T_{vj} = 25^\circ\text{C}$	I_{CES}	-	2	84	μA
	$V_{CE} = 1200\text{V}, V_{GE} = 0\text{V}, T_{vj} = 125^\circ\text{C}$		-	200	-	μA
Gate-Emitter Reststrom gate-emitter leakage current	$V_{CE} = 0\text{V}, V_{GE} = 20\text{V}, T_{vj} = 25^\circ\text{C}$	I_{GES}	-	-	400	nA

prepared by: Mark Münzer

date of publication: 09.09.1999

approved by: M. Hierholzer

revision: 2

Technische Information / Technical Information

eupec

IGBT-Module
IGBT-Modules

BSM50GD120DLC E3226



Charakteristische Werte / Characteristic values

Transistor / Transistor			min.	typ.	max.	
Einschaltverzögerungszeit (ind. Last) turn on delay time (inductive load)	$I_C = 50A, V_{CC} = 600V$	$t_{d,on}$	-	0,05	-	μs
	$V_{GE} = \pm 15V, R_G = 15\Omega, T_{vj} = 25^\circ C$					
	$V_{GE} = \pm 15V, R_G = 15\Omega, T_{vj} = 125^\circ C$					
Anstiegszeit (induktive Last) rise time (inductive load)	$I_C = 50A, V_{CC} = 600V$	t_r	-	0,05	-	μs
	$V_{GE} = \pm 15V, R_G = 15\Omega, T_{vj} = 25^\circ C$					
	$V_{GE} = \pm 15V, R_G = 15\Omega, T_{vj} = 125^\circ C$					
Abschaltverzögerungszeit (ind. Last) turn off delay time (inductive load)	$I_C = 50A, V_{CC} = 600V$	$t_{d,off}$	-	0,25	-	μs
	$V_{GE} = \pm 15V, R_G = 15\Omega, T_{vj} = 25^\circ C$					
	$V_{GE} = \pm 15V, R_G = 15\Omega, T_{vj} = 125^\circ C$					
Fallzeit (induktive Last) fall time (inductive load)	$I_C = 50A, V_{CC} = 600V$	t_f	-	0,03	-	μs
	$V_{GE} = \pm 15V, R_G = 15\Omega, T_{vj} = 25^\circ C$					
	$V_{GE} = \pm 15V, R_G = 15\Omega, T_{vj} = 125^\circ C$					
Einschaltverlustenergie pro Puls turn-on energy loss per pulse	$I_C = 50A, V_{CC} = 600V, V_{GE} = 15V$ $R_G = 15\Omega, T_{vj} = 125^\circ C, L_S = 120nH$	E_{on}	-	6,4	-	mWs
Abschaltverlustenergie pro Puls turn-off energy loss per pulse	$I_C = 50A, V_{CC} = 600V, V_{GE} = 15V$ $R_G = 15\Omega, T_{vj} = 125^\circ C, L_S = 120nH$	E_{off}	-	6,2	-	mWs
Kurzschlußverhalten SC Data	$t_p \leq 10\mu sec, V_{GE} \leq 15V, R_G = 15\Omega$ $T_{vj} \leq 125^\circ C, V_{CC} = 900V, V_{CEmax} = V_{CES} - L_{SCE} \cdot di/dt$	I_{SC}	-	400	-	A
Modulinduktivität stray inductance module		L_{SCE}	-	60	-	nH
Modul Leitungswiderstand, Anschlüsse – Chip module lead resistance, terminals – chip	$T_C = 25^\circ C$	R_{CC+EE}	-	4,4	-	m Ω

Charakteristische Werte / Characteristic values

Diode / Diode			min.	typ.	max.	
Durchlaßspannung forward voltage	$I_F = 50A, V_{GE} = 0V, T_{vj} = 25^\circ C$	V_F	-	1,8	2,3	V
	$I_F = 50A, V_{GE} = 0V, T_{vj} = 125^\circ C$			1,7	2,2	V
Rückstromspitze peak reverse recovery current	$I_F = 50A, -di_F/dt = 1300A/\mu sec$	I_{RM}	-	52	-	A
	$V_R = 600V, V_{GE} = -15V, T_{vj} = 25^\circ C$					
	$V_R = 600V, V_{GE} = -15V, T_{vj} = 125^\circ C$					
Sperrverzögerungsladung recovered charge	$I_F = 50A, -di_F/dt = 1300A/\mu sec$	Q_r	-	5,1	-	μAs
	$V_R = 600V, V_{GE} = -15V, T_{vj} = 25^\circ C$					
	$V_R = 600V, V_{GE} = -15V, T_{vj} = 125^\circ C$					
Abschaltenergie pro Puls reverse recovery energy	$I_F = 50A, -di_F/dt = 1300A/\mu sec$	E_{rec}	-	1,9	-	mWs
	$V_R = 600V, V_{GE} = -15V, T_{vj} = 25^\circ C$					
	$V_R = 600V, V_{GE} = -15V, T_{vj} = 125^\circ C$					

**Thermische Eigenschaften / Thermal properties**

			min.	typ.	max.	
Innerer Wärmewiderstand thermal resistance, junction to case	Transistor / transistor, DC	R_{thJC}	-	-	0,35	K/W
	Diode/Diode, DC		-	-	0,7	K/W
Übergangs-Wärmewiderstand thermal resistance, case to heatsink	pro Modul / per module $\lambda_{Paste} = 1 \text{ W/m} \cdot \text{K}$ / $\lambda_{grease} = 1 \text{ W/m} \cdot \text{K}$	R_{thCK}	-	0,02	-	K/W
Höchstzulässige Sperschichttemperatur maximum junction temperature		T_{vj}	-	-	150	°C
Betriebstemperatur operation temperature		T_{op}	-40	-	125	°C
Lagertemperatur storage temperature		T_{stg}	-40	-	150	°C

Mechanische Eigenschaften / Mechanical properties

Gehäuse, siehe Anlage case, see appendix				
Innere Isolation internal insulation			AL ₂ O ₃	
CTI comperative tracking index			225	
Anzugsdrehmoment f. mech. Befestigung mounting torque		M1	3	6 Nm
Anzugsdrehmoment f. elektr. Anschlüsse terminal connection torque	terminals M6	M2		Nm
Gewicht weight		G	180	g

Mit dieser technischen Information werden Halbleiterbauelemente spezifiziert, jedoch keine Eigenschaften zugesichert.
Sie gilt in Verbindung mit den zugehörigen Technischen Erläuterungen.

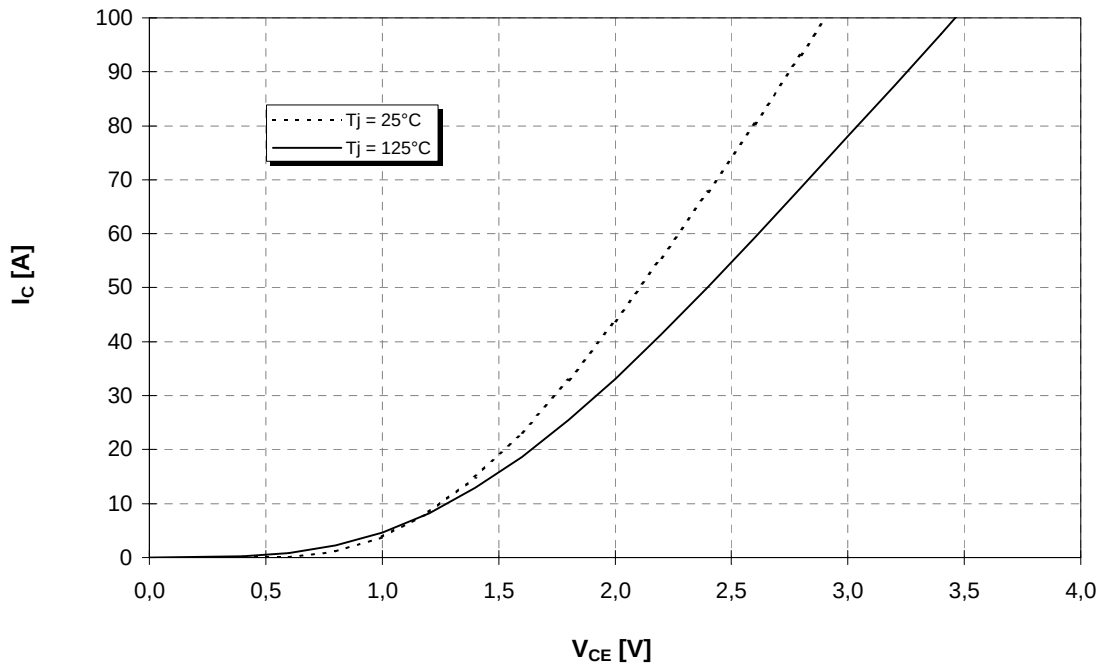
This technical information specifies semiconductor devices but promises no characteristics. It is
valid in combination with the belonging technical notes.



Ausgangskennlinie (typisch)
Output characteristic (typical)

$$I_C = f(V_{CE})$$

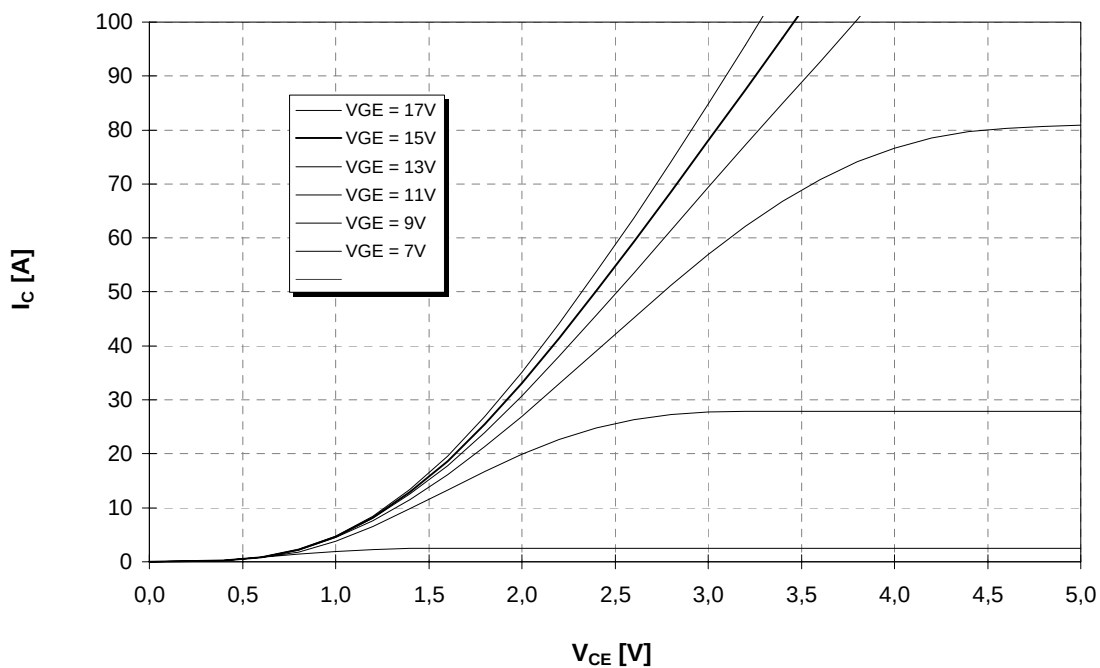
$V_{GE} = 15V$



Ausgangskennlinienfeld (typisch)
Output characteristic (typical)

$$I_C = f(V_{CE})$$

$T_{vj} = 125^{\circ}C$

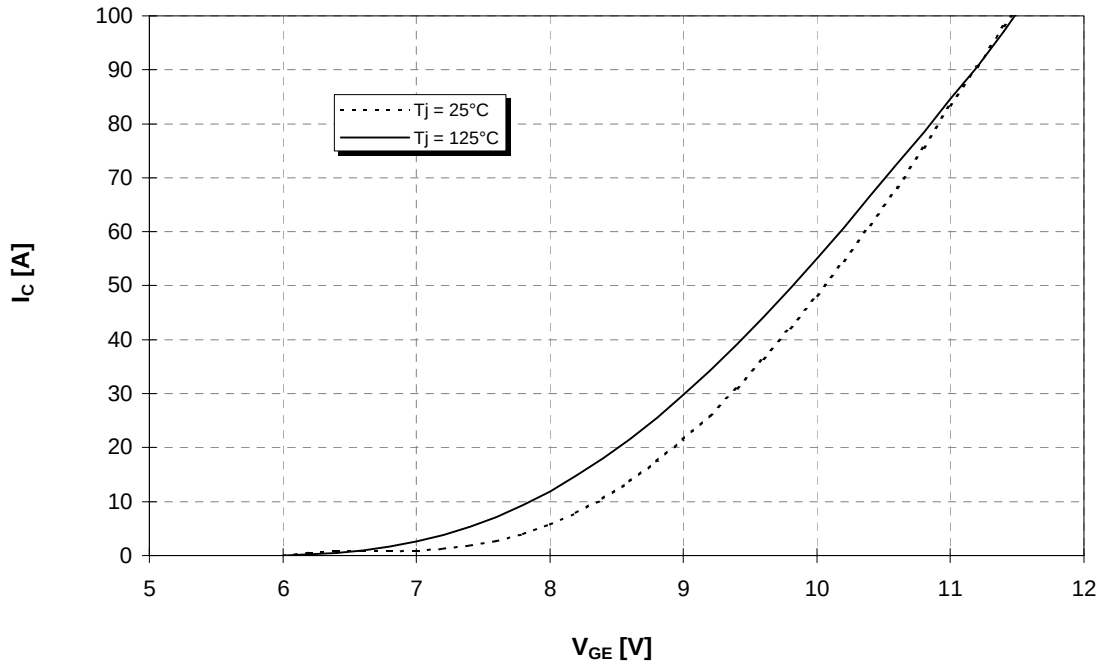




Übertragungscharakteristik (typisch)
Transfer characteristic (typical)

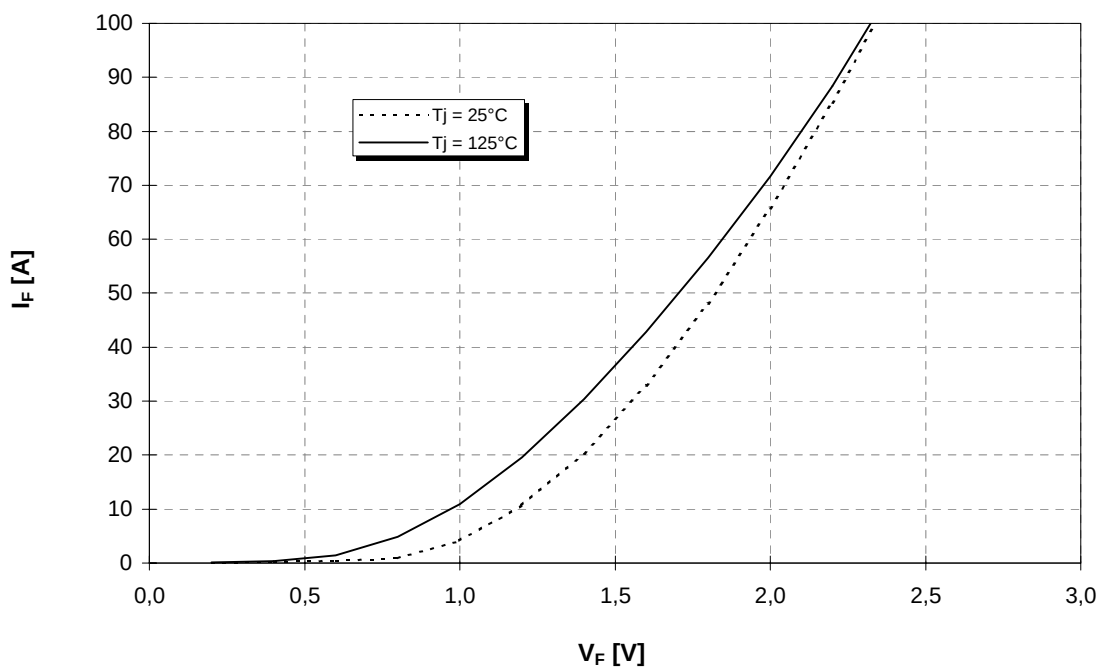
$$I_C = f(V_{GE})$$

$V_{CE} = 20V$



Durchlaßkennlinie der Inversdiode (typisch)
Forward characteristic of inverse diode (typical)

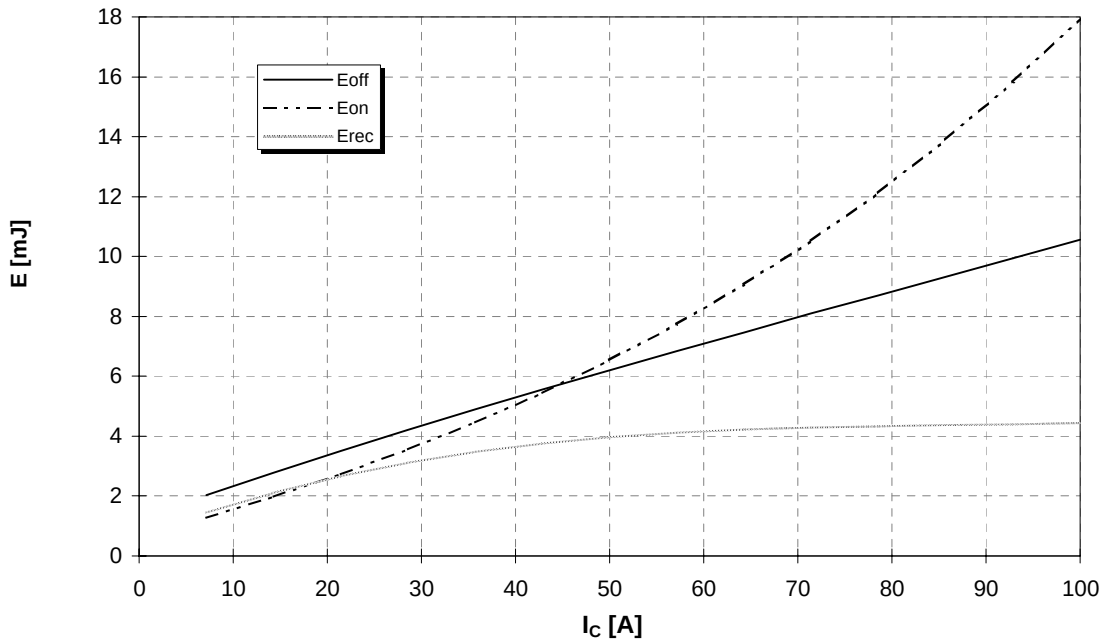
$$I_F = f(V_F)$$





Schaltverluste (typisch) $E_{on} = f(I_C)$, $E_{off} = f(I_C)$, $E_{rec} = f(I_C)$

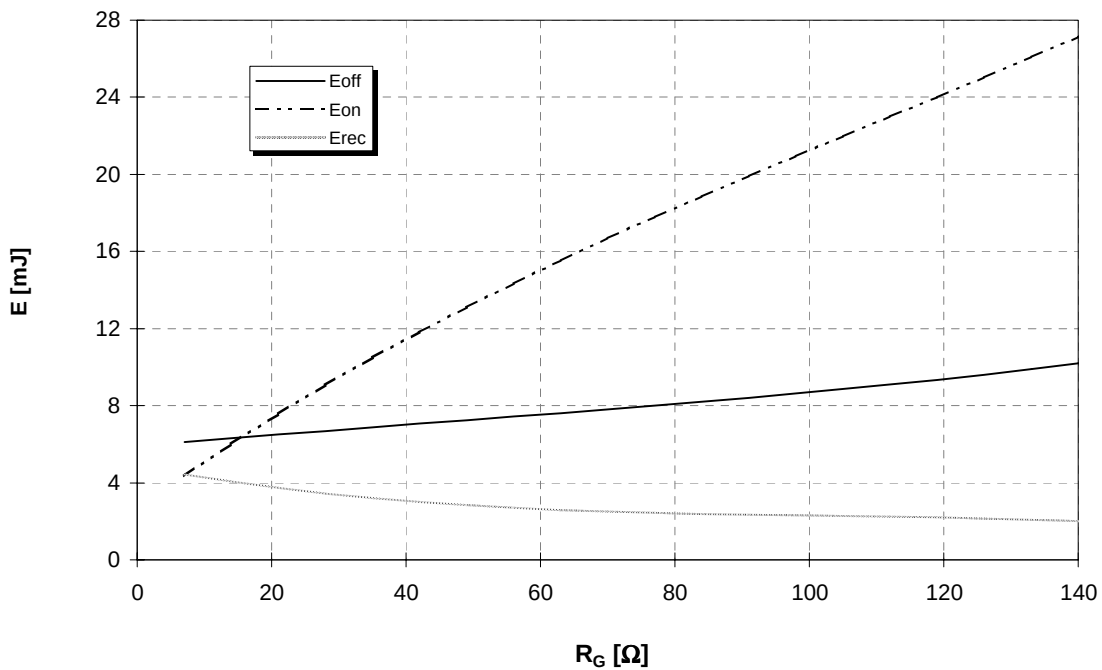
Switching losses (typical) $V_{GE}=15V$, $R_{gon} = R_{goff} = 15 \Omega$, $V_{CE} = 600V$, $T_J = 125^\circ C$



Schaltverluste (typisch)
Switching losses (typical)

$E_{on} = f(R_G)$, $E_{off} = f(R_G)$, $E_{rec} = f(R_G)$

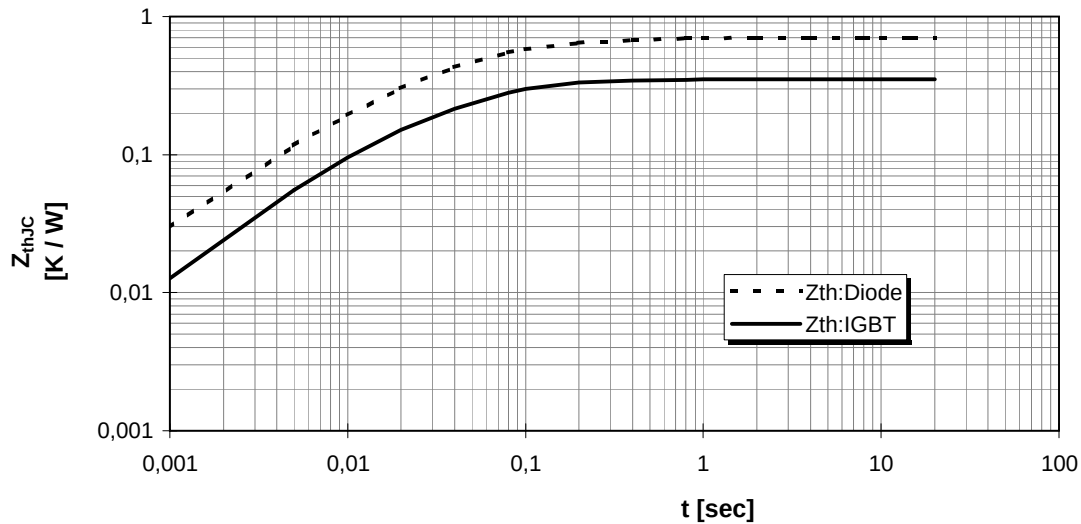
$V_{GE}=15V$, $I_C = 50A$, $V_{CE} = 600V$, $T_J = 125^\circ C$





Transienter Wärmewiderstand Transient thermal impedance

$$Z_{thJC} = f(t)$$



i	1	2	3	4
r_i [K/kW] : IGBT	68,32	229,97	18,25	33,46
τ_i [sec] : IGBT	0,009	0,045	0,073	0,229
r_i [K/kW] : Diode	41,46	305,3	271,51	81,73
τ_i [sec] : Diode	0,003	0,022	0,064	0,344

Sicherer Arbeitsbereich (RBSOA)

Reverse bias safe operation area (RBSOA)

$$V_{GE} = 15V, R_g = 15 \text{ Ohm}, T_{vj} = 125^\circ C$$

