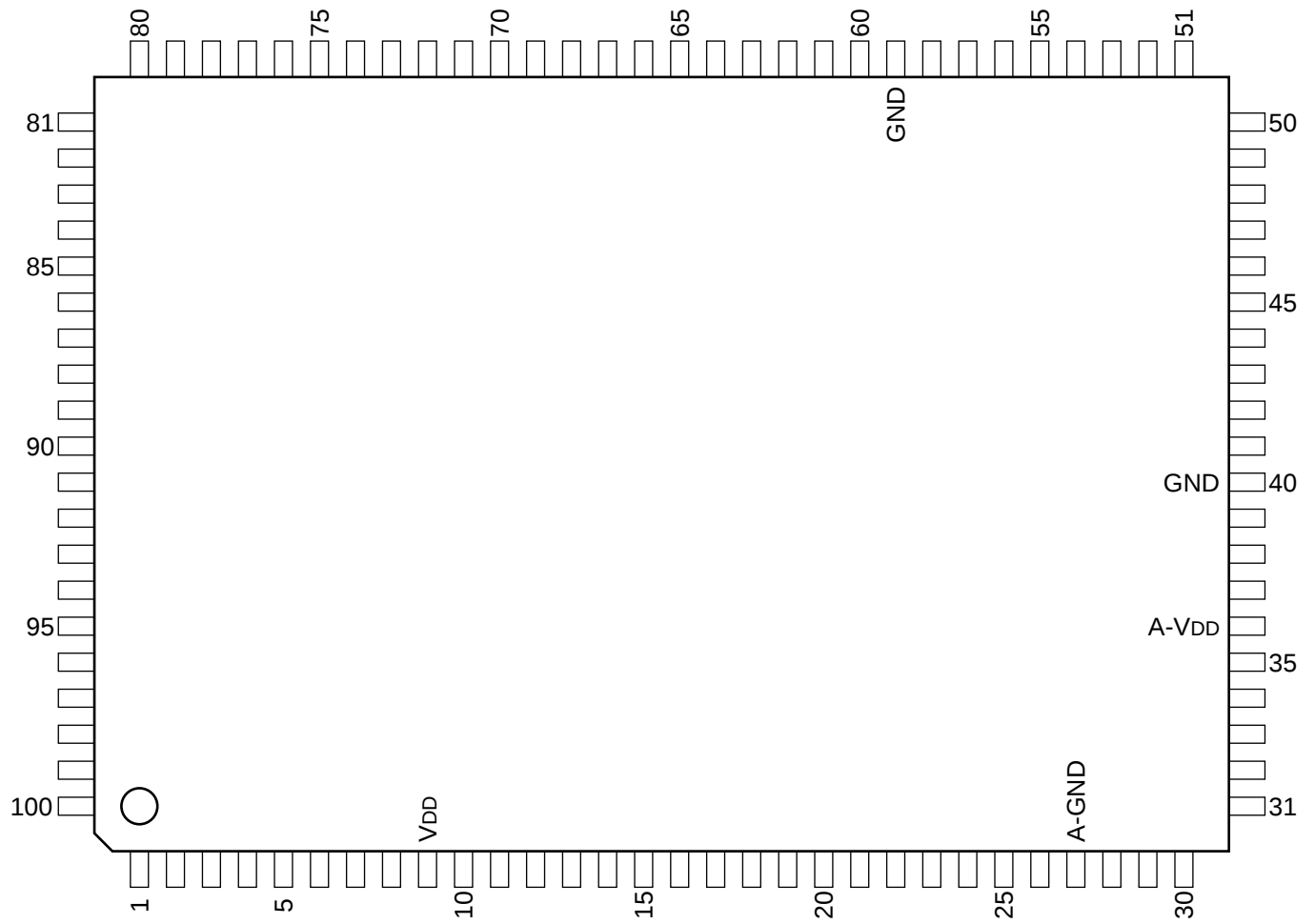


C-MOS 8-BIT SINGLE CHIP MICROCOMPUTER

—TOP VIEW—



PIN No.	I/O	SIGNAL	PIN No.	I/O	SIGNAL	PIN No.	I/O	SIGNAL	PIN No.	I/O	SIGNAL
1	I/O	P26/SO0/SB1	26	I/O	P117	51	O	COM0	76	O	S16
2	I/O	P27/ $\overline{\text{SCK0}}$	27	—	AGND	52	O	COM1	77	O	S17
3	I/O	P70/SI2/RXD	28	I/O	P10/ANI0	53	O	COM2	78	O	S18
4	O	P71/SO2/TXD	29	I/O	P11/ANI1	54	O	COM3	79	O	S19
5	I/O	P72/ $\overline{\text{SCK2}}$ /ASCK	30	I/O	P12/ANI2	55	—	BIAS	80	O	S20
6	—	IC	31	I/O	P13/ANI3	56	—	V _{LC0}	81	O	S21
7	—	X2	32	I/O	P14/ANI4	57	—	V _{LC1}	82	O	S22
8	I	X1	33	I/O	P15/ANI5	58	—	V _{LC2}	83	O	S23
9	—	V _{DD}	34	I/O	P16/ANI6	59	—	GND	84	I/O	P97/S24
10	I	P07/XT1	35	I/O	P17/ANI7	60	O	S0	85	I/O	P96/S25
11	—	XT2	36	—	AV _{DD}	61	O	S1	86	I/O	P95/S26
12	I	$\overline{\text{RESET}}$	37	I	AV _{REF}	62	O	S2	87	I/O	P94/S27
13	I	P00/INTP0/TIO0	38	I/O	P100	63	O	S3	88	I/O	P93/S28
14	I/O	P01/INTP1/TIO1	39	I/O	P101	64	O	S4	89	I/O	P92/S29
15	I/O	P02/INTP2	40	—	GND	65	O	S5	90	I/O	P91/S30
16	I/O	P03/INTP3	41	I/O	P102	66	O	S6	91	I/O	P90/S31
17	I/O	P04/INTP4	42	I/O	P103	67	O	S7	92	I/O	P87/S32
18	I/O	P05/INTP5	43	I/O	P30/TO0	68	O	S8	93	I/O	P86/S33
19	I/O	P110	44	I/O	P31/TO1	69	O	S9	94	I/O	P85/S34
20	I/O	P111	45	I/O	P32/TO2	70	O	S10	95	I/O	P84/S35
21	I/O	P112	46	I/O	P33/TI1	71	O	S11	96	I/O	P83/S36
22	I/O	P113	47	I/O	P34/TI2	72	O	S12	97	I/O	P82/S37
23	I/O	P114	48	I/O	P35/PCL	73	O	S13	98	I/O	P81/S38
24	I/O	P115	49	I/O	P36/BUZ	74	O	S14	99	I/O	P80/S39
25	I/O	P116	50	I/O	P37	75	O	S15	100	I/O	P25/SI0/SB0

INPUT

ANI0 - ANI7	: ANALOG 0 - 7 (A/D CONVERTER)
ASCK	: ASYNCHRONOUS SERIAL CLOCK
AVREF	: ANALOG REFERENCE VOLTAGE (A/D CONVERTER)
INTP0 - INTP5	: INTERRUPT FROM PERIPHERALS 0 - 5
P00, P07	: PORT 0
$\overline{\text{RESET}}$	: RESET
RXD	: RECEIVE DATA
SI0, SI2	: SERIAL DATA 0, 2
TIO0	: EXTERNAL COUNT CLOCK 0
TIO	: CAPTURE TRIGGER
TI1, TI21	: EXTERNAL COUNT CLOCK 1, 2
X1, X2	: CRYSTAL1, 2 (MAIN SYSTEM CLOCK)
XT1, XT2	: CRYSTAL1, 2 (SUB SYSTEM CLOCK)

OUTPUT

BUZ	: BUZZER CLOCK
COM0 - COM3	: COMMON DATA
PCL	: PROGRAMMABLE CLOCK
S0 - S39	: SEGMENT DATA
SO0, SO2	: SERIAL DATA 0, 2
TO0 - TO2	: TIMER 0 - 2
TXD	: TRANSMIT DATA

INPUT/OUTPUT

P01 - P05	: PORT 0
P10 - P17	: PORT 1
P25 - P27	: PORT 2
P30 - P37	: PORT 3
P70 - P72	: PORT 7
P80 - P87	: PORT 8
P90 - P97	: PORT 9
P100 - P103	: PORT 10
P110 - P117	: PORT 11
$\overline{\text{SB0}}, \overline{\text{SB1}}$	: SERIAL DATA BUS 0, 1
$\overline{\text{SCK0}}, \overline{\text{SCK2}}$	: SERIAL CLOCK 0, 2

OTHER

BIAS	: LCD POWER SUPPLY BIAS CONTROL
IC	: INTERNALLY CONNECTED
$V_{\text{LC0}} - V_{\text{LC2}}$	: LCD POWER SUPPLY

