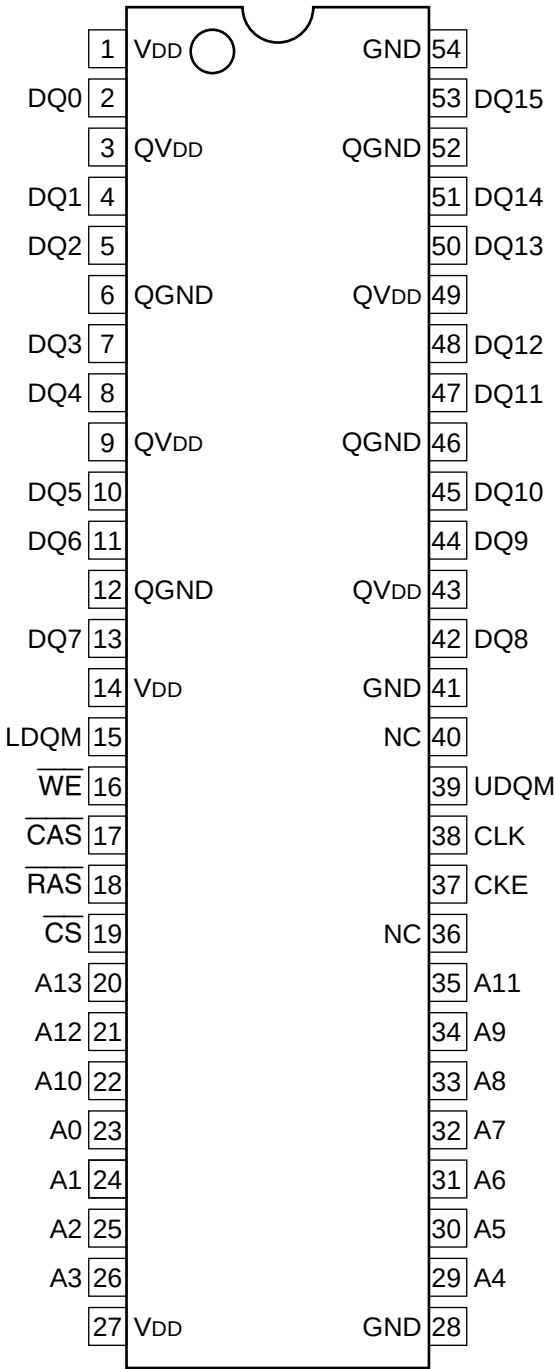


C-MOS 64 M (1 M WORD × 16-BIT × 4)-BIT DRAM

—TOP VIEW—



- INPUT
- A0 - A13

: ADDRESS
- CAS

: COLUMN ADDRESS STROBE
- CKE

: CLOCK ENABLE
- CLK

: CLOCK
- CS

: CHIP SELECT
- LDQM

: LOWER DQ MASK ENABLE
- RAS

: ROW ADDRESS STROBE
- UDQM

: UPPER DQ MASK ENABLE
- WE

: WRITE ENABLE
- INPUT/OUTPUT
- DQ0 - DQ15

: DATA