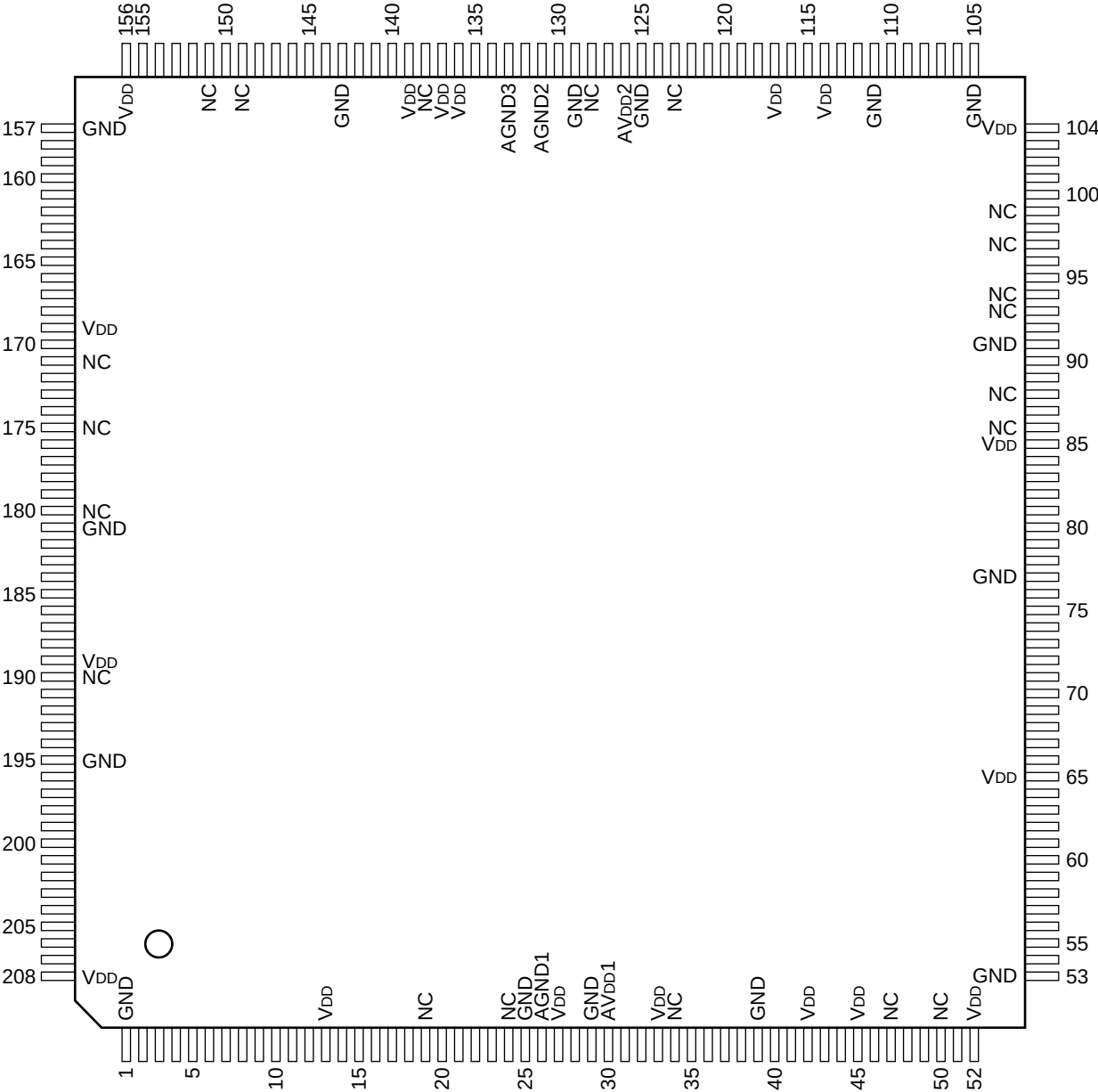


C-MOS MPEG2 AUDIO/VIDEO DECODER

—TOP VIEW—



PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	—	GND	53	—	GND	105	—	GND	157	—	GND
2	I/O	MD31	54	O	PD15	106	I/O	D1	158	I/O	MD55
3	I/O	MD30	55	O	PD14	107	I/O	D0	159	I/O	MD54
4	I/O	MD29	56	O	PD13	108	I	A5	160	I/O	MD53
5	I/O	MD28	57	O	PD12	109	I	A4	161	I/O	MD52
6	I/O	MD27	58	O	PD11	110	I	OE	162	O	MA0
7	I/O	MD26	59	O	PD10	111	—	GND	163	O	MA1
8	I/O	MD25	60	O	PD9	112	I	A3	164	I/O	MD51
9	I/O	MD24	61	O	PD8	113	I	A2	165	I/O	MD50
10	I/O	MD23	62	O	PD7	114	—	V _{DD}	166	O	MA2
11	I/O	MD22	63	O	PD6	115	I	RESET	167	O	MA3
12	I/O	MD21	64	O	PD5	116	I	A1	168	I/O	MD49
13	—	V _{DD}	65	—	V _{DD}	117	—	V _{DD}	169	—	V _{DD}
14	I/O	MD20	66	O	PD4	118	I	A0	170	I/O	MD48
15	I/O	MD19	67	O	PD3	119	O	DEEMP	171	—	NC
16	I/O	MD18	68	O	PD2	120	I	CS	172	O	MA4
17	I/O	MD17	69	O	PD1	121	I	WP	173	O	MA5
18	I/O	MD16	70	O	PD0	122	O	IRQ	174	O	RAS
19	—	NC	71	I	TTXREQ	123	—	NC	175	—	NC
20	I/O	MD15	72	O	CREF	124	I	ERR	176	O	CAS0
21	I/O	MD14	73	O	TRANGT	125	—	GND	177	O	CAS1
22	I/O	MD13	74	I	POE	126	—	AV _{DD} 2	178	O	MA6
23	I/O	MD12	75	I	PCLK	127	I	FLT1	179	O	MA7
24	—	NC	76	O	TTX	128	—	NC	180	—	NC
25	—	GND	77	—	GND	129	—	GND	181	—	GND
26	—	AGND1	78	I/O	D15	130	I	FLT2	182	O	WE0
27	—	V _{DD}	79	I/O	D14	131	—	AGND2	183	O	WE1
28	I/O	MD11	80	I/O	D13	132	I	REXT	184	O	WE2
29	—	GND	81	I	VCNTL	133	—	AGND3	185	O	MA8
30	—	AV _{DD} 1	82	I	HCNTL	134	I	FLT3	186	O	MA9
31	I/O	MD10	83	I/O	D12	135	I	FLT4	187	O	WE3
32	I/O	MD9	84	I/O	D11	136	—	V _{DD}	188	O	MOE
33	—	V _{DD}	85	—	V _{DD}	137	—	V _{DD}	189	—	V _{DD}
34	—	NC	86	—	NC	138	—	NC	190	—	NC
35	I/O	MD8	87	I/O	CLK27	139	—	V _{DD}	191	I/O	MD47
36	I/O	MD7	88	—	NC	140	I	MODE16	192	I/O	MD46
37	I/O	MD6	89	I/O	D10	141	O	DACCLK	193	I/O	MD45
38	I/O	MD5	90	I/O	D9	142	O	ADREQ	194	I/O	MD44
39	—	GND	91	—	GND	143	—	GND	195	—	GND
40	I/O	MD4	92	I/O	D8	144	I	BICLK	196	I/O	MD43
41	I/O	MD3	93	—	NC	145	I	AUDIN	197	I/O	MD42
42	—	V _{DD}	94	—	NC	146	I/O	MD63	198	I/O	MD41
43	I/O	MD2	95	I/O	D7	147	I/O	MD62	199	I/O	MD40
44	I/O	MD1	96	I/O	D6	148	I/O	MD61	200	I/O	MD39
45	—	V _{DD}	97	—	NC	149	—	NC	201	I/O	MD38
46	I/O	MD0	98	O	VDREQ	150	I/O	MD60	202	I/O	MD37
47	—	NC	99	—	NC	151	—	NC	203	I/O	MD36
48	O	LRCLK	100	I/O	D5	152	I/O	MD59	204	I/O	MD35
49	O	AUDOUT	101	I/O	D4	153	I/O	MD58	205	I/O	MD34
50	—	NC	102	I/O	D3	154	I/O	MD57	206	I/O	MD33
51	O	BOCLK	103	I/O	D2	155	I/O	MD56	207	I/O	MD32
52	—	V _{DD}	104	—	V _{DD}	156	—	V _{DD}	208	—	V _{DD}

INPUT

A0 - A5	: ADDRESS
AUDIN	: AUDIO SERIAL DATA
BICK	: AUDIO SERIAL DATA CLOCK
CLK27	: 27 MHz CLOCK
$\overline{\text{CS}}$	: CHIP SELECT
ERR	: ERROR
FLT1 - FLT4	: PLL FILTER
HCNTL	: HORIZONTAL SYNC CONTROL
MODE16	: 16-BIT MODE SELECT
$\overline{\text{OE}}$	: OUTPUT ENABLE
PCLK	: PIXEL CLOCK
$\overline{\text{POE}}$	: PIXEL OUTPUT ENABLE
$\overline{\text{RESET}}$	: RESET
REXT	: EXTERNAL REFERENCE
TTXREQ	: TRANSMISSION DATA REQUEST
VCNTL	: VERTICAL SYNC CONTROL
$\overline{\text{WP}}$	: WRITE PULSE

OUTPUT

$\overline{\text{ADREQ}}$	: AUDIO REQUEST
AUDOUT	: AUDIO SERIAL DATA
BOCLK	: AUDIO BIT OUT CLOCK
$\overline{\text{CAS0}}, \overline{\text{CAS1}}$	: COLUMN ADDRESS STROBE
CREF	: CLOCK REFERENCE
DACCLK	: D/A CLOCK
DEEMP	: DEEMPHASIS
$\overline{\text{IRQ}}$	: INTERRUPT REQUEST
LRCLK	: L/R CLOCK
MA0 - MA9	: DRAM ADDRESS
$\overline{\text{MOE}}$	: DRAM OUTPUT ENABLE
PD0 - PD15	: PIXEL DATA
$\overline{\text{RAS}}$	: ROW ADDRESS STROBE
TRANGT	: TRANSPARENCY GATE
TTX	: TRANSMISSION DATA
$\overline{\text{VDREQ}}$	: VIDEO REQUEST
$\overline{\text{WE0}} - \overline{\text{WE3}}$	: WRITE ENABLE

INPUT/OUTPUT

D0 - D15	: HOST DATA
MD0 - MD63	: DRAM DATA

