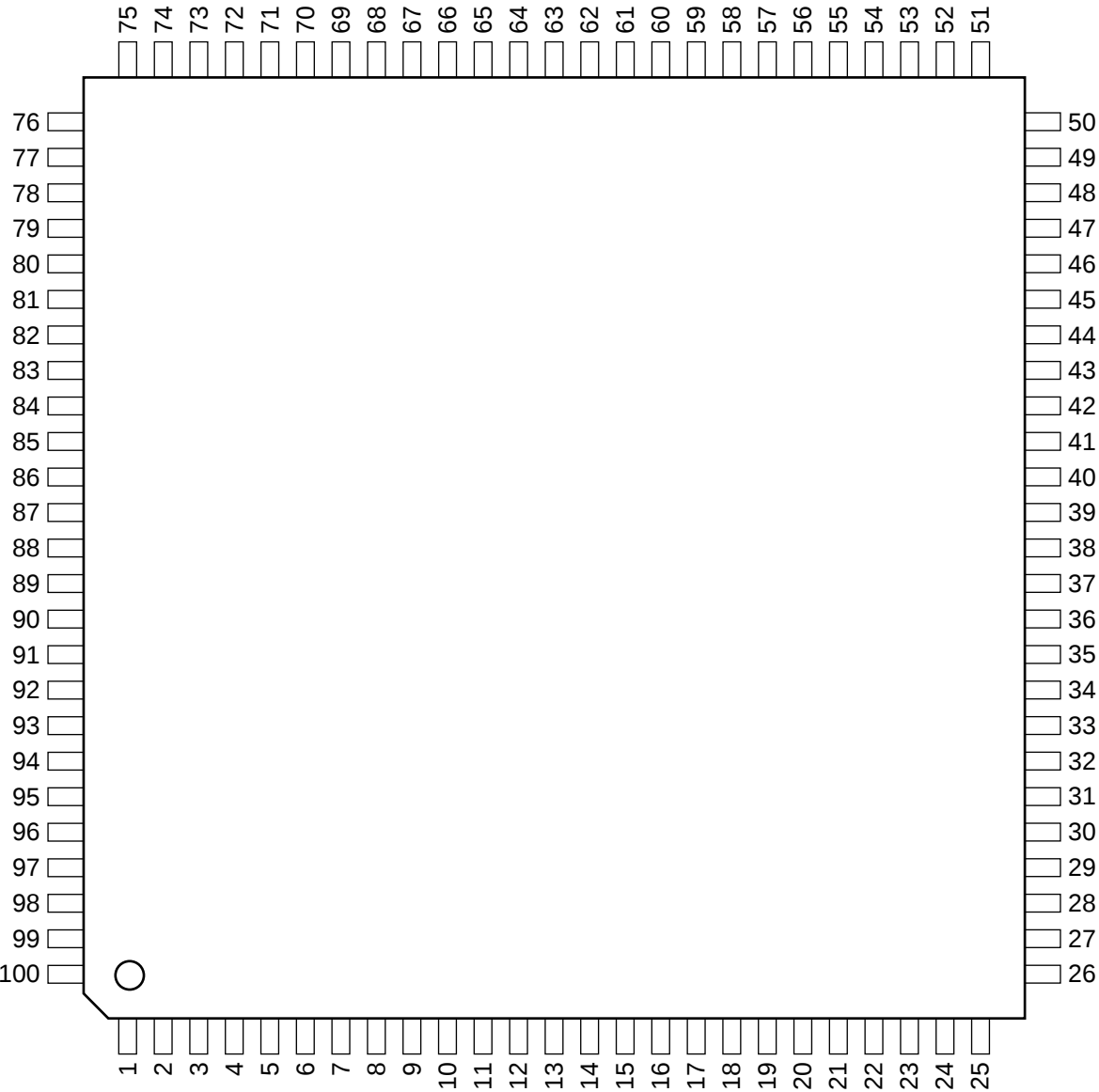


8-BIT MICROCOMPUTER UNIT

—TOP VIEW—



PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	I	$\overline{\text{RES}}$	51	I/O	P42/TMRI0
2	I	XTAL	52	I/O	P43/TMCI1/HIRQ11
3	I	EXTAL	53	I/O	P44/TMO1/HIRQ1
4	—	BVCC	54	I/O	P45/TMRI1/HIRQ12
5	I	MD1	55	I/O	P46/PW0
6	I	MD0	56	I/O	P47/PW1
7	I	$\overline{\text{NMI}}$	57	I/O	PB7/XDB7
8	I	FVPP/ $\overline{\text{STBY}}$	58	I/O	PB6/XDB6
9	—	VCC	59	—	VCC
10	I/O	$\overline{\text{KEYIN15/PA7}}$	60	I/O	P27/A15
11	I/O	$\overline{\text{KEYIN14/PA6}}$	61	I/O	P26/A14
12	I/O	SCK0/P52	62	I/O	P25/A13
13	I/O	RXD0/P51	63	I/O	P24/A12
14	I/O	TXD0/P50	64	I/O	P23/A11
15	—	GND	65	I/O	P22/A10
16	I/O	SDA/ $\overline{\text{WAIT/P97}}$	66	I/O	P21/A9
17	I/O	ϕ /P96	67	I/O	P20/A8
18	I/O	$\overline{\text{AS/P95}}$	68	I/O	PB5/XDB5
19	I/O	$\overline{\text{WR/P94}}$	69	I/O	PB4/XDB4
20	I/O	$\overline{\text{KEYIN13/PA5}}$	70	—	GND
21	I/O	$\overline{\text{KEYIN12/PA4}}$	71	—	GND
22	I/O	$\overline{\text{RD/P93}}$	72	I/O	P17/A7
23	I/O	$\overline{\text{IRQ0/P92}}$	73	I/O	P16/A6
24	I/O	$\overline{\text{EIOW/IRQ1/P91}}$	74	I/O	P15/A5
25	I/O	$\overline{\text{ADTRG/ECS2/IRQ2/P90}}$	75	I/O	P14/A4
26	I/O	FTCI/ $\overline{\text{KEYIN0/P60}}$	76	I/O	P13/A3
27	I/O	FTOA/ $\overline{\text{KEYIN1/P61}}$	77	I/O	P12/A2
28	I/O	FTIA/ $\overline{\text{KEYIN2/P62}}$	78	I/O	P11/A1
29	I/O	FTIB/ $\overline{\text{KEYIN3/P63}}$	79	I/O	P10/A0
30	I/O	$\overline{\text{KEYIN11/PA3}}$	80	I/O	PB3/XDB3
31	I/O	$\overline{\text{KEYIN10/PA2}}$	81	I/O	PB2/XDB2
32	I/O	FTIC/ $\overline{\text{KEYIN4/P64}}$	82	I/O	P30/HDB0/D0
33	I/O	FTID/ $\overline{\text{KEYIN5/P65}}$	83	I/O	P31/HDB1/D1
34	I/O	FTOB/ $\overline{\text{IRQ6/KEYIN6/P66}}$	84	I/O	P32/HDB2/D2
35	I/O	$\overline{\text{IRQ7/KEYIN7/P67}}$	85	I/O	P33/HDB3/D3
36	I	AVREF	86	I/O	P34/HDB4/D4
37	—	AVCC	87	I/O	P35/HDB5/D5
38	I	AN0/P70	88	I/O	P36/HDB6/D6
39	I	AN1/P71	89	I/O	P37/HDB7/D7
40	I	AN2/P72	90	I/O	PB1/XDB1
41	I	AN3/P73	91	I/O	PB0/XDB0
42	I	AN4/P74	92	—	GND
43	I	AN5/P75	93	I/O	P80/HA0
44	I/O	DA0/AN6/P76	94	I/O	P81/GA20
45	I/O	DA1/AN7/P77	95	I/O	P82/CS1
46	—	AGND	96	I/O	P83/IOR
47	I/O	$\overline{\text{KEYIN9/PA1}}$	97	I/O	P84/ $\overline{\text{IRQ3/TXD1/IOW}}$
48	I/O	$\overline{\text{KEYIN8/PA0}}$	98	I/O	P85/ $\overline{\text{IRQ4/RXD1/CS2}}$
49	I/O	TMCI0/P40	99	I/O	P86/ $\overline{\text{IRQ5/SCK1/SCL}}$
50	I/O	TMO0/P41	100	O	$\overline{\text{RESO}}$

INPUT

<u>ADTRG</u>	: EXTERNAL TRIGGER FOR A/D CONVERSION
AN0 - AN7	: ANALOG SIGNAL
<u>AVREF</u>	: ANALOG REFERENCE VOLTAGE
<u>CS1, CS2</u>	: CHIP SELECT
<u>ECS2</u>	: HOST CHIP SELECT 2
<u>EIOW</u>	: I/O WRITE
EXTAL	: CRYSTAL OSCILLATOR
FTCI	: FRT COUNTER CLOCK
FTIA - FTID	: FRT INPUT CAPTURE
FVPP	: PROGRAMMING POWER
HA0	: DATA ACCESS OR COMMAND ACCESS
<u>IOR</u>	: INPUT/OUTPUT READ
<u>IOW</u>	: INPUT/OUTPUT WRITE
<u>IRQ0 - IRQ7</u>	: INTERRUPT REQUEST
<u>KEYIN0 - KEYIN15</u>	: KEYBOARD
MD0, MD1	: MODE SELECT
<u>NMI</u>	: NON-MASKABLE INTERRUPT
P70 - P77	: PORT 7
<u>RES</u>	: RESET
RXD0, RXD1	: RECEIVE DATA
<u>STBY</u>	: STANDBY
TMCi0, TMCi1	: 8-BIT TIMER CLOCK
TMRI0, TMRI1	: 8-BIT TIMER COUNTER RESET
<u>WAIT</u>	: WAIT
XTAL	: CRYSTAL OSCILLATOR

OUTPUT

$\emptyset$	: SYSTEM CLOCK
A0 - A15	: ADDRESS BUS
<u>AS</u>	: ADDRESS STROBE
DA0, DA1	: ANALOG SIGNAL
FTOA, FTOB	: FRT OUTPUT COMPARE
GA20	: GATE A20 CONTROL
HIRQ1, HIRQ11, HIRQ12	: HOST INTERRUPT REQUEST
PW0, PW1	: PWM TIMER
<u>RD</u>	: READ
<u>RESO</u>	: RESET OUTPUT
TMO0, TMO1	: 8-BIT TIMER
TXD0, TXD1	: TRANSMIT DATA
<u>WR</u>	: WRITE

INPUT/OUTPUT

D0 - D7	: DATA BUS
HDB0 - HDB7	: HOST INTERFACE DATA BUS
P10 - P17	: PORT 1
P20 - P27	: PORT 2
P30 - P37	: PORT 3
P40 - P47	: PORT 4
P50 - P52	: PORT 5
P60 - P67	: PORT 6
P80 - P86	: PORT 8
P90 - P97	: PORT 9
PA0 - PA7	: PORT A
PB0 - PB7	: PORT B
SCK0, SCK1	: SERIAL CLOCK
SCL	: I ² C CLOCK
SDA	: I ² C DATA
XDB0 - XDB7	: HOST INTERFACE DATA BUS