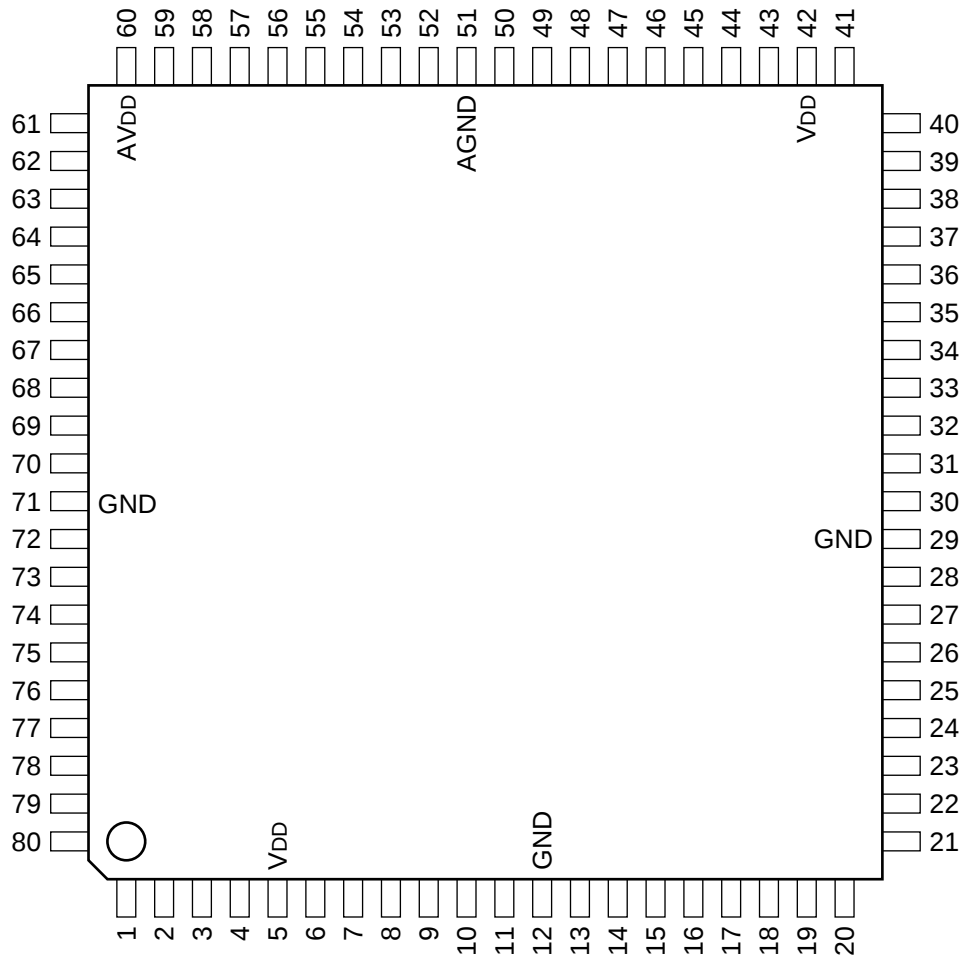


16-BIT MICRO COMPUTER UNIT

—TOP VIEW—



PIN No.	I/O	SIGNAL	PIN No.	I/O	SIGNAL
1	I/O	P2 1/R/W	41	I/O	P6 3/PW 3/IRQ 5/A19
2	I/O	P2 2/DS	42	—	V _{DD}
3	I/O	P2 3/RD	43	I/O	P7 0/TMCI
4	I/O	P2 4/WR	44	I/O	P7 1/FTI1
5	—	V _{DD}	45	I/O	P7 2/FTI2
6	I	MD0	46	I/O	P7 3/FTI 3/TMRI
7	I	MD1	47	I/O	P7 4/FTOB 1/FTCI 1
8	I	MD2	48	I/O	P7 5/FTOB 2/FTCI 2
9	I	STBY	49	I/O	P7 6/FTOB 3/FTCI 3
10	I/O	RES	50	I/O	P7 7/FTOA1
11	I	NMI	51	—	AGND
12	—	GND	52	I	P8 0/AN 0
13	I/O	P3 0/D 0	53	I	P8 1/AN 1
14	I/O	P3 1/D 1	54	I	P8 2/AN 2
15	I/O	P3 2/D 2	55	I	P8 3/AN 3
16	I/O	P3 3/D 3	56	I	P8 4/AN 4
17	I/O	P3 4/D 4	57	I	P8 5/AN 5
18	I/O	P3 5/D 5	58	I	P8 6/AN 6
19	I/O	P3 6/D 6	59	I	P8 7/AN 7
20	I/O	P3 7/D 7	60	—	AV _{DD}
21	I/O	P4 0/A 0	61	I/O	P9 0/FTOA 2
22	I/O	P4 1/A 1	62	I/O	P9 1/FTOA 3
23	I/O	P4 2/A 2	63	I/O	P9 2/TXD 2/PW1
24	I/O	P4 3/A 3	64	I/O	P9 3/RXD 2/PW2
25	I/O	P4 4/A 4	65	I/O	P9 4/SCK 2/PW3
26	I/O	P4 5/A 5	66	I/O	P9 5/TXD 1
27	I/O	P4 6/A 6	67	I/O	P9 6/RXD 1
28	I/O	P4 7/A 7	68	I/O	P9 7/SCK 1
29	—	GND	69	I	EXTAL
30	I/O	P5 0/A 8	70	I	XTAL
31	I/O	P5 1/A 9	71	—	GND
32	I/O	P5 2/A10	72	I/O	P10 /Ø
33	I/O	P5 3/A11	73	I/O	P11 /E
34	I/O	P5 4/A12	74	I/O	P12 /BACK
35	I/O	P5 5/A13	75	I/O	P13 /BREQ
36	I/O	P5 6/A14	76	I/O	P14 /WAIT
37	I/O	P5 7/A15	77	I/O	P15 /IRQ 0
38	I/O	P6 0/IRQ 2/A16	78	I/O	P16 /IRQ 1/ADTRG
39	I/O	P6 1/PW 1/IRQ 3/A17	79	I/O	P17 /TMO
40	I/O	P6 2/PW 2/IRQ 4/A18	80	I/O	P2 0/AS

INPUT

$\overline{\text{ADTRG}}$	; EXTERNAL TRIGGER
$\text{AN}_0 - \text{AN}_7$	; ANALOG DATA
$\overline{\text{BREQ}}$	; BUS REQUEST
EXTAL	; CONNECTED TO CRYSTAL OSCILLATOR
$\text{FTCI}_1 - \text{FTCI}_3$	; FRT COUNTER CLOCK (CHANNEL 1 TO 3)
$\text{FTI}_1 - \text{FTI}_3$	; FRT INPUT CAPTURE (CHANNEL 1 TO 3)
$\overline{\text{IRQ}}_0 - \overline{\text{IRQ}}_5$	; INTERRUPTION REQUEST
$\text{MD}_0 - \text{MD}_2$	; MODE SETTING
NMI	; NON MASKABLE INTERRUPTION
$\text{P8}_0 - \text{P8}_7$	; PORT 8
$\text{RXD}_{1,2}$	; RECEIVE DATA
$\overline{\text{STBY}}$	; STANDBY
TMCI	; 8-BIT TIMER CLOCK
TMRI	; 8-BIT TIMER COUNTER RESET
$\overline{\text{WAIT}}$	; WAIT
XTAL	; CONNECTED TO CRYSTAL OSCILLATOR

OUTPUT

$\text{A}_0 - \text{A}_{19}$	; ADDRESS BUS
$\overline{\text{AS}}$	; ADDRESS STROBE
$\overline{\text{BACK}}$	; BUS REQUEST ACKNOWLEDGE
$\overline{\text{DS}}$	; DATA STROBE
E	; ENABLE CLOCK
$\text{FTOA}_1 - \text{FTOA}_3$	; FRT OUTPUT COMPARE A (CHANNEL 1 TO 3)
$\text{FTOB}_1 - \text{FTOB}_3$	; FRT OUTPUT COMPARE B (CHANNEL 1 TO 3)
$\text{PW}_1 - \text{PW}_3$	; PWM TIMER (CHANNEL 1 TO 3)
$\text{R}/\overline{\text{W}}$	; READ/WRITE
$\overline{\text{RD}}$	; READ
TMO	; 8-BIT TIMER
$\text{TXD}_{1,2}$	; SEND DATA
$\overline{\text{WR}}$	; WRITE
$\emptyset$	; SYSTEM CLOCK

INPUT/OUTPUT

$\text{D}_0 - \text{D}_7$	; DATA BUS
$\overline{\text{RES}}$	; RESET
$\text{P1}_0 - \text{P1}_7$	; PORT 1
$\text{P2}_0 - \text{P2}_4$	; PORT 2
$\text{P3}_0 - \text{P3}_7$	; PORT 3
$\text{P4}_0 - \text{P4}_7$	; PORT 4
$\text{P5}_0 - \text{P5}_7$	; PORT 5
$\text{P6}_0 - \text{P6}_3$	; PORT 6
$\text{P7}_0 - \text{P7}_7$	; PORT 7
$\text{P9}_0 - \text{P9}_7$	; PORT 9
$\text{SCK}_{1,2}$	; SERIAL CLOCK

