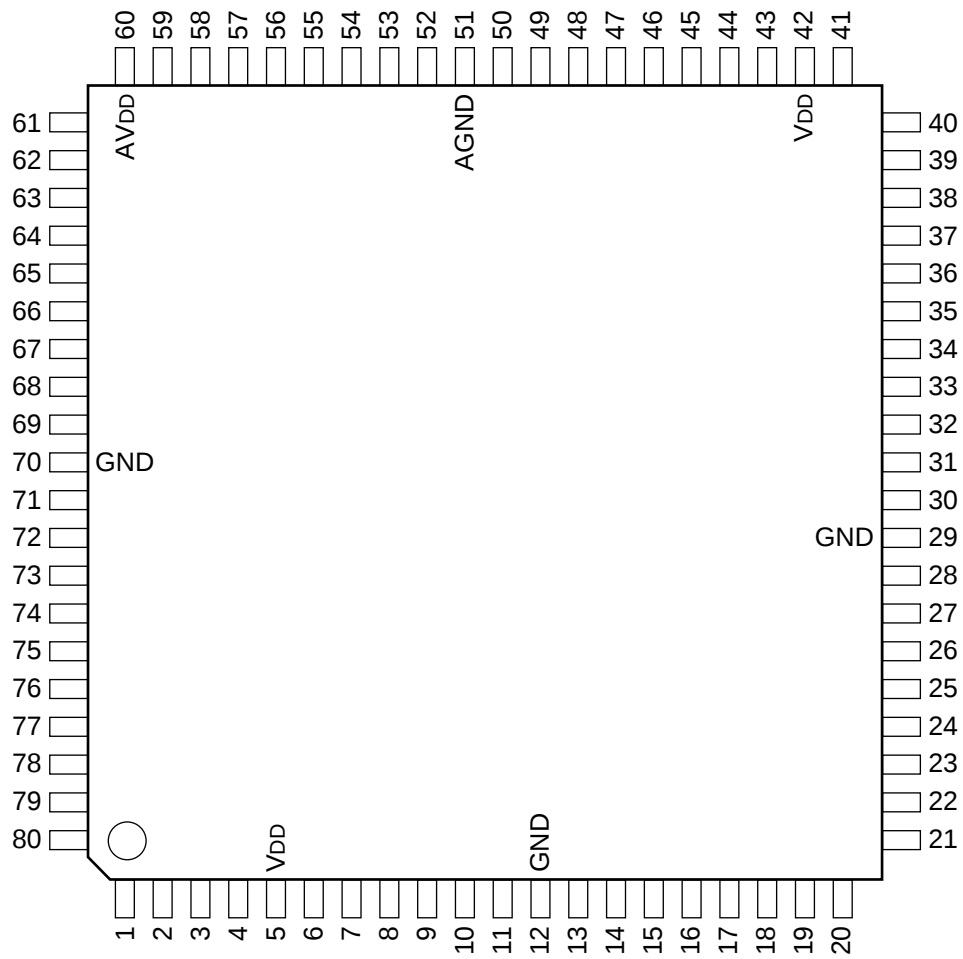


C-MOS 8-BIT 1-CHIP MICRO COMPUTER

—TOP VIEW—



PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	I/O	P2 1 /R/W	41	I/O	P6 3 /A 19
2	I/O	P2 2 /DS	42	—	VDD
3	I/O	P2 3 /RD	43	I/O	P7 0 /TMCI
4	I/O	P2 4 /WR	44	I/O	P7 1 /FTI 1
5	—	VDD	45	I/O	P7 2 /FTI 2
6	I	MD 0	46	I/O	P7 3 /FTI 3 /TMRI
7	I	MD 1	47	I/O	P7 4 /FTOB 1 /FTCI 1
8	I	MD 2	48	I/O	P7 5 /FTOB 2 /FTCI 2
9	I	STBY	49	I/O	P7 6 /FTOB 3 /FTCI 3
10	I	RES	50	I/O	P7 7 /FTOA 1
11	I	NMI	51	—	AGND
12	—	GND	52	I	P8 0 /AN 0
13	I/O	P3 0 /D 0	53	I	P8 1 /AN 1
14	I/O	P3 1 /D 1	54	I	P8 2 /AN 2
15	I/O	P3 2 /D 2	55	I	P8 3 /AN 3
16	I/O	P3 3 /D 3	56	I	P8 4 /AN 4
17	I/O	P3 4 /D 4	57	I	P8 5 /AN 5
18	I/O	P3 5 /D 5	58	I	P8 6 /AN 6
19	I/O	P3 6 /D 6	59	I	P8 7 /AN 7
20	I/O	P3 7 /D 7	60	—	AVDD
21	I/O	P4 0 /A 0	61	I/O	P9 0 /FTOA 2
22	I/O	P4 1 /A 1	62	I/O	P9 1 /FTOA 3
23	I/O	P4 2 /A 2	63	I/O	P9 2 /PW 1
24	I/O	P4 3 /A 3	64	I/O	P9 3 /PW 2
25	I/O	P4 4 /A 4	65	I/O	P9 4 /PW 3
26	I/O	P4 5 /A 5	66	I/O	P9 5 /TXD
27	I/O	P4 6 /A 6	67	I/O	P9 6 /RXD
28	I/O	P4 7 /A 7	68	I/O	P9 7 /SCK
29	—	GND	69	I	EXTAL
30	I/O	P5 0 /A 8	70	I	XTAL
31	I/O	P5 1 /A 9	71	—	GND
32	I/O	P5 2 /A 10	72	I/O	P1 0 /Ø
33	I/O	P5 3 /A 11	73	I/O	P1 1 /E
34	I/O	P5 4 /A 12	74	I/O	P1 2 /BACK
35	I/O	P5 5 /A 13	75	I/O	P1 3 /BREQ
36	I/O	P5 6 /A 14	76	I/O	P1 4 /WAIT
37	I/O	P5 7 /A 15	77	I/O	P1 5 /IRQ 0
38	I/O	P6 0 /A 16	78	I/O	P1 6 /IRQ 1
39	I/O	P6 1 /A 17	79	I/O	P1 7 /TMO
40	I/O	P6 2 /A 18	80	I/O	P2 0 /AS

INPUT

AN 0 – AN 7	; ANALOG DATA
BREQ	; BUS REQUEST
EXTAL	; CONNECTED TO CRYSTAL OSCILLATOR
FTCI 1 – FTCI 3	; FRT COUNTER CLOCK (CHANNEL 1 TO 3)
FTI 1 – FTI 3	; FRT INPUT CAPTURE (CHANNEL 1 TO 3)
IRQ 0 – IRQ 2	; INTERRUPTION REQUEST 0 AND 2
MD 0 – MD 2	; MODE SETTING
NMI	; NON MASKABLE INTERRUPTION
P8 0 – P8 7	; PORT 8
$\overline{\text{RES}}$	; RESET
RXD	; RECEIVE DATA
STBY	; STANDBY
TMCI	; 8-BIT TIMER CLOCK
TMRI	; 8-BIT TIMER COUNTER RESET
WAIT	; WAIT
XTAL	; CONNECTED TO CRYSTAL OSCILLATOR

OUTPUT

A 0 – A 19	; ADDRESS BUS
$\overline{\text{AS}}$	; ADDRESS STROBE
BACK	; BUS REQUEST ACKNOWLEDGE
$\overline{\text{DS}}$	; DATA STROBE
E	; ENABLE CLOCK
FTOA 1 – FTOA 3	; FTR OUTPUT COMPARE A (CHANNEL 1 TO 3)
FTOB 1 – FTOB 3	; FTR OUTPUT COMPARE B (CHANNEL 1 TO 3)
PW 1 – PW 3	; PWM TIMER (CHANNEL 1 TO 3)
$\text{R}/\overline{\text{W}}$	; READ/WRITE
$\overline{\text{RD}}$	; READ
TMO	; 8-BIT TIMER
TXD	; SEND DATA
$\overline{\text{WR}}$	; WRITE
Ø	; SYSTEM CLOCK

INPUT/OUTPUT

D 0 – D 7	; DATA BUS
P1 0 – P1 7	; PORT 1
P2 0 – P2 4	; PORT 2
P3 0 – P3 7	; PORT 3
P4 0 – P4 7	; PORT 4
P5 0 – P5 7	; PORT 5
P6 0 – P6 3	; PORT 6
P7 0 – P7 7	; PORT 7
P9 0 – P9 7	; PORT 9
SCK	; SERIAL CLOCK

