
C-MOS 16-MBIT FLASH FILE MEMORY
-TOP VIEW-



(VPP = +12V)
(VDD = +3.3 or +5V)

PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	—	3/5	15	—	VPP	29	—	NC	43	—	VDD
2	I	CE1	16	I	RP	30	—	NC	44	I/O	DQ4
3	—	NC	17	I	A11	31	I	BYTE	45	I/O	DQ12
4	I	A20	18	I	A10	32	I	A0	46	I/O	DQ5
5	I	A19	19	I	A9	33	I/O	DQ0	47	I/O	DQ13
6	I	A18	20	I	A8	34	I/O	DQ8	48	—	GND
7	I	A17	21	—	GND	35	I/O	DQ1	49	I/O	DQ6
8	I	A16	22	I	A7	36	I/O	DQ9	50	I/O	DQ14
9	—	VDD	23	I	A6	37	—	VDD	51	I/O	DQ7
10	I	A15	24	I	A5	38	I/O	DQ2	52	I/O	DQ15
11	I	A14	25	I	A4	39	I/O	DQ10	53	O	RY/BY
12	I	A13	26	I	A3	40	I/O	DQ3	54	I	OE
13	I	A12	27	I	A2	41	I/O	DQ11	55	I	WE
14	I	CE0	28	I	A1	42	—	GND	56	I	WP

INPUT
3/5 ; 3.3/5 VOLT SELECT
A0 ; BYTE SELECT ADDRESS
A1-A15 ; WORD SELECT ADDRESSES
A16-A20 ; BLOCK SELECT ADDRESSES
BYTE ; BYTE ENABLE
CE0, CE1 ; CHIP ENABLES
OE ; OUTPUT ENABLE
RP ; RESET/POWER-DOWN
WE ; WRITE ENABLE
WP ; WRITE PROTECT

INPUT/OUTPUT
DQ0-DQ15 ; DATA BUS

OPEN DRAIN OUTPUT
RY/BY ; READY/BUSY

