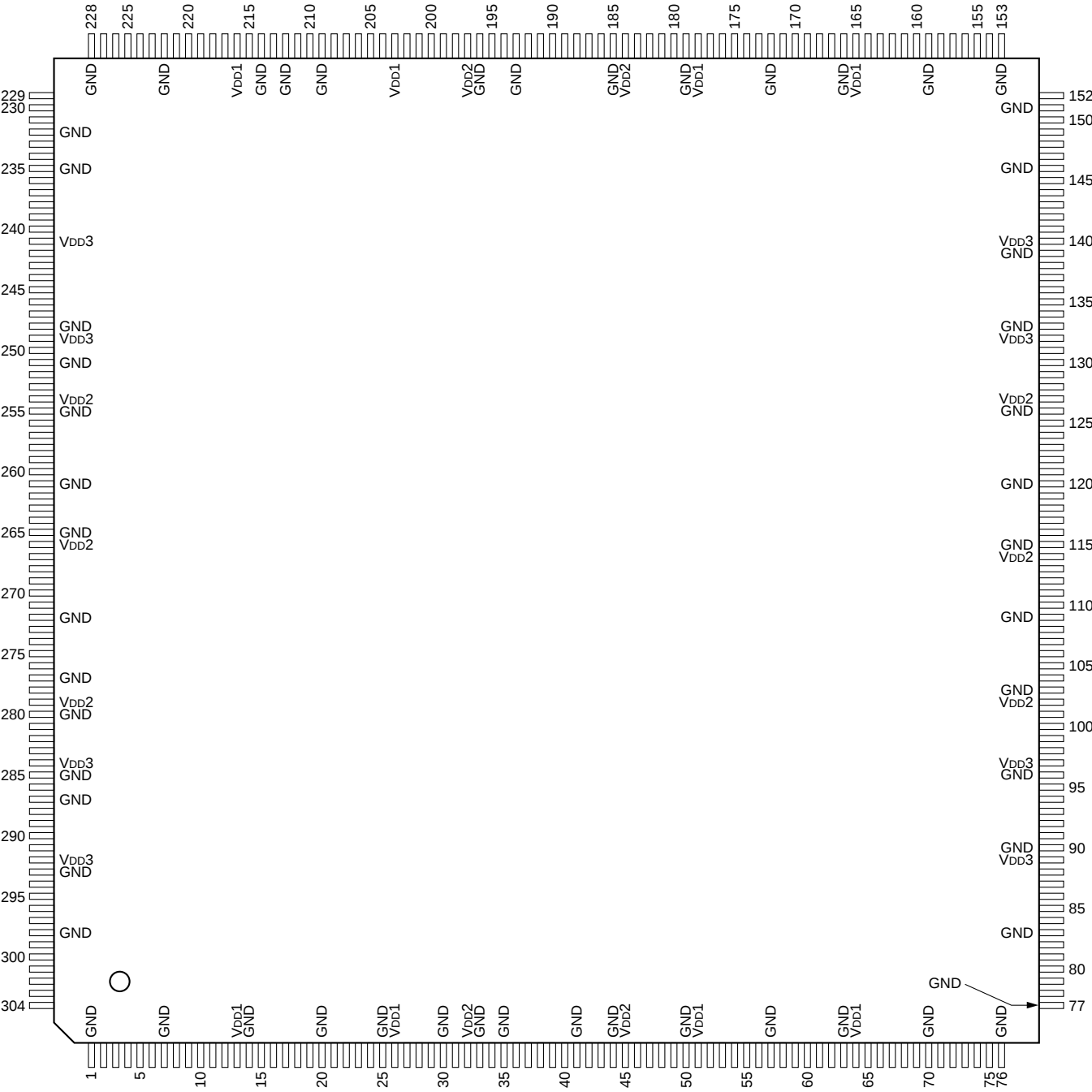


C-MOS MPEG ME CONTROLLER
—TOP VIEW—



INPUT

ICCK	: CLOCK
ICEN	: ENABLE
ICKD	: (CONNECT TO OMBCK)
ICKSEL	: CLOCK SELECT
ICLK	: SYSTEM CLOCK
IECK	: CLOCK
IERD	: READY
IICK	: CLOCK
IIXE	: ENABLE
IIXW	: WRITE
IKCK	: CLOCK
IKDT0 - IKDT7	: DATA
IKEN	: ENABLE
IPCK	: CLOCK
IPDT0 - IPDT7	: DATA
IPEN	: ENABLE
IQCK	: CLOCK
IQEN	: ENABLE
IRXIN	: EXTERNAL INTERRUPT
ITST	: (CONNECT TO GROUND)
IVCK	: CLOCK
IVDT0 - IVDT7	: DATA
IVEN	: ENABLE
IVFEN	: FRAME ENABLE
IVPD	: (CONNECT TO GROUND)
IVREF0 - IVREF3	: REFERENCE VOLTAGE
IVXFD	: SYNC SIGNAL
IXRS	: RESET
MST	: (CONNECT TO GROUND)
SMCK	: (CONNECT TO V _{DD2})
XSM	: (CONNECT TO V _{DD2})

OUTPUT

OCDT0 - OCDT7	: DATA
OCR0	: DATA OUTPUT READY
OEDT0, OEDT1	: SERIAL DATA
OEDT2 - OEDT7	: DATA
OEEN	: ENABLE
OIRR	: READ READY
OIRW	: WRITE READY
OKRD	: READY
OMAADS0 - OMAADS13	: BANK A ADDRESS
OMACK	: BANK A CLK
OMADQM0, OMADQM1	: BANK A DQM
OMAXCE	: BANK A CE
OMAXCS	: BANK A CS
OMAXRS	: BANK A RS
OMAXWE	: BANK A WE
OMBADS0 - OMBADS13	: BANK B ADDRESS
OMBCK	: BANK B CLK
OMBDQM0, OMBDQM1	: BANK B DQM
OMBXCE	: BANK B CE
OMBXCS	: BANK B CS
OMBXRS	: BANK B RS
OMBXWE	: BANK B WE
OPL66	: (NOT IN USE)
OPRD	: DATA INPUT READY
OQDT0 - OQDT7	: DATA
OQRD	: DATA OUTPUT READY
ORBSY	: STATUS INDICATION
ORDBG0 - ORDBG3	: STATUS INDICATION
OVRD	: DATA INPUT READY

INPUT/OUTPUT

BIDT0 - BIDT7	: DATA BUS
BMMDAT0 - BMMDAT63	: DATA BUS