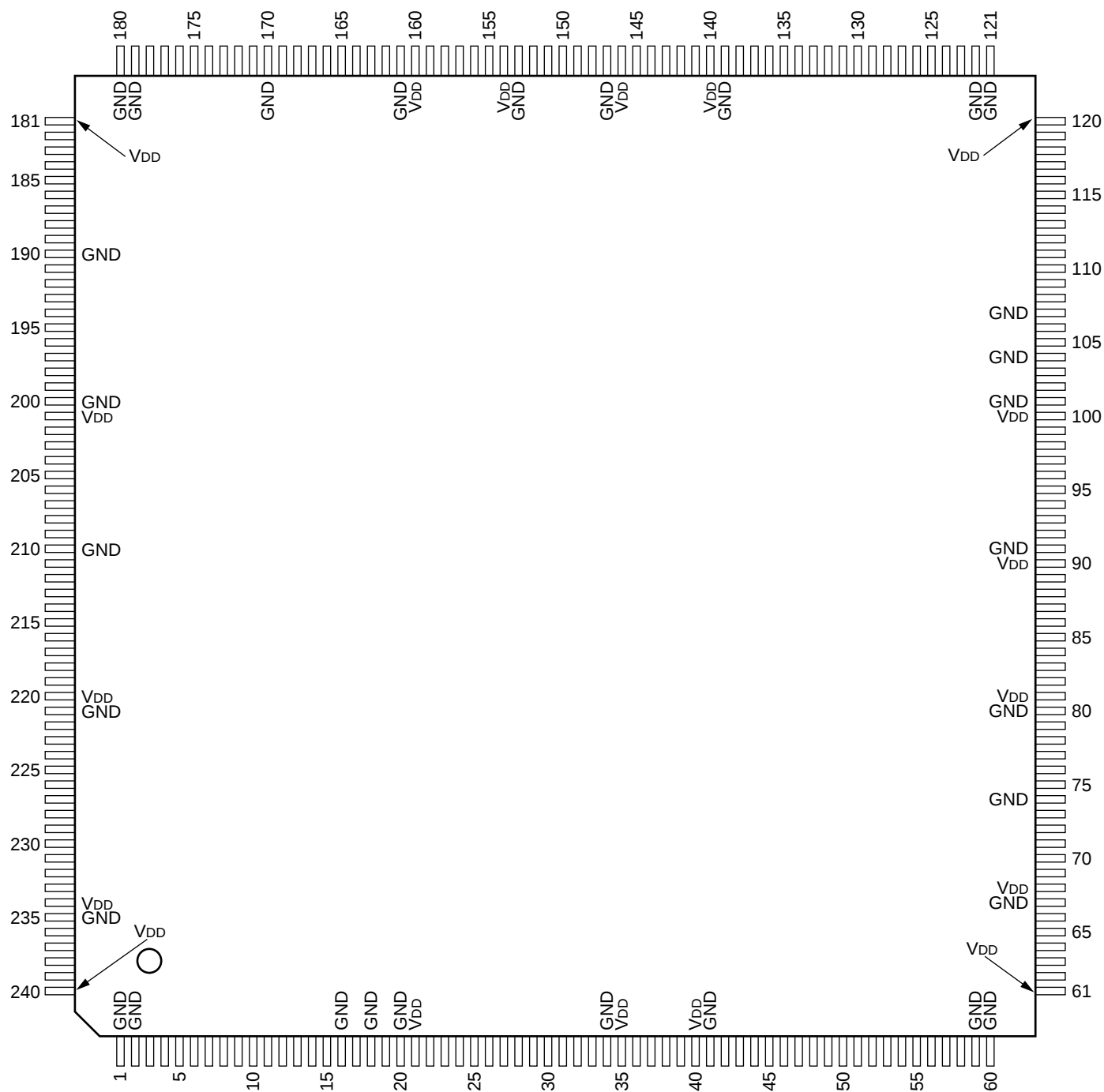


C-MOS MEMORY CONTROLLER

—TOP VIEW—



PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	—	GND	61	—	V _{DD}	121	—	GND	181	—	V _{DD}
2	—	GND	62	O	ADRS2 14	122	—	GND	182	I/O	CN DT L0
3	I/O	CPU D7	63	O	ADRS2 13	123	I/O	RAM DT U1 15	183	I/O	CN DT L1
4	I/O	CPU D8	64	O	ADRS2 12	124	I/O	RAM DT U1 14	184	I/O	CN DT L2
5	I	SMC	65	O	ADRS2 11	125	I/O	RAM DT U1 13	185	I/O	CN DT L3
6	I	SIN	66	O	ADRS2 10	126	I/O	RAM DT U1 12	186	I/O	CN DT L4
7	I	SOT	67	—	GND	127	I/O	RAM DT U1 11	187	I/O	CN DT L5
8	I	CTL16 1	68	—	V _{DD}	128	I/O	RAM DT U1 10	188	I/O	CN DT L6
9	I	CTL16 2	69	O	ADRS2 9	129	I/O	RAM DT U1 9	189	I/O	CN DT L7
10	I	CTL20 1	70	O	ADRS2 8	130	I/O	RAM DT U1 8	190	—	GND
11	I	CTL20 2	71	O	ADRS2 7	131	I/O	RAM DT U1 7	191	I/O	CN DT L8
12	I	MODEL	72	O	ADRS2 6	132	I/O	RAM DT U1 6	192	I/O	CN DT L9
13	I	FIFO	73	O	ADRS2 5	133	I/O	RAM DT U1 5	193	I/O	CN DT L10
14	I	PB REC	74	—	GND	134	I/O	RAM DT U1 4	194	I/O	CN DT L11
15	I	XRESET	75	O	ADRS2 4	135	I/O	RAM DT U1 3	195	I/O	CN DT L12
16	—	GND	76	O	ADRS2 3	136	I/O	RAM DT U1 2	196	I/O	CN DT L13
17	I	CK16	77	O	ADRS2 2	137	I/O	RAM DT U1 1	197	I/O	CN DT L14
18	—	GND	78	O	ADRS2 1	138	I/O	RAM DT U1 0	198	I/O	CN DT L15
19	I	CK20	79	O	ADRS2 0	139	—	GND	199	I/O	CN DT U0
20	—	GND	80	—	GND	140	—	V _{DD}	200	—	GND
21	—	V _{DD}	81	—	V _{DD}	141	O	ADRS1 14	201	—	V _{DD}
22	I	STB	82	I/O	RAM DT L2 15	142	O	ADRS1 13	202	I/O	CN DT U1
23	I	PR ERI	83	I/O	RAM DT L2 14	143	O	ADRS1 12	203	I/O	CN DT U2
24	O	SRFF 2	84	I/O	RAM DT L2 13	144	O	ADRS1 11	204	I/O	CN DT U3
25	O	REQ	85	I/O	RAM DT L2 12	145	O	ADRS1 10	205	I/O	CN DT U4
26	I/O	PR DT7	86	I/O	RAM DT L2 11	146	—	V _{DD}	206	I/O	CN DT U5
27	I/O	PR DT6	87	I/O	RAM DT L2 10	147	—	GND	207	I/O	CN DT U6
28	I/O	PR DT5	88	I/O	RAM DT L2 9	148	O	ADRS1 9	208	I/O	CN DT U7
29	I/O	PR DT4	89	I/O	RAM DT L2 8	149	O	ADRS1 8	209	I/O	CN DT U8
30	I/O	PR DT3	90	—	V _{DD}	150	O	ADRS1 7	210	—	GND
31	I/O	PR DT2	91	—	GND	151	O	ADRS1 6	211	I/O	CN DT U9
32	I/O	PR DT1	92	I/O	RAM DT L2 7	152	O	ADRS1 5	212	I/O	CN DT U10
33	I/O	PR DT0	93	I/O	RAM DT L2 6	153	—	GND	213	I/O	CN DT U11
34	—	GND	94	I/O	RAM DT L2 5	154	—	V _{DD}	214	I/O	CN DT U12
35	—	V _{DD}	95	I/O	RAM DT L2 4	155	O	ADRS1 4	215	I/O	CN DT U13
36	O	CS2 3	96	I/O	RAM DT L2 3	156	O	ADRS1 3	216	I/O	CN DT U14
37	O	CS2 2	97	I/O	RAM DT L2 2	157	O	ADRS1 2	217	I/O	CN DT U15
38	O	CS2 1	98	I/O	RAM DT L2 1	158	O	ADRS1 1	218	I/O	CN ER L0
39	O	CS2 0	99	I/O	RAM DT L2 0	159	O	ADRS1 0	219	I/O	CN ER L1
40	—	V _{DD}	100	—	V _{DD}	160	—	V _{DD}	220	—	V _{DD}
41	—	GND	101	—	GND	161	—	GND	221	—	GND
42	O	SRFF 1	102	O	OE 2	162	I/O	RAM DT L1 15	222	O	CN ER U0
43	I/O	RAM DT U2 15	103	O	WE 2	163	I/O	RAM DT L1 14	223	O	CN ER U1
44	I/O	RAM DT U2 14	104	—	GND	164	I/O	RAM DT L1 13	224	I	CPU XCS
45	I/O	RAM DT U2 13	105	O	OE 1	165	I/O	RAM DT L1 12	225	I	CPU XOE
46	I/O	RAM DT U2 12	106	O	WE 1	166	I/O	RAM DT L1 11	226	I	CPU XWE
47	I/O	RAM DT U2 11	107	—	GND	167	I/O	RAM DT L1 10	227	I	CPU A0
48	I/O	RAM DT U2 10	108	O	CS1 3	168	I/O	RAM DT L1 9	228	I	CPU A1
49	I/O	RAM DT U2 9	109	O	CS1 2	169	I/O	RAM DT L1 8	229	I	CPU A2
50	I/O	RAM DT U2 8	110	O	CS1 1	170	—	GND	230	I	CPU A3
51	I/O	RAM DT U2 7	111	O	CS1 0	171	I/O	RAM DT L1 7	231	I	CPU A4
52	I/O	RAM DT U2 6	112	I/O	RAM ER U2 1	172	I/O	RAM DT L1 6	232	—	V _{DD}
53	I/O	RAM DT U2 5	113	I/O	RAM ER U2 0	173	I/O	RAM DT L1 5	233	I/O	CPU D0
54	I/O	RAM DT U2 4	114	I/O	RAM ER L2 1	174	I/O	RAM DT L1 4	234	I/O	CPU D1
55	I/O	RAM DT U2 3	115	I/O	RAM ER L2 0	175	I/O	RAM DT L1 3	235	I/O	CPU D2
56	I/O	RAM DT U2 2	116	I/O	RAM ER U1 1	176	I/O	RAM DT L1 2	236	I/O	CPU D3
57	I/O	RAM DT U2 1	117	I/O	RAM ER U1 0	177	I/O	RAM DT L1 1	237	I/O	CPU D4
58	I/O	RAM DT U2 0	118	I/O	RAM ER L1 1	178	I/O	RAM DT L1 0	238	I/O	CPU D5
59	—	GND	119	I/O	RAM ER L1 0	179	—	GND	239	I/O	CPU D6
60	—	GND	120	—	V _{DD}	180	—	GND	240	—	V _{DD}

