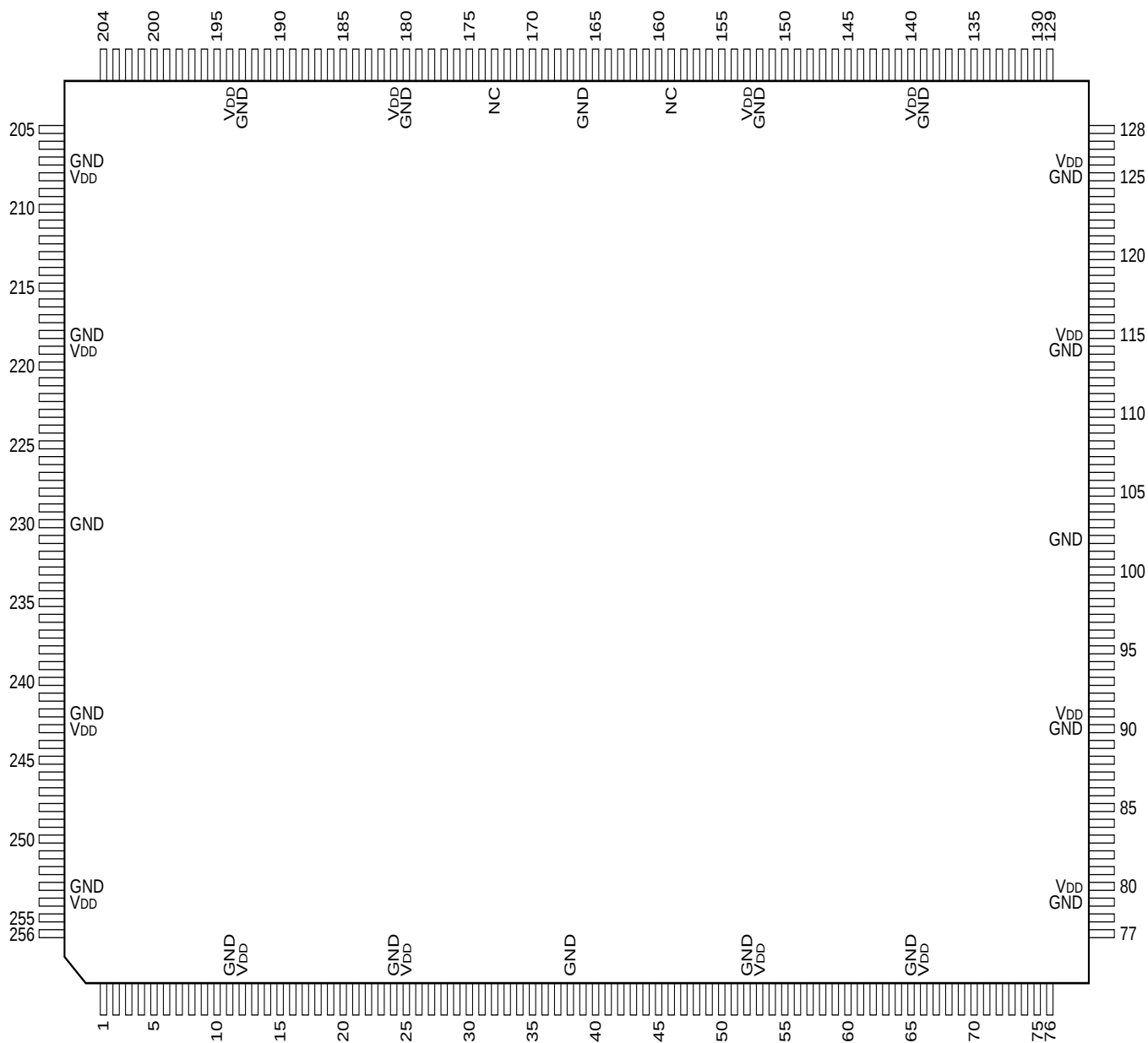


C-MOS ID1 FORMAT OUTER ECC PROCESSOR

—TOP VIEW—



PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	I	C1 ESTB	65	—	GND	129	O	DSTART E	193	—	GND
2	I/O	MEMED1 8	66	—	V _{DD}	130	I	DBUSY A	194	—	V _{DD}
3	I/O	MEMED1 7	67	I/O	MEMED0 3	131	I	DBUSY E	195	I/O	MEMDD1 0
4	I/O	MEMED1 6	68	I/O	MEMED0 4	132	I	DEC INIT	196	I/O	MEMDD1 1
5	I/O	MEMED1 5	69	I/O	MEMED0 5	133	I/O	MEMDD0 8	197	I/O	MEMDD1 2
6	I/O	MEMED1 4	70	I/O	MEMED0 6	134	I/O	MEMDD0 7	198	I/O	MEMDD1 3
7	I/O	MEMED1 3	71	I/O	MEMED0 7	135	I/O	MEMDD0 6	199	I/O	MEMDD1 4
8	I/O	MEMED1 2	72	I/O	MEMED0 8	136	I/O	MEMDD0 5	200	I/O	MEMDD1 5
9	I/O	MEMED1 1	73	I	ENC DI0	137	I/O	MEMDD0 4	201	I/O	MEMDD1 6
10	I/O	MEMED1 0	74	I	ENC DI1	138	I/O	MEMDD0 3	202	I/O	MEMDD1 7
11	—	GND	75	I	ENC DI2	139	—	GND	203	I/O	MEMDD1 8
12	—	V _{DD}	76	I	ENC DI3	140	—	V _{DD}	204	I	DEC DI8
13	O	MEMEM1	77	I	ENC DI4	141	I/O	MEMDD0 2	205	I	DEC DI7
14	O	MEMEA1 14	78	I	ENC DI5	142	I/O	MEMDD0 1	206	I	DEC DI6
15	O	MEMEA1 13	79	—	GND	143	I/O	MEMDD0 0	207	—	GND
16	O	MEMEA1 12	80	—	V _{DD}	144	O	MEMDM0	208	—	V _{DD}
17	O	MEMEA1 11	81	I	CLK C2	145	O	MEMDA0 14	209	I	DEC DI5
18	I	EMEMCFG	82	I	ENC DI6	146	I	LD	210	I	DEC DI4
19	I	EB EXT	83	I	ENC DI7	147	O	MEMDA0 13	211	I	DEC DI3
20	O	MEMEA1 10	84	I	ENC DI8	148	O	MEMDA0 12	212	I	DEC DI2
21	O	MEMEA1 9	85	I	ENC INIT	149	O	MEMDA0 11	213	I	DEC DI1
22	O	MEMEA1 8	86	O	ENC STB	150	O	MEMDA0 10	214	I	DEC DI0
23	O	MEMEA1 7	87	O	ENC BUSY	151	O	MEMDA0 9	215	I	C1 DSTB
24	—	GND	88	I	EBUSY A	152	—	GND	216	I	C1 DBLK
25	—	V _{DD}	89	I	EBUSY E	153	—	V _{DD}	217	I	CLK C1
26	O	MEMEA1 6	90	—	GND	154	O	MEMDA0 8	218	—	GND
27	O	MEMEA1 5	91	—	V _{DD}	155	O	MEMDA0 7	219	—	V _{DD}
28	O	MEMEA1 4	92	I	SM	156	O	MEMDA0 6	220	I	ACK
29	O	MEMEA1 3	93	I	TST	157	O	MEMDA0 5	221	I	BCK
30	O	MEMEA1 2	94	I	SDI0	158	O	MEMDA0 4	222	I	TCK
31	O	SDO1	95	I	E OECTL	159	—	NC	223	I	C1 DINIT
32	O	MEMEA1 1	96	I	E PIFOE	160	O	MEMDA0 3	224	I	CPU ADDR3
33	O	MEMEA1 0	97	I	EE IF	161	O	MEMDA0 2	225	I	CPU ADDR2
34	O	MEMEOE1	98	I	EE ECC	162	O	MEMDA0 1	226	I	CPU ADDR1
35	O	MEMECS1	99	I	ECC TST	163	O	MEMDA0 0	227	I	CPU ADDR0
36	O	MEMEWE1	100	I	TEST	164	I/O	DBANK	228	I	CPU CS
37	I/O	EBANK	101	I	RESET	165	O	MEMDOE0	229	I	CPU WE
38	—	GND	102	—	GND	166	—	GND	230	—	GND
39	O	MEMEWE0	103	I	ENC REQ	167	O	MEMDWE0	231	I	CPU OE
40	O	MEMECS0	104	I	REC HEAD	168	O	MEMDCS0	232	I/O	CPU DATA8
41	O	MEMEOE0	105	O	ESTART A	169	O	MEMDCS1	233	I/O	CPU DATA7
42	O	MEMEA0 0	106	O	ESTART E	170	O	MEMDWE1	234	I/O	CPU DATA6
43	O	MEMEA0 1	107	I/O	D PIFOE	171	O	MEMDOE1	235	I/O	CPU DATA5
44	O	MEMEA0 2	108	I	D OECTL	172	O	MEMDA1 0	236	I/O	CPU DATA4
45	I	SDI1	109	I	PB HEAD	173	—	NC	237	I	MLT
46	O	MEMEA0 3	110	I	DEC REQ	174	O	MEMDA1 1	238	I/O	CPU DATA3
47	O	MEMEA0 4	111	O	DEC STB	175	O	MEMDA1 2	239	I/O	CPU DATA2
48	O	MEMEA0 5	112	O	ECC ERR1	176	O	MEMDA1 3	240	I/O	CPU DATA1
49	O	MEMEA0 6	113	O	ECC ERR0	177	O	MEMDA1 4	241	I/O	CPU DATA0
50	O	MEMEA0 7	114	—	GND	178	O	MEMDA1 5	242	—	GND
51	O	MEMEA0 8	115	—	V _{DD}	179	O	MEMDA1 6	243	—	V _{DD}
52	—	GND	116	O	DEC DO0	180	—	GND	244	O	ENC DO8
53	—	V _{DD}	117	O	DEC DO1	181	—	V _{DD}	245	O	ENC DO7
54	O	MEMEA0 9	118	O	DEC DO2	182	O	MEMDA1 7	246	O	ENC DO6
55	O	MEMEA0 10	119	O	DEC DO3	183	O	MEMDA1 8	247	O	ENC DO5
56	O	MEMEA0 11	120	O	DEC DO4	184	O	MEMDA1 9	248	I	VPD
57	O	MEMEA0 12	121	O	DEC DO5	185	O	MEMDA1 10	249	O	ENC DO4
58	O	MEMEA0 13	122	O	DEC DO6	186	I	DB EXT	250	O	ENC DO3
59	O	MEMEA0 14	123	O	DEC DO7	187	I	DMEMCFG	251	O	ENC DO2
60	O	SDO0	124	O	DEC DO8	188	O	MEMDA1 11	252	O	ENC DO1
61	O	MEMEM0	125	—	GND	189	O	MEMDA1 12	253	—	GND
62	I/O	MEMED0 0	126	—	V _{DD}	190	O	MEMDA1 13	254	—	V _{DD}
63	I/O	MEMED0 1	127	O	DEC BUSY	191	O	MEMDA1 14	255	O	ENC DO0
64	I/O	MEMED0 2	128	O	DSTART A	192	O	MEMDM1	256	I	C1 IINIT

