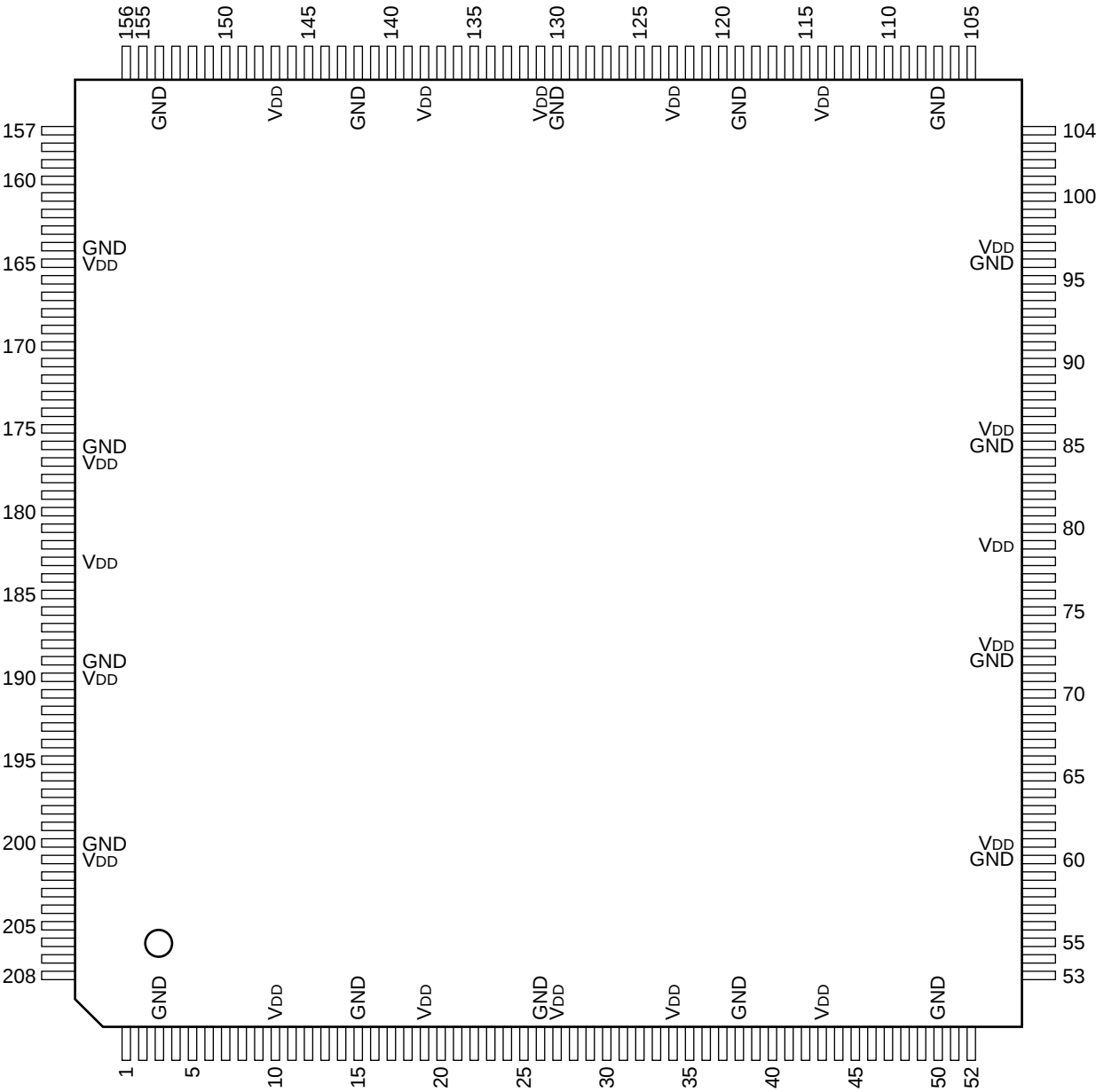


C-MOS BIT REDUCTION ENCODER

—TOP VIEW—



PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	I	IP TBUS10	53	I	SDI	105	O	VD2 4	157	O	VD2 8
2	I	IP TBUS11	54	I	SM	106	I/O	BI EXT D15	158	O	OP EXT A3
3	—	GND	55	I	SMCK	107	—	GND	159	O	OP EXT A2
4	I	IP TBUS12	56	O	VS1 1	108	I/O	BI EXT D14	160	O	OP EXT A1
5	I	IP TBUS13	57	O	OP TBUS0	109	I/O	BI EXT D13	161	O	OP EXT A0
6	I	IP TBUS14	58	O	OP TBUS1	110	I/O	BI EXT D12	162	I	IP IH
7	I	IP TBUS15	59	O	OP TBUS2	111	I/O	BI EXT D11	163	I	IP VID0
8	I	IP TBUS16	60	—	GND	112	I/O	BI EXT D10	164	—	GND
9	I	IP TBUS17	61	—	VDD	113	O	VS1 6	165	—	VDD
10	—	VDD	62	O	OP TBUS3	114	—	VDD	166	I	IP VID1
11	I	IP TBUS18	63	O	OP TBUS4	115	I/O	BI EXT D9	167	I	IP VID2
12	I	IP TBUS19	64	O	OP TBUS5	116	I/O	BI EXT D8	168	I	IP VID3
13	I	IP TBUS20	65	O	OP TBUS6	117	I/O	BI EXT D7	169	I	IP VID4
14	I	IP TBUS21	66	O	VS1 2	118	I	VREF IN	170	I	IP VID5
15	—	GND	67	O	OP TBUS7	119	—	GND	171	I	IP VID6
16	I	IP TBUS22	68	O	OP TBUS8	120	O	VD2 5	172	I	IP VID7
17	I	IP TBUS23	69	O	OP TBUS9	121	I/O	BI EXT D6	173	I	IP H SYNC
18	I	IP TBUS24	70	O	OP TBUS10	122	I/O	BI EXT D5	174	O	VD1 1
19	—	VDD	71	O	VD2 2	123	—	VDD	175	I	CLK TST1
20	I	IP TBUS25	72	—	GND	124	I/O	BI EXT D4	176	—	GND
21	I	IP TBUS26	73	—	VDD	125	I/O	BI EXT D3	177	—	VDD
22	I	IP TBUS27	74	O	OP TBUS11	126	O	VS1 7	178	O	VS1 9
23	I	IP TBUS28	75	O	OP TBUS12	127	I/O	BI EXT D2	179	O	VD1 2
24	I	IP TBUS29	76	O	OP TBUS13	128	I/O	BI EXT D1	180	I	CK VID
25	I	IP TOMX0	77	O	OP TBUS14	129	I/O	BI EXT D0	181	O	VS1 10
26	—	GND	78	O	OP TBUS15	130	—	GND	182	I	CLR SYS
27	—	VDD	79	—	VDD	131	—	VDD	183	—	VDD
28	I	IP TOMX1	80	O	VS1 3	132	O	DIR OUT	184	I	CLK TST0
29	I	IP TOMX2	81	O	OP TBUS16	133	I	DIR IN	185	I	IP SEL
30	I	IP TOMX3	82	O	OP TBUS17	134	O	VD2 6	186	O	OP SEL
31	I	IP TSEL0	83	O	OP TBUS18	135	I	IP EXT CLK	187	I	IP LOFFSEL
32	I	IP TSEL1	84	O	OP TBUS19	136	O	VS1 8	188	O	OP LOCK
33	I	IP TSEL2	85	—	GND	137	O	OP EXT DQM	189	—	GND
34	—	VDD	86	—	VDD	138	—	VDD	190	—	VDD
35	I	IP TSEL3	87	O	SDO	139	O	OP EXT WE	191	O	OP PLLFF
36	I	IP CS	88	O	OP SEG P	140	O	VD2 7	192	I	IP TEN
37	I	IP STRB	89	O	OP FRM P	141	O	OP EXT CK	193	O	OP TIMX0
38	—	GND	90	O	OP SYNC	142	—	GND	194	O	OP TIMX1
39	I	IP STAT0	91	O	VD2 3	143	O	OP EXT CAS	195	O	OP TIMX2
40	I	IP STAT1	92	O	VD1 4	144	O	OP EXT RAS	196	O	OP TIMX3
41	I/O	BI SYSIO0	93	O	OP CVID0	145	O	OP EXT CS2	197	O	OP TBUS0
42	I/O	BI SYSIO1	94	O	OP CVID1	146	O	OP EXT CS1	198	O	OP TBUS1
43	—	VDD	95	O	OP CVID2	147	—	VDD	199	O	OP TBUS2
44	I/O	BI SYSIO2	96	—	GND	148	O	OP EXT A11	200	—	GND
45	I/O	BI SYSIO3	97	—	VDD	149	O	OP EXT A10	201	—	VDD
46	I/O	BI SYSIO4	98	O	OP CVID3	150	O	OP EXT A9	202	I	IP TBUS3
47	I/O	BI SYSIO5	99	O	OP CVID4	151	O	OP EXT A8	203	I	IP TBUS4
48	I/O	BI SYSIO6	100	O	OP CVID5	152	O	OP EXT A7	204	I	IP TBUS5
49	O	VD2 1	101	O	OP CVID6	153	O	OP EXT A6	205	I	IP TBUS6
50	—	GND	102	O	OP CVID7	154	—	GND	206	I	IP TBUS7
51	I/O	BI SYSIO7	103	O	VS1 5	155	O	OP EXT A5	207	I	IP TBUS8
52	I	MST	104	I	VPD	156	O	OP EXT A4	208	I	IP TBUS9