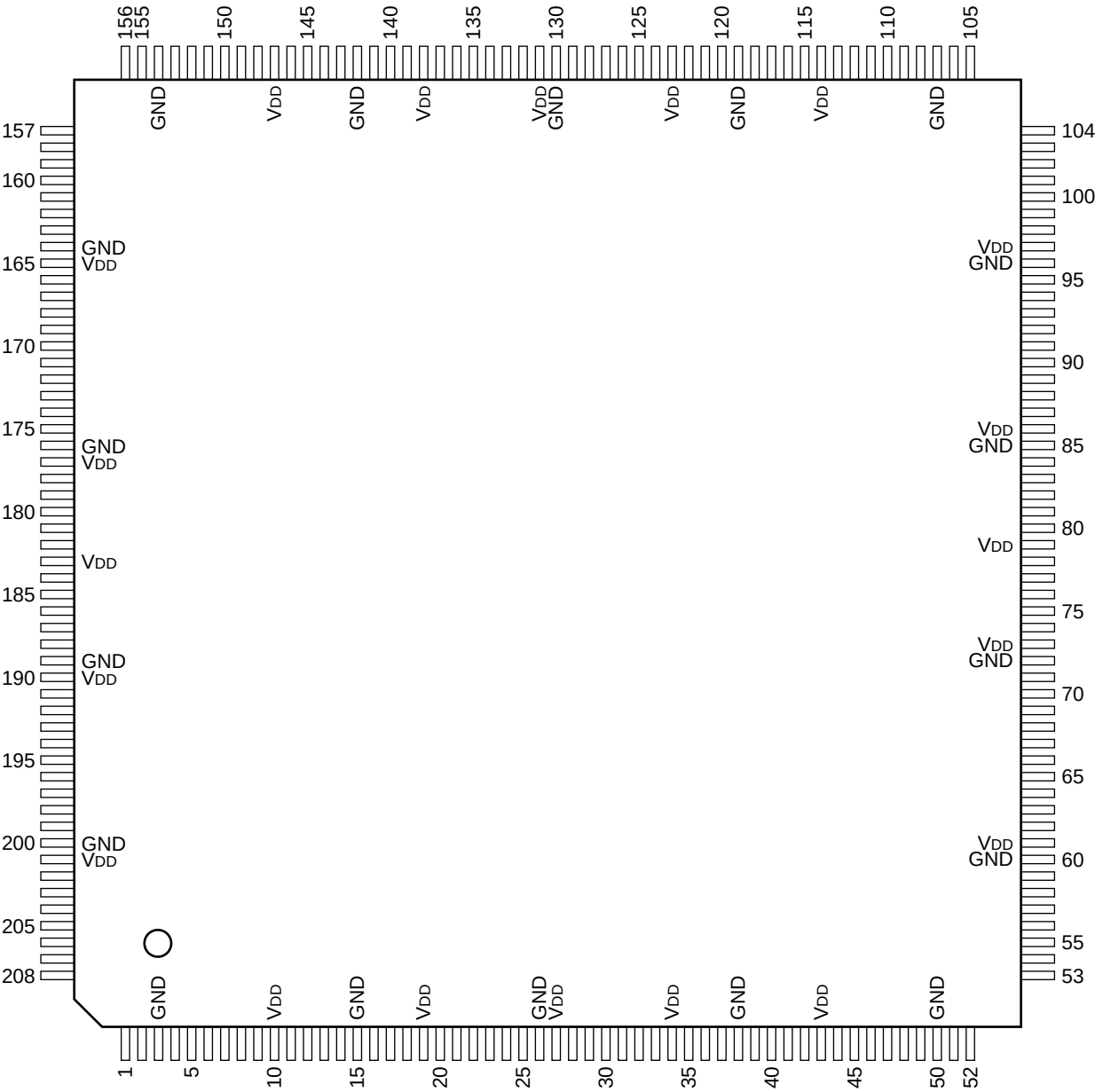


C-MOS VIDEO CONCEALMENT

—TOP VIEW—



PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	I	IP SYS STATUS 0	53	O	OP SDRAM CS	105	I	IP VIDEO B 2	157	O	OP VIDEO 13
2	I	IP SYS STATUS 1	54	O	OP SDRAM RAS	106	I	IP VIDEO B 3	158	O	OP VIDEO 12
3	—	GND	55	O	OV _{DD} 2	107	—	GND	159	O	OV _{SS} 13
4	O	OV _{DD} 0	56	O	OV _{SS} 4	108	I	IP VIDEO B 4	160	O	OP VIDEO 11
5	I/O	BP SDRAM DAT 0	57	O	OP SDRAM CAS	109	I	IP VIDEO B 5	161	O	OP VIDEO 10
6	I/O	BP SDRAM DAT 1	58	O	OP SDRAM WE	110	I	IP VIDEO B 6	162	O	OP VIDEO 9
7	I/O	BP SDRAM DAT 2	59	O	OP SDRAM CKE	111	I	IP VIDEO B 7	163	O	OP VIDEO 8
8	I/O	BP SDRAM DAT 3	60	—	GND	112	O	OP FIFO WRST	164	—	GND
9	I/O	BP SDRAM DAT 4	61	—	V _{DD}	113	O	OV _{SS} 9	165	—	V _{DD}
10	—	V _{DD}	62	O	OP SDRAM DQM	114	—	V _{DD}	166	O	OP VIDEO 7
11	O	OV _{SS} 0	63	O	OP SDRAM CK	115	O	OP FIFO WCK A	167	O	OP VIDEO 6
12	I/O	BP SDRAM DAT 5	64	O	OP SDRAM ADDR 0	116	O	OP FIFO RCK A	168	O	OP VIDEO 5
13	I/O	BP SDRAM DAT 6	65	O	OP SDRAM ADDR 1	117	O	OP FIFO OE A	169	O	OP VIDEO 4
14	I/O	BP SDRAM DAT 7	66	O	OV _{DD} 3	118	O	OP FIFO WE A	170	O	OV _{SS} 14
15	—	GND	67	O	OV _{SS} 5	119	—	GND	171	O	OP VIDEO 3
16	I	IP SDRAM REF 0	68	O	OP SDRAM ADDR 2	120	O	OP FIFO RE A	172	O	OP VIDEO 2
17	I/O	BP SDRAM DAT 8	69	O	OP SDRAM ADDR 3	121	O	OP FIFO WCK B	173	O	OP VIDEO 1
18	I/O	BP SDRAM DAT 9	70	O	OP SDRAM ADDR 4	122	O	OP FIFO RCK B	174	O	OP VIDEO 0
19	—	V _{DD}	71	O	OP SDRAM ADDR 5	123	—	V _{DD}	175	O	OP Q INDEX 3
20	O	OV _{SS} 1	72	—	GND	124	O	OV _{SS} 10	176	—	GND
21	I/O	BP SDRAM DAT 10	73	—	V _{DD}	125	O	OP FIFO OE B	177	—	V _{DD}
22	I/O	BP SDRAM DAT 11	74	O	OP SDRAM ADDR 6	126	O	OP FIFO WE B	178	O	OP Q INDEX 2
23	I/O	BP SDRAM DAT 12	75	O	OP SDRAM ADDR 7	127	O	OP FIFO RE B	179	O	OP Q INDEX 1
24	I/O	BP SDRAM DAT 13	76	O	OP SDRAM ADDR 8	128	I	IP CONCEAL CTL 0	180	O	OP Q INDEX 0
25	I/O	BP SDRAM DAT 14	77	O	OP SDRAM ADDR 9	129	I	IP CONCEAL CTL 1	181	O	OP HD SYNC
26	—	GND	78	O	OV _{SS} 6	130	—	GND	182	O	OP SUB HD SYNC
27	—	V _{DD}	79	—	V _{DD}	131	—	V _{DD}	183	—	V _{DD}
28	I/O	BP SDRAM DAT 15	80	O	OP SDRAM ADDR 10	132	I	IP CONCEAL CTL 2	184	O	OV _{DD} 5
29	I/O	BP SDRAM DAT 16	81	O	OP SDRAM ADDR 11	133	I	IP OUTPUT MASK	185	I	IP CKL SEL
30	I/O	BP SDRAM DAT 17	82	I	IP HD SYNC A	134	I	IP FREEZE CTL 0	186	O	OV _{SS} 15
31	I/O	BP SDRAM DAT 18	83	I	IP Q INDEX A 0	135	I	IP FREEZE CTL 1	187	I	IP CLK74
32	I/O	BP SDRAM DAT 19	84	I	IP Q INDEX A 1	136	I	IP FREEZE CTL 2	188	O	OV _{DD} PLL
33	O	OV _{SS} 2	85	—	GND	137	O	OV _{SS} 11	189	—	GND
34	—	V _{DD}	86	—	V _{DD}	138	—	V _{DD}	190	—	V _{DD}
35	I/O	BP SDRAM DAT 20	87	I	IP VIDEO A 0	139	O	OP PLL FF	191	O	OV _{SS} PLL
36	I/O	BP SDRAM DAT 21	88	I	IP VIDEO A 1	140	O	OP FIFO RRST	192	I	IP CKL46
37	I/O	BP SDRAM DAT 22	89	I	IP VIDEO A 2	141	I	SDI0	193	O	OV _{DD} 6
38	—	GND	90	I	IP VIDEO A 3	142	—	GND	194	I	IP SYSTEM RESET
39	I/O	BP SDRAM DAT 23	91	O	OV _{SS} 7	143	I	SDI1	195	I	IP RAM INIT
40	I	IP SDRAM REF 1	92	I	IP VIDEO A 4	144	O	SDO0	196	I/O	BP SYS DATA 7
41	I/O	BP SDRAM DAT 24	93	I	IP VIDEO A 5	145	O	SDO1	197	I/O	BP SYS DATA 6
42	I/O	BP SDRAM DAT 25	94	I	IP VIDEO A 6	146	I	XSM	198	I/O	BP SYS DATA 5
43	—	V _{DD}	95	I	IP VIDEO A 7	147	—	V _{DD}	199	I/O	BP SYS DATA 4
44	O	OV _{SS} 3	96	—	GND	148	O	OV _{SS} 12	200	—	GND
45	I/O	BP SDRAM DAT 26	97	—	V _{DD}	149	I	XTST	201	—	V _{DD}
46	I/O	BP SDRAM DAT 27	98	I	IP HD SYNC B	150	I	SMCK	202	I/O	BP SYS DATA 3
47	I/O	BP SDRAM DAT 28	99	I	IP Q INDEX B 0	151	I	MST	203	I/O	BP SYS DATA 2
48	I/O	BP SDRAM DAT 29	100	I	IP Q INDEX B 1	152	I	IP OE	204	I/O	BP SYS DATA 1
49	O	OV _{DD} 1	101	I	IP VIDEO B 0	153	I	IP VP	205	O	OV _{SS} 16
50	—	GND	102	O	OV _{SS} 8	154	—	GND	206	I/O	BP SYS DATA 0
51	I/O	BP SDRAM DAT 30	103	O	OV _{DD} 4	155	O	OP VIDEO 15	207	I	IP SYS CS
52	I/O	BP SDRAM DAT 31	104	I	IP VIDEO B 1	156	O	OP VIDEO 14	208	I	IP SYS STROBE