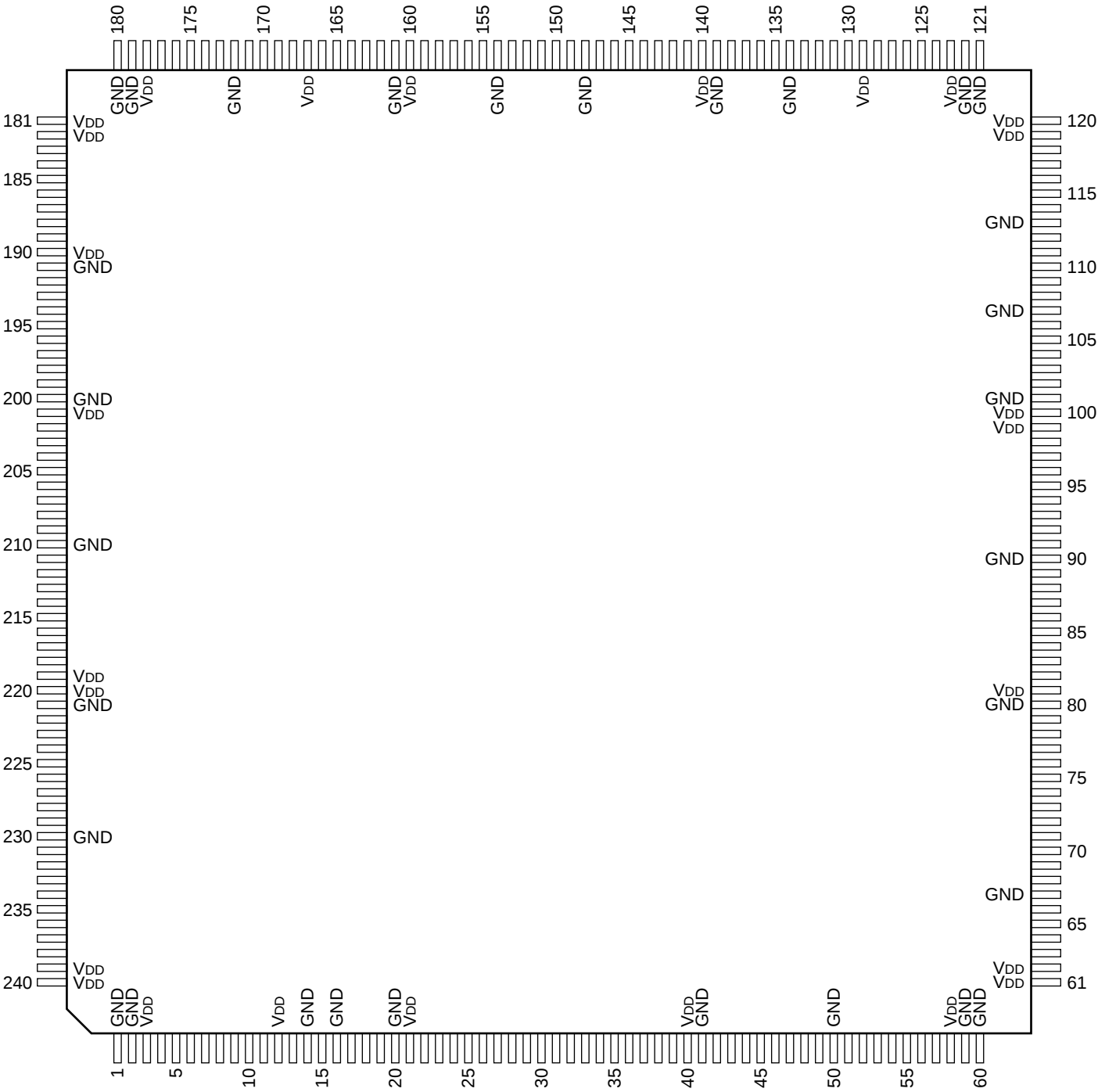


C-MOS MEMORY CONTROL

—TOP VIEW—



PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	—	GND	61	—	V _{DD}	121	—	GND	181	—	V _{DD}
2	—	GND	62	—	V _{DD}	122	—	GND	182	—	V _{DD}
3	—	V _{DD}	63	I/O	C D12	123	—	V _{DD}	183	I/O	M D22
4	—	TEST0	64	I/O	C D13	124	O	M XEW2	184	I/O	M D31
5	I	P XDREQ	65	I/O	C D14	125	O	M XEW1	185	I/O	M D23
6	O	P PCLK0	66	I/O	C D15	126	O	M XEW0	186	O	M A0
7	O	P PCLK1	67	—	GND	127	O	M XCAS20	187	O	M A1
8	O	P PCLK2	68	I	C BUSW	128	O	M XCAS21	188	O	M A2
9	O	P PCLK3	69	O	C XWAIT	129	—	V _{DD}	189	O	M A3
10	—	TEST1	70	I	C XAS	130	O	M XCAS22	190	—	V _{DD}
11	—	TEST2	71	I	C XRD	131	O	M XCAS23	191	—	GND
12	—	V _{DD}	72	I	C XHWR	132	O	M XCAS10	192	O	M A4
13	I	XRESET	73	I	C XLWR	133	O	M XCAS11	193	O	M A5
14	—	GND	74	I	C XCS REG	134	—	GND	194	O	M A6
15	I	SYS CLK	75	I	C XCS MEM	135	O	M XCAS12	195	O	M A10
16	—	GND	76	O	S XRD	136	O	M XCAS13	196	O	M A7
17	O	SYS CLK2	77	O	S XWR	137	O	M XCAS00	197	O	M A11
18	O	XINT	78	O	S XDACK	138	O	M XCAS01	198	O	M A8
19	I	C CLK	79	I	S DREQ	139	—	GND	199	O	M A9
20	—	GND	80	—	GND	140	—	V _{DD}	200	—	GND
21	—	V _{DD}	81	—	V _{DD}	141	O	M XCAS02	201	—	V _{DD}
22	I	C A0	82	I/O	S D15	142	O	M XCAS03	202	O	P D00
23	I	C A1	83	I/O	S D14	143	I/O	M D0	203	O	P D01
24	I	C A2	84	I/O	S D13	144	I/O	M D8	204	O	P D02
25	I	C A3	85	I/O	S D12	145	I/O	M D1	205	O	P D03
26	I	C A4	86	I/O	S D11	146	I/O	M D9	206	O	P D04
27	I	C A5	87	I/O	S D10	147	I/O	M D2	207	O	P D05
28	I	C A6	88	I/O	S D9	148	—	GND	208	O	P D06
29	I	C A7	89	I/O	S D8	149	I/O	M D10	209	O	P D07
30	I	C A8	90	—	GND	150	I/O	M D3	210	—	GND
31	I	C A9	91	I/O	S D7	151	I/O	M D11	211	O	P D10
32	I	C A10	92	I/O	S D6	152	I/O	M D4	212	O	P D11
33	I	C A11	93	I/O	S D5	153	I/O	M D12	213	O	P D12
34	I	C A12	94	I/O	S D4	154	—	GND	214	O	P D13
35	I	C A13	95	I/O	S D3	155	I/O	M D5	215	O	P D14
36	I	C A14	96	I/O	S D2	156	I/O	M D13	216	O	P D15
37	I	C A15	97	I/O	S D1	157	I/O	M D6	217	O	P D16
38	I	C A16	98	I/O	S D0	158	I/O	M D14	218	O	P D17
39	I	C A17	99	—	V _{DD}	159	I/O	M D7	219	—	V _{DD}
40	—	V _{DD}	100	—	V _{DD}	160	—	V _{DD}	220	—	V _{DD}
41	—	GND	101	—	GND	161	—	GND	221	—	GND
42	I	C A18	102	O	M XRAS50	162	I/O	M D15	222	O	P D20
43	I	C A19	103	O	M XRAS51	163	I/O	M D16	223	O	P D21
44	I	C A20	104	O	M XRAS40	164	I/O	M D24	224	O	P D22
45	I/O	C D0	105	O	M XRAS41	165	I/O	M D17	225	O	P D23
46	I/O	C D1	106	O	M XRAS30	166	I/O	M D25	226	O	P D24
47	I/O	C D2	107	—	GND	167	—	V _{DD}	227	O	P D25
48	I/O	C D3	108	O	M XRAS31	168	I/O	M D18	228	O	P D26
49	I/O	C D4	109	O	M XRAS20	169	I/O	M D26	229	O	P D27
50	—	GND	110	O	M XRAS21	170	I/O	M D19	230	—	GND
51	I/O	C D5	111	O	M XRAS10	171	I/O	M D27	231	O	P D30
52	I/O	C D6	112	O	M XRAS11	172	—	GND	232	O	P D31
53	I/O	C D7	113	—	GND	173	I/O	M D20	233	O	P D32
54	I/O	C D8	114	O	M XRAS00	174	I/O	M D28	234	O	P D33
55	I/O	C D9	115	O	M XRAS01	175	I/O	M D29	235	O	P D34
56	I/O	C D10	116	O	M XEW5	176	I/O	M D21	236	O	P D35
57	I/O	C D11	117	O	M XEW4	177	I/O	M D30	237	O	P D36
58	—	V _{DD}	118	O	M XEW3	178	—	V _{DD}	238	O	P D37
59	—	GND	119	—	V _{DD}	179	—	GND	239	—	V _{DD}
60	—	GND	120	—	V _{DD}	180	—	GND	240	—	V _{DD}