

[illegible]

(V_{DD} = + 5V)

PIN No.	I/O	SYMBOL	PIN No.	I/O	SYMBOL	PIN No.	I/O	SYMBOL	PIN No.	I/O	SYMBOL
1	—	GND	45	O	ZA 1	89	I	IW1 S	133	I	RI 7
2	O	VBS 0	46	O	ZA 2	90	I	RI 4	134	I	RI 8
3	O	VBS 1	47	O	ZA 3	91	I	RI 5	135	—	GND
4	O	VBS 2	48	I	SCC 0	92	I	RI 6	136	O	ZA 7
5	O	VBS 3	49	I	SCC 1	93	—	GND	137	O	ZA 8
6	I	DLCP	50	—	V _{DD}	94	O	ZA 4	138	I	SCC 4
7	I	SYNC	51	O	OSC 0	95	O	ZA 5	139	I	SCC 5
8	I	BLKG	52	O	OSC 1	96	O	ZA 6	140	—	GND
9	I	ADD A	53	I	GI 0	97	I	SCC 2	141	O	OSC 4
10	I	ADD B	54	I	GI 1	98	I	SCC 3	142	O	OSC 5
11	I	BI 0	55	I	GI 2	99	—	GND	143	I	GI 7
12	I	BI 1	56	I	GI 3	100	O	OSC 2	144	I	GI 8
13	I	BI 2	57	—	GND	101	O	OSC 3	145	—	V _{DD}
14	I	BI 3	58	O	VBS 4	102	I	GI 4	146	O	VBS 9
15	—	GND	59	O	VBS 5	103	I	GI 5	147	O	NCLK
16	O	XB 0	60	O	VBS 6	104	I	GI 6	148	O	ASYN
17	O	XB 1	61	I	BF	105	—	GND	149	I	EXBL
18	O	XB 2	62	I	LALT	106	O	VBS 7	150	I	MSCK
19	O	XB 3	63	I	FLD1	107	O	VBS 8	151	I	HFCK
20	I	DTT 0	64	I	ADD C	108	I	HD	152	I	BI 9
21	I	DTT1	65	I	ADD D	109	I	VD	153	—	V _{DD}
22	—	V _{DD}	66	I	BI 4	110	I	SYSQ	154	O	XB 9
23	I	STUP	67	I	BI 5	111	I	NPPX	155	I	DTT 6
24	I	SCCT	68	I	BI 6	112	I	RESP	156	I	DTT 7
25	O	ZB 0	69	—	GND	113	I	BI 7	157	—	V _{DD}
26	O	ZB 1	70	O	XB 4	114	I	BI 8	158	I	GSC 0
27	O	ZB 2	71	O	XB 5	115	—	GND	159	I	GSC 1
28	O	ZB 3	72	O	XB 6	116	O	XB 7	160	O	ZB 9
29	—	GND	73	I	DTT 2	117	O	XB 8	161	—	V _{DD}
30	O	XA 0	74	I	DTT 3	118	I	DTT 4	162	O	XA 9
31	O	XA 1	75	—	GND	119	I	DTT 5	163	I	SINE
32	O	XA 2	76	I	CBEN	120	—	GND	164	I	NTPL
33	O	XA 3	77	I	SMEI	121	I	OE	165	I	EBFR
34	I	D2D1	78	O	ZB 4	122	I	HFSL	166	I	IW2 C
35	I	IP2 A	79	O	ZB 5	123	O	ZB 7	167	I	IW2 S
36	I	IP1 A	80	O	ZB 6	124	O	ZB 8	168	I	RI 9
37	I	IW1 A	81	—	GND	125	—	GND	169	—	V _{DD}
38	I	IW1 B	82	O	XA 4	126	O	XA 7	170	O	ZA 9
39	I	RI 0	83	O	XA 5	127	O	XA 8	171	I	SCC 6
40	I	RI 1	84	O	XA 6	128	I	RGB	172	I	SCC 7
41	I	RI 2	85	I	NEPO	129	I	IP2 C	173	—	V _{DD}
42	I	RI 3	86	I	IP2 B	130	I	IP1 C	174	O	OSC 6
43	—	GND	87	I	IP1 B	131	I	IW2 A	175	O	OSC 7
44	O	ZA 0	88	I	IW1 C	132	I	IW2 B	176	I	GI 9