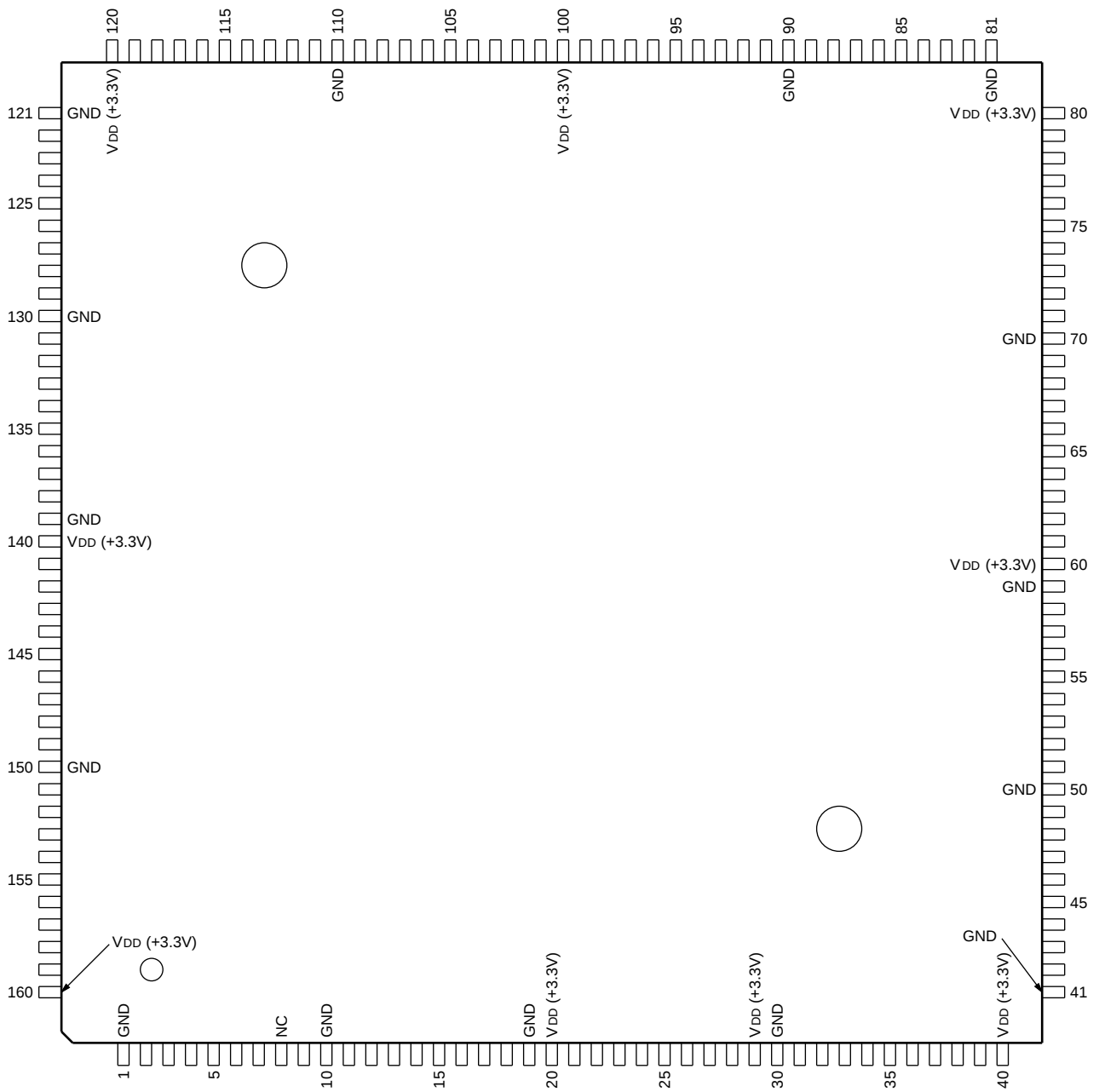

C-MOS DATA RATE CONVERTER

- TOP VIEW -



(V_{DD}=+3.3V)

PIN No.	I/O	SIGNAL	PIN No.	I/O	SIGNAL	PIN No.	I/O	SIGNAL	PIN No.	I/O	SIGNAL
1	—	GND	41	—	GND	81	—	GND	121	—	GND
2	I	ENSP	42	I	SELB	82	I	RBD4	122	I	CK32
3	I	SVEN	43	O	PACS	83	I	RBD3	123	I	RDSEL
4	I	RAES	44	I	PCDH	84	I	RBD2	124	I	H625
5	I	MEN	45	I	PDDH	85	I	RBD1	125	I	CCLR
6	I	EGEN	46	I	PCCG	86	I	RBD0	126	I	A2
7	I	EE	47	I	PDCG	87	O	VC1B	127	I	A1
8	—	NC	48	I	PCBF	88	O	VC1C	128	I	A0
9	I	SSTART	49	I	PDBF	89	O	OEC	129	I	POR
10	—	GND	50	—	GND	90	—	GND	130	—	GND
11	I	SCK	51	I	PCAE	91	I	RCD0	131	O	OUTCK
12	I	SDIN	52	I	PDAE	92	I	RCD1	132	O	SOUT
13	O	SDOUT	53	O	VC0A	93	I	RCD2	133	I	ENPT
14	I	REC	54	O	WACK	94	I	RCD3	134	I	ENCP
15	O	WE1	55	O	WAD4	95	I	RCD4	135	I	EBD3
16	O	WE2	56	O	WAD3	96	O	OEG	136	I	EBD2
17	O	RAEN	57	O	WAD2	97	O	WCD0	137	I	EBD1
18	O	RAEX	58	O	WAD1	98	O	WCD1	138	I	EBD0
19	—	GND	59	—	GND	99	O	WCD2	139	—	GND
20	—	V _{DD}	60	—	V _{DD}	100	—	V _{DD}	140	—	V _{DD}
21	O	RAEY	61	O	WAD0	101	O	WCD3	141	I	EAC3
22	O	RBFX	62	O	VC2A	102	O	WCD4	142	I	EAC2
23	O	RBFY	63	O	OEE	103	O	WCCK	143	I	EAC1
24	O	RCGX	64	O	RCK	104	O	VC0C	144	I	EAC0
25	O	RCGY	65	I	RAD4	105	O	VC1D	145	O	PBDP
26	O	RDHX	66	I	RAD3	106	I	RDD0	146	O	PBD3
27	O	RDHY	67	I	RAD2	107	I	RDD1	147	O	PBD2
28	O	MPX	68	I	RAD1	108	I	RDD2	148	O	PBD1
29	—	V _{DD}	69	I	RAD0	109	I	RDD3	149	O	PBD0
30	—	GND	70	—	GND	110	—	GND	150	—	GND
31	O	MPXCK	71	O	OEA	111	I	RDD4	151	O	MO16
32	I	SEL8	72	O	VC1A	112	O	WDD0	152	O	PACP
33	I	SEL9	73	O	VC0B	113	O	WDD1	153	O	PAC3
34	I	SELA	74	O	WBCK	114	O	WDD2	154	O	PAC2
35	I	TCK	75	O	WBD4	115	O	WDD3	155	O	PAC1
36	I	TDI	76	O	WBD3	116	O	WDD4	156	O	PAC0
37	I	TENA1	77	O	WBD2	117	O	WDCK	157	I	SPLS
38	O	TDO	78	O	WBD1	118	O	VC0D	158	I	SCEN
39	—	VST	79	O	WBD0	119	I	TEST	159	I	SAEN
40	—	V _{DD}	80	—	V _{DD}	120	—	V _{DD}	160	—	V _{DD}

69	RAD0	61	INPUT	
68	RAD1	60	A0-A2	: IC ADDRESS
67	RAD2	59	CCLR	: COUNTER CLEAR
66	RAD3	58	CK32	: 32MHz CLOCK
65	RAD4	57	EAC0-3	: ENCODE AC DATA
RAD4		56	EBD0-3	: ENCODE BD DATA
64	RBD0	55	EE	: BYPASS
63	RBD1	54	EGEN	: EDIT GAP ENABLE
62	RBD2	53	ENCP	: ENCODE ENABLE PARITY
61	RBD3	52	ENPT	: ENCODE START PULSE
60	RBD4	51	ENSP	: ENCODE START PULSE
59	RC00	50	HEB5	: HEB5 MODE
58	RC01	49	HEB6	: HEB6 MODE
57	RC02	48	MEN	: MPX ENABLE
56	RC03	47	PCAE	: PB AE CLOCK
55	RC04	46	PCBF	: PB BF CLOCK
54	RC05	45	PCCG	: PB CG CLOCK
53	RC06	44	PCDH	: PB DH CLOCK
52	RC07	43	PDAE	: PB AE DATA
51	RC08	42	PDBF	: PB BF DATA
50	RC09	41	PDCG	: PB CG DATA
49	RC10	40	PDDH	: PB DH DATA
48	RC11	39	POR	: RESET
47	RC12	38	RAD0-4	: MEMORY (A) READ DATA
46	RC13	37	RAES	: REC AE SELECT
45	RC14	36	RBD0-4	: MEMORY (B) READ DATA
44	RC15	35	RCD0-4	: MEMORY (C) READ DATA
43	RC16	34	RDD0-4	: MEMORY (D) READ DATA
42	RC17	33	RDEL	: REC DATA SELECT
41	RC18	32	REC	: L REC MODE
40	RC19	31	SAEN	: SAT AE ENABLE
39	RC20	30	SCEN	: SAT CG ENABLE
38	RC21	29	SCEN	: SAT CG ENABLE
37	RC22	28	SDIN	: SERIAL DATA IN
36	RC23	27	SEL8	: PB AE SELECT
35	RC24	26	SEL9	: PB BF SELECT
34	RC25	25	SEL0	: PB CG SELECT
33	RC26	24	SEL1	: PB DH SELECT
32	RC27	23	SPLS	: START PULSE
31	RC28	22	SSTART	: SERIAL START
30	RC29	21	SVEN	: SERVO REC ENABLE
29	RC30	20	TCK	: TEST CLOCK
28	RC31	19	TDI	: TEST DATA
27	RC32	18	TENAI	: TEST ENABLE
26	RC33	17	TEST	: TEST
25	RC34	16	OUTPUT	
24	RC35	15	MO16	: 16MHz CLOCK OUT
23	RC36	14	MPX	: MPX DATA
22	RC37	13	MPXCK	: MPX CLOCK
21	RC38	12	OBAC, OEE, OEG	: MEMORY OUTPUT ENABLE
20	RC39	11	OUTCK	: SERIAL OUT CLOCK
19	RC40	10	PACD0-3	: PB AC DATA
18	RC41	9	PACF	: PB AC PARITY
17	RC42	8	PACS	: PB CG SELECT
16	RC43	7	PBD0-3	: PB BD DATA
15	RC44	6	PBDP	: PB BD PARITY
14	RC45	5	RAEN	: REC A ENABLE
13	RC46	4	RAEX, RAEY	: REC AE DATA
12	RC47	3	RBFX, RBFY	: REC BF DATA
11	RC48	2	RCGX, RCGY	: REC CG DATA
10	RC49	1	RCK	: MEMORY READ CLOCK
9	RC50	0	RDHX, RDHY	: REC DH DATA
8	RC51	0	SOUT	: SERIAL OUT DATA
7	RC52	0	SDOUT	: SERIAL DATA
6	RC53	0	TDO	: TEST DATA
5	RC54	0	VC0A-D	: MEMORY VCLR0
4	RC55	0	VC1A-D	: MEMORY VCLR1
3	RC56	0	VC2A	: MEMORY VCLR2
2	RC57	0	WACK	: MEMORY (A) WRITE DATA
1	RC58	0	WAD0-4	: MEMORY (A) WRITE DATA
0	RC59	0	WBCK	: MEMORY (B) WRITE DATA
	RC60	0	WBD0-4	: MEMORY (B) WRITE DATA
	RC61	0	WCK	: MEMORY (C) WRITE DATA
	RC62	0	WCD0-4	: MEMORY (C) WRITE DATA
	RC63	0	WED0-4	: MEMORY (D) WRITE DATA
	RC64	0	WE1, WE2	: MEMORY WRITE DATA
	RC65	0	WE1, WE2	: MEMORY WRITE DATA
	RC66	0	TEST	
	RC67	0	TCK	
	RC68	0	TDI	