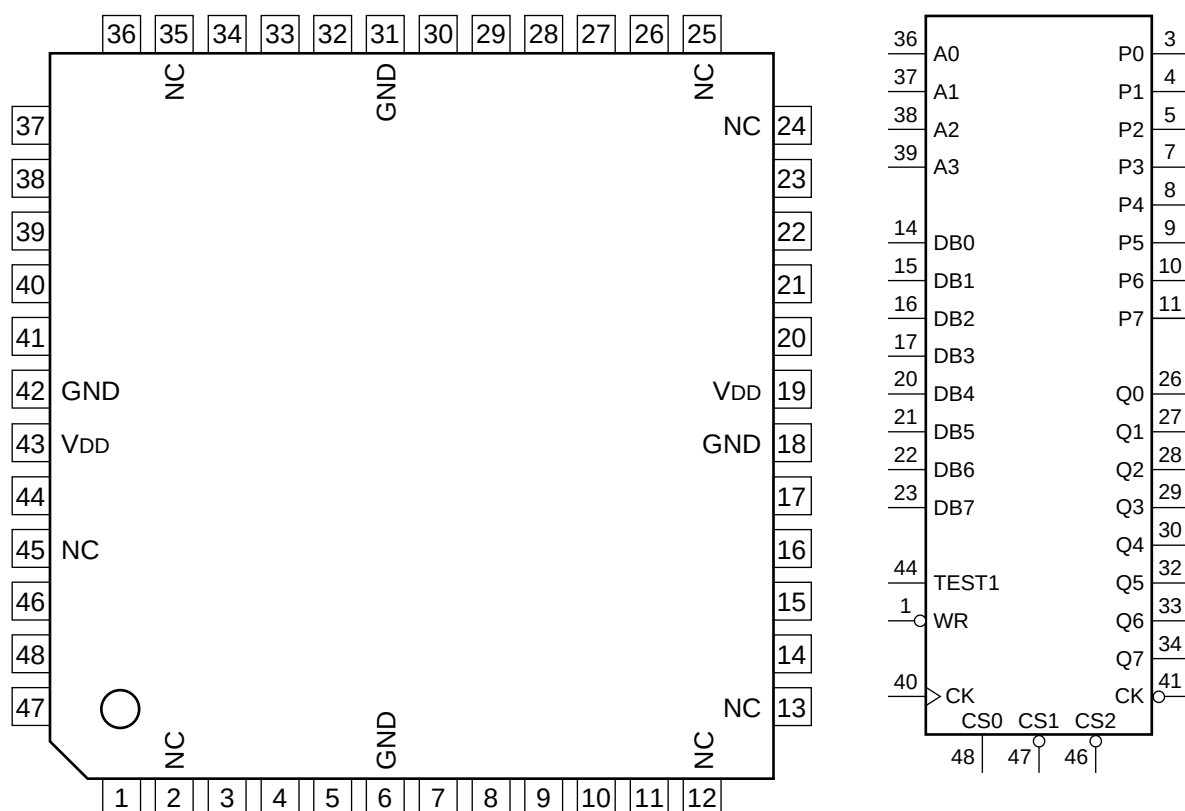


C-MOS 8-CH PWM D/A CONVERTER

—TOP VIEW—



PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	I	WR	13	—	NC	25	—	NC	37	I	A1
2	—	NC	14	I	DB0	26	O	Q0	38	I	A2
3	O	P0	15	I	DB1	27	O	Q1	39	I	A3
4	O	P1	16	I	DB2	28	O	Q2	40	I	CK
5	O	P2	17	I	DB3	29	O	Q3	41	O	CK
6	—	GND	18	—	GND	30	O	Q4	42	—	GND
7	O	P3	19	—	VDD	31	—	GND	43	—	VDD
8	O	P4	20	I	DB4	32	O	Q5	44	I	TEST1
9	O	P5	21	I	DB5	33	O	Q6	45	—	NC
10	O	P6	22	I	DB6	34	O	Q7	46	I	CS2
11	O	P7	23	I	DB7	35	—	NC	47	I	CS1
12	—	NC	24	—	NC	36	I	A0	48	I	CS0

INPUT

A1 - A3 : ADDRESS

CS0 - CS2 : CHIP SELECT

DB0 - DB7 : DATA

WR : WRITE ENABLE

OUTPUT

P0 - P7 : PWM

Q0 - Q7 : FREE RUN COUNTER

ADDRESS				SELECTED CHANNEL	DATA BUS							
A3	A2	A1	A0		DB7	DB6	DB5	DB4	DB3	DB2	DB1	DB0
0	0	0	0	0	D3	D2	D1	D0	×	×	×	×
0	0	0	1		D11	D10	D9	D8	D7	D6	D5	D4
0	0	1	0	1	D3	D2	D1	D0	×	×	×	×
0	0	1	1		D11	D10	D9	D8	D7	D6	D5	D4
0	1	0	0	2	D3	D2	D1	D0	×	×	×	×
0	1	0	1		D11	D10	D9	D8	D7	D6	D5	D4
0	1	1	0	3	D3	D2	D1	D0	×	×	×	×
0	1	1	1		D11	D10	D9	D8	D7	D6	D5	D4
1	0	0	0	4	D3	D2	D1	D0	×	×	×	×
1	0	0	1		D11	D10	D9	D8	D7	D6	D5	D4
1	0	1	0	5	D3	D2	D1	D0	×	×	×	×
1	0	1	1		D11	D10	D9	D8	D7	D6	D5	D4
1	1	0	0	6	D3	D2	D1	D0	×	×	×	×
1	1	0	1		D11	D10	D9	D8	D7	D6	D5	D4
1	1	1	0	7	D3	D2	D1	D0	×	×	×	×
1	1	1	1		D11	D10	D9	D8	D7	D6	D5	D4

D11 (MSB)

0 : LOW LEVEL

1 : HIGH LEVEL

× : DON'T CARE

